

PROCEDURE DE REGLAGE DU DESKEWING

Lors d'une intervention sur un équipement non réglé à $35 \text{ ns} \pm 99$.

1^{er} CAS.

L'équipement possède un processeur 40 ou 65.

- Remplacer la carte en panne par une carte réglée à $35 \text{ ns} \pm 99$ et possédant des boîtiers sur support.
- Ajuster l'horloge de toutes les autres cartes à $35 \text{ ns} \pm 99$
 - soit par le commutateur de DESKEWING. (si c'est possible)
 - soit avec des circuits 74.04 TRIES des séries S, H, N, LS (Boîtiers 1, et 2 de l'annexe 1 si boîtiers sur support)
 - soit en soudant sur les pattes du boîtier indiqué dans l'annexe 2, une capacité dont la valeur est donnée par l'annexe 1 (si boîtiers 1 et 2 soudés)

2^{em} CAS:

L'équipement possède un processeur 05:

- Remplacer la carte en panne et le processeur 05 par des cartes réglées à $35 \text{ ns} \pm 99$
- Ajuster comme ci dessus l'horloge des autres cartes.



SPS5

Reglage des horloges

N° Document

71 F7 31MS

Date

547

Page

A.11.1

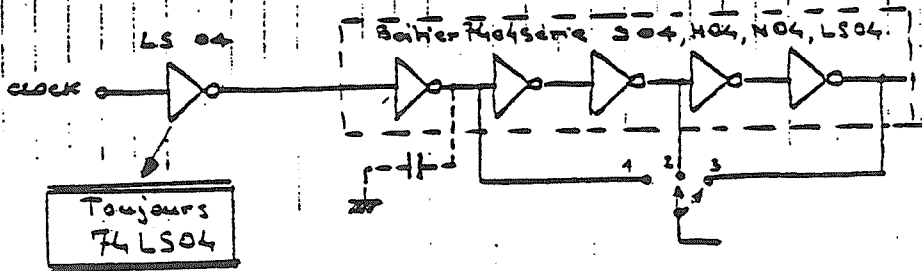
ANNEXE 1-

VALEUR DE LA CAPACITÉ A SOUDER SUR LES BOITIERS DE "DESREWING"

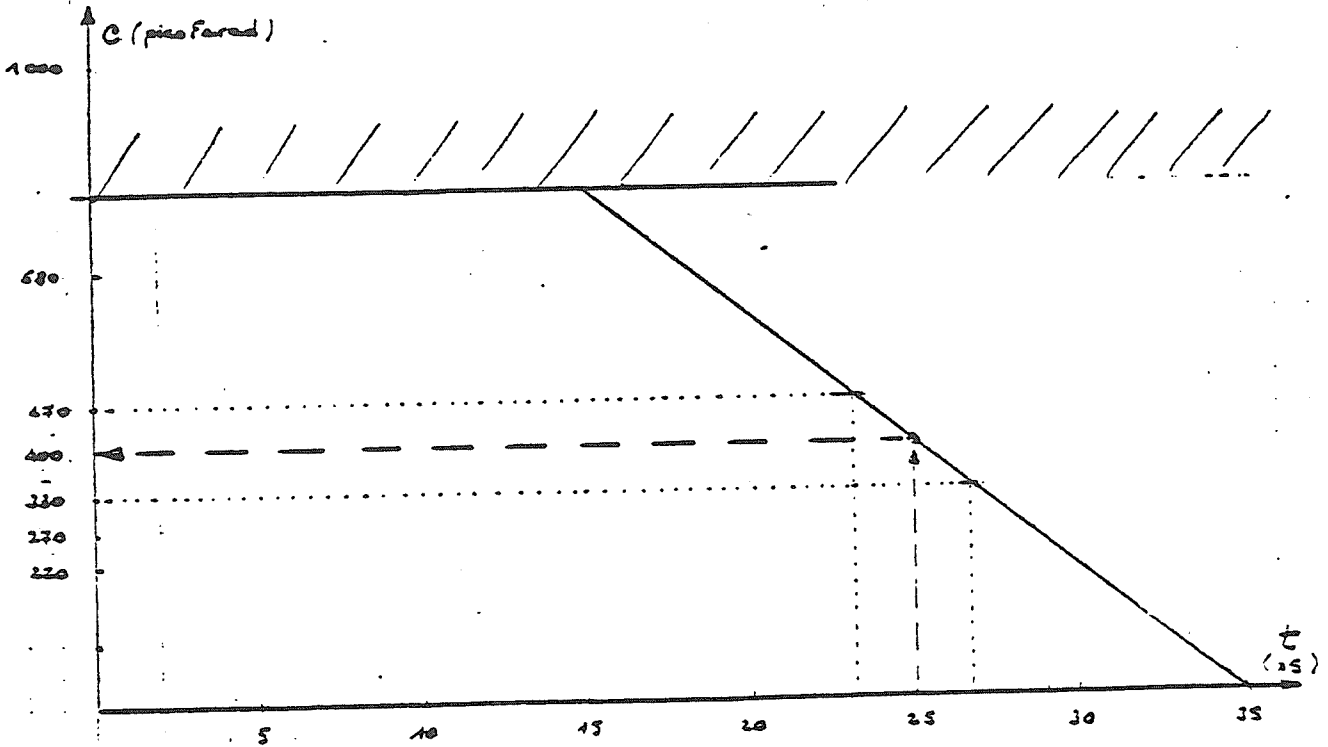
Données par l'abaque ci dessous on :

t = Retard entre clock et test point en l'absence de la capacité

C = Valeur de la capacité à souder après de parties le retard à 35 ns.



ATTENTION : La capacité ne doit être mise que si le commutateur est en position 2 ou 3 unilatérale ci dessus.



Ex: pour un retard à l'origine de 25 ns, il faut mettre une capa théorique de 400 pF pour porter ce retard à 35 ns, c.à.d choisir entre 330 pF et 470 pF

Reglage des horloges

Bull



SPS 5

N° Document

71 F7 31MS

Date

547

Page

A.11.2

ANNEXE II

de CARTE	N° CARTE			I F	Boîtiers sur supports		N° de Boîtier Soit 304 404 504 604	N° broches	
	x	x	V4		Toujours LS04	Emplacement condensateur			
Proc. 65 Opér.	2	0	0	0	1	*	1 1 8	3 1 5	2 . 7
Proc. 65 Mém. morte	2	0	1	0	1	E	0 3 5	3 3 1	2 . 7
Proc. 40	2	0	5	0	1	/	0 2 4	5 0 9	2 . 7
Proc. E/S	2	1	0	0	1	E	0 2 2	0 1 6	2 . 7
Proc. OS	2	1	5	0	1				
Opér. MP. DV.	2	2	0	0	1	/	2 0 5	2 0 6	2 . 7
Mém. 750nc. 17bits 8K	2	5	0	0	1	A	0 0 9	0 0 7	2 . 7
" " " 16K	2	5	0	0	2	A	0 0 9	0 0 7	2 . 7
" " " 32K	2	5	0	0	4	A	0 0 9	0 0 7	2 . 7
" " " 8K	2	5	2	0	1	E	1 2 5	1 3 1	2 . 7
" " " "	2	5	2	0	1	E	1 2 5	1 3 1	2 . 7
" " " 16K	2	5	2	0	1	E	1 2 5	1 3 1	2 . 7
" " " "	2	5	2	0	2	E	1 2 5	1 3 1	2 . 7
" " " "	2	5	2	0	2	E	1 2 5	1 3 1	2 . 7
" " " "	2	5	2	0	2	E	1 2 5	1 3 1	2 . 7
" " " "	2	5	2	0	2	E	1 2 5	1 3 1	2 . 7
M. 1000 S. 4K	2	5	6	0	1	A	1 1 2	1 1 6	2 . 7
Mém. Morte 16 bits 2K...	2	6	1	0	2	A	1 0 5	1 0 7	1 2 . 7
" " " "	2	6	1	0	2	A	1 0 5	1 0 7	1 2 . 7
" " " "	2	6	1	0	4	A	1 0 5	1 0 7	1 2 . 7
" " " "	2	6	1	0	5	A	1 0 5	1 0 7	1 2 . 7
" " " 4K	2	6	1	0	6	A	1 0 5	1 0 7	1 2 . 7
Couplage bus E/S 1	3	0	0	0	1	V	1 0 7	1 0 8	2 . 7
" " " 2	3	0	1	0	1	A	1 0 7	1 0 7	2 . 7
CPL lect. Arfo. de Rub. P	3	0	2	0	1	A	1 0 9	1 1 1	4 . 7
Disque a cartouche	3	0	4	0	1	E	0 1 3	6 0 8	2 . 7
Coupleur lect. de cartes	3	0	5	0	1	A	5 0 5	5 0 4	2 . 7
Floppy PNP	3	0	6	0	1	A	1 1 5	5 1 2	2 . 7
Coupleur Floppy TE	3	0	6	0	1	A	0 0 6	5 0 2	2 . 7
Coupleur Imprimante	3	0	7	0	1	A	0 1 2	1 1 2	2 . 7
" " "	3	0	7	0	1	A	5 1 1	4 0 9	2 . 7
" " "	3	0	7	0	1	A	0 1 2	1 1 2	2 . 7
" " "	3	0	7	0	3	A	0 1 2	1 1 2	2 . 7
PNP Magnetic Tape	3	1	0	0	1	A	0 0 5	1 0 5	2 . 7
Interface UNIV. 24 E/S...	3	1	1	0	1	A	0 1 3	1 1 9	2 . 7
" " " Liais. dir...	3	1	1	0	1	A	0 0 7	1 1 0	2 . 7
" " " 32 E/S	3	1	2	0	1	A	0 1 3	1 1 9	2 . 7
" " " "	3	1	2	0	1	A	0 0 7	1 1 0	2 . 7
" " " 16 Appex TTL...	3	1	3	0	1	A	0 2 2	1 1 9	4 . 7
" " " 5V...	3	1	3	0	2	A	0 2 2	1 1 9	4 . 7
16 Appels ext. 24V...	3	1	3	0	3	A	0 2 2	1 1 9	4 . 7
" " " (4P4360 kn)	3	1	3	0	3	A	0 1 9	1 1 0	4 . 7
Coupleur PDP seul	3	1	6	0	1	A	0 0 5	0 0 6	12 . 7
Coupleur TTY	3	1	6	0	2	A	0 0 5	0 0 6	12 . 7
" TTY. HTR...	3	1	6	0	3	A	0 0 5	0 0 6	12 . 7
" " " ext.	3	1	6	0	4	A	0 0 5	0 0 6	12 . 7
" PDP.TTY	3	1	6	0	5	A	0 0 5	0 0 6	12 . 7
" " " HTR...	3	1	6	0	6	A	0 0 5	0 0 6	12 . 7
" " " " ext	3	1	6	0	7	A	0 0 5	0 0 6	12 . 7

Reglage des horloges



SPS 5

N° Document

71 F7 31MS

Date

547

Page

A.11.3

ANNEXE II : suite.

TYPE de CARTE	N° CARTE x x x V U	I F	Boîtiers sur supports		N° Broches	
			N° Boîtier Toujours LS 04	Emplacement condensateur.		
				N° Boîtier 2017 504 1104 1804 LS 04		
Coupleur POP-HTR ...	3 1 6 0 2	0 1	A 0 0 5	0 0 5	12.7	
" " " ext.	3 1 6 0 3	0 1	A 0 0 5	0 0 5	12.7	
Floppy DISCK IBM	3 2 1 0 1	0 1	A 0 1 3	0 1 5	2.7	
" " " "	3 2 1 0 1	0 2	A 0 0 7	0 0 8	12.7	
disque a tête fixe	3 2 2 0 1	0 1	A 0 0 7	5 0 7	2.7	
MUX 16 p. Coupleur ...	5 0 0 0 1	0 1	A 1 0 8	1 1 0	2.7	
" 8 p. " MULT.	5 0 0 0 2	0 1	A 1 0 8	1 1 0	2.7	
" 4 p. " Asyn...	5 0 1 0 1	0 1	A 2 1 7	4 2 3	2.7	
" " " 4l...	5 0 1 0 1	0 2	A 0 0 6	0 0 8	2.7	
Coupleur Asyn. 4 lig. modem	5 0 2 0 1	0 1	A 0 0 7	4 0 8	12.7	
CPL 16 ASYN V 24	5 0 2 0 2	0 1	A 0 0 7	4 0 8	12.7	
MUX 4 M	5 0 4 0 1	0 1	A 0 1 3	1 1 3	2.7	
CPL. 16 ASYN ECMA V 24	5 5 0 0 1	0 1	A 0 2 1	0 2 3	2.7	
CPL. 26 SYNC ECMA V 24	5 5 0 0 2	0 1	A 0 2 1	0 2 3	2.7	
Operateur BCC	5 5 1 0 1	0 1	A 4 0 9	5 0 8	2.7	
H. D. L. E	5 5 2 0 1	0 1	A 0 1 0	0 0 7	2.7	
H.D.L.C Interrup. Interf-	5 5 2 0 1	0 2	A 0 1 0	0 0 7	2.7	
F.E.S	5 5 3 0 1	0 1	A 0 0 1	2 0 2	A.7	
"	5 5 3 0 1	0 2	A 0 0 1	2 0 2	4.7	
48 E. isolées 24v. 0,5mA	6 0 0 0 1	0 1	A 0 0 6	0 0 8	12.7	
" " " "	6 0 0 0 2	0 1	A 0 0 6	0 0 8	12.7	
" " " "	6 0 0 0 3	0 1	A 0 0 6	0 0 8	12.7	
32 S 48V 0,2 A	6 0 2 0 1	0 1	A 0 0 6	0 0 7	12.7	

* Remarque: La lettre marquée en tête des numéros de boîtier LS 04 a la signification suivante:
 A: l'entrée horloge se fait par le connecteur haut
 E: l'entrée horloge se fait par le connecteur bas

Les cartes Format 1/2 sont considérées comme prenant l'horloge sur le connecteur haut (A).



Reglage des horloges

N° Document	Date	Page
71 F7 31MS	547	A.11.4

SPS 5