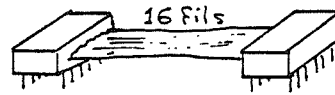


Constitution:

carte 1150 215 Format 1/2
 câble 1153 001 Lmax :

consommation:

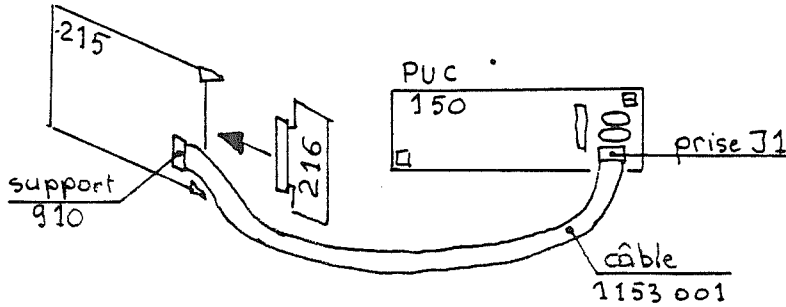


extension mémoire morte carte 1150216

V001 : gestion POP.

VU02 : gestion POP + scheduler.

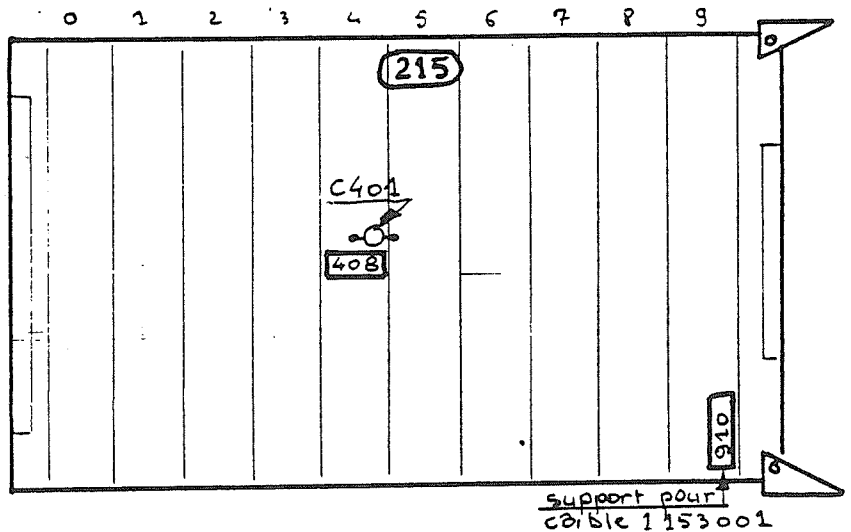
Raccordements



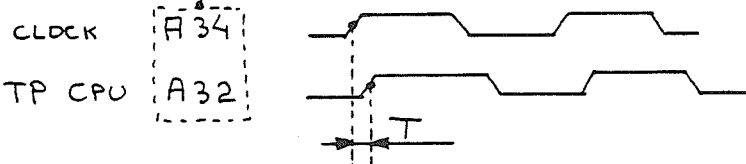
Mise en service.

- Vérifier l'horloge de base (voir fiche PUC).
- Vérifier le retard entre CLOCK et TEST POINT.

T = 25 ns non réglable pour IE < 07.
 T = 35 ns ± 3 réglable pour IE ≥ 07 par C401



de l'emplacement CPU



Test

Test instruction n° 1158 200
 Test scheduler n° 1158 242

 SPS 5	Processeur 16/05		
	N° Document	Date	Page
	71 F7 31MS	547	B. 1.1