

I CONSTITUTION et Configuration:

Le SOLAR 16-85 comprend: deux bacs UC 16-75 interconnectés par un bandeau Bi-UC et des CBM VU 02.

1.1 bac UC de traitement:

il comprend:

- un processeur 16-65 VU 32
 - une carte ALU 1.150.200 VU 31 + DRPS
 - une carte ROM 1.150.201 VU 32
 - cabler la carte ALU en N° processeur 0. N° rack 1
- minimum 128^K de mémoire HSM accessible par les processeurs du bac. Frontal E/S à travers CBM.
- une carte CBM.P. cablée en processeur N°3
- les options: FFP, DAP, VSS peuvent être présentes dans ce bac.

1.2 bac UC Frontal Entrées - sorties:

il comprend:

- un processeur 16-65 VU 32
 - une carte ALU 1.150.200 VU 31 + DRPS
 - une carte ROM 1.150.201 VU 32
 - cabler la carte ALU N° processeur 0 N° rack 0
- une seule et unique carte mémoire HSM de 128^K de 0 à 128^K
- CBM VU 02

CBM.M: @ Initiale = 128^K

@ de Fin = @ max mémoire du bac de traitement + 128^K

mettre le bouchon 803

accès à tous les processeurs

transmission IPI en B2

CBM.P: cabler comme une structure B2

transmission du Clear avec ISB

transmission horloge sans ISB

transformation @ - 128^K pour permettre

d'atteindre la mémoire à partir de @ 0 du bac de traitement.

régler la phase entre les deux bacs UC par

TB 113 et 213 à ± 2 ns.

- tous les coupleurs E/S se trouvent dans ce bac.

Bull



SPS 5

Processeur 16/85

N° Document

71 FT 31MS

Date

730

Page

B. 4.1

1.3 Bandeau Bi.VC SOLAR 16.85 :

en fonctionnement normal le bandeau retransmet les signaux du PUC à chaque bac VC.

pour le bac de traitement: CLEAR, STOP, RUN, LOAD du PUC et N° BOOT ROM câblé par TB₁ TB₂ sur bandeau Bi-VC

pour le bac Frontal E/S: CLEAR, STOP, RUN, LOAD, LOCK et N° BOOT du PUC.
pour configuration voir Fiche Vademecum (chapitre D.3.)

II PARTICULARITÉS de FONCTIONNEMENT:

II.1 mise sous tension:

le bac Frontal E/S est mis sous tension à partir du PUC

le bac traitement est mis sous tension par MST venant du bac Frontal E/S

II.2 transmission d'horloge:

PUC → Bandeau Bi.VC → bac Frontal E/S → bac de traitement

II.3 Mode Bootstrap:

INI . LOAD . RUN

Dans le bac Frontal E/S au bootstrap le périphérique sélectionné sur le PUC.

Dans le bac de traitement on bootstrap sur ROM, on fait donc un chargement de 0 à partir de @'38.

L'UC de traitement bouclera sur un JMP \$ jusqu'à modification de la mémoire '38 par le bac Frontal E/S.

III TESTS:

III.1 Chargement:

dans le bac FRONTAL E/S chargement et lancement des tests comme pour un SOLAR STANDARD.

dans le bac de Traitement:

- une procédure spéciale à partir d'un BOS sur cartouche FLOPPY ou DBM voir Fiche Vademecum (chapitre N.4.)

- une procédure spéciale à partir des supports de tests utilisant l'utilitaire de TEST D.M.

voir Fiche Vademecum (chapitre N.4.)

III.2 TEST IPI:

Bull



SPS 5

Processeur 16/85

N° Document

71 F7 31MS

Date

730

Page

B. 4.2