

Constitution

n° module 1.159.253 comprenant 1 notice 1.159.253 ID 46
 1 programme de test 1.158.253
 1 lot de 8 boîtiers 1.155.016

composition du lot de boîtiers: 8 boîtiers PRØM marqués 016.01 à 016.08
 (les boîtiers sont marqués: RADICAL, VU, IE)

Intégration

Les 8 boîtiers PRØM de microprogramme de gestion de la procédure de télétransmission synchrone ECMA s'implantent sur la carte IØP 1.150.210 aux emplacements suivants :

n° boîtier - VU	emplacement ^{carte} IF01	emplacement ^{carte} IF02
(1.155) 016.01	622	622
" 016.02	722	722
" 016.03	822	822
" 016.04	918	920
" 016.05	623	623
" 016.06	723	723
" 016.07	823	823
" 016.08	919	921

Contraintes d'intégration

- La carte processeur d'E/S IØP 1.150.210 doit être à l'II03 minimum soit pour la carte à l'IF01 à l'IE09 mini, ou pour la carte à l'IF02 à l'IE01 mini; c'est à dire que la dernière rangée de boîtiers PRØM du microprogramme standard IØP doit être constituée de boîtiers à l'IE03 minimum donc on doit avoir la correspondance suivante

n° boîtier - VU . IE	emplacement ^{carte} IF01	emplacement ^{carte} IF02
(1.155) 015.09.03	621	621
" 015.10.03	721	721
" 015.11.03	821	821
" 015.12.03	917	919

- La carte coupleur SYN 01 ou SYN 02 doit être à l'II suivant
 1.150.550.01 ^{VU} à l'II 03 mini
 1.150.550.02 à l'II 04 mini
- La carte coupleur SYN 01 ou SYN 02 doit être câblée en mode canal LDC
- L'octet gauche d'adresse de la carte SYN 1.150.550 et de la carte opérateur BCC 64 : 1.150.551 doit être le même

Important : Les boîtiers 1.155.016 à l'IE03 ne permettent pas le fonctionnement au delà de 64 Kmots de mémoire centrale (en tenir compte lors d'extensions mémoire ou de remplacement de carte IØP)

Bull



SPS 5

EDC 64 - Procédure ECMA

N° Document

71 F7 31MS

Date

547

Page

B.12.1

Mise en service

- Contrôler que le deskewing des cartes IØP 1.150.210
SYN 1.150.550
BCC 1.150.551

est correctement réglé à l'intérieur des tolérances

- Le programme de test de l'EDC 64 n° 1.158.253 utilisant le coupleur SYN et l'opérateur BCC, le SYN et le BCC devront être testés avant l'EDC 64

Attention

un EDC 64 dont les boîtiers sont à l'IE03 doit être testé avec un programme de test à l'IE 03 exclusivement.
un EDC 64 dont les boîtiers sont à l'IE04 doit être testé avec un programme de test à l'IE 04 minimum

EDC 64 - Procedure ECMA

Bull



SPS 5

N° Document

71 F7 31MS

Date

547

Page

B.12.2