

Constitution

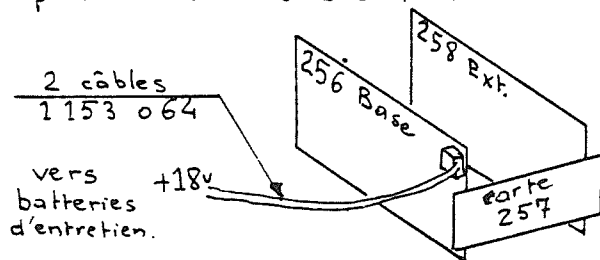
La mémoire du 16/05 étant un coupleur: adresse débanalisée de 00F8 à 00FF.

Carte 1 150 256 VU01 Base +4K Format: 1/2 consommation [5v 2A
24v 200mA.

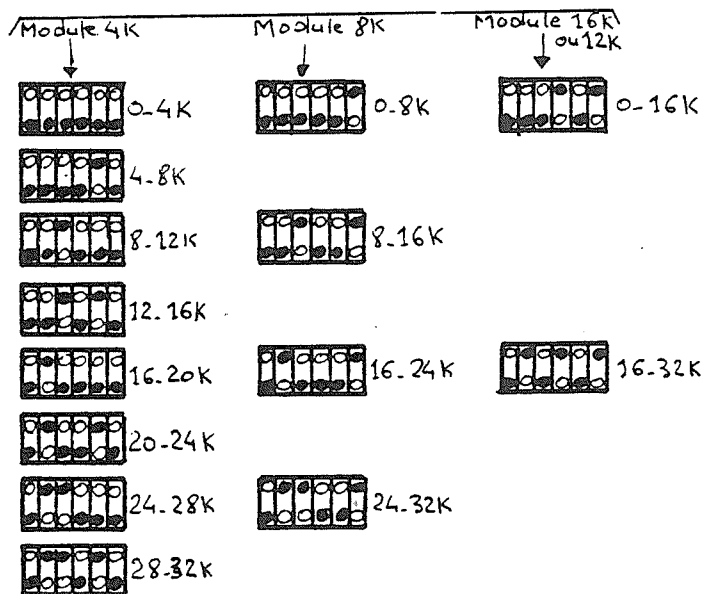
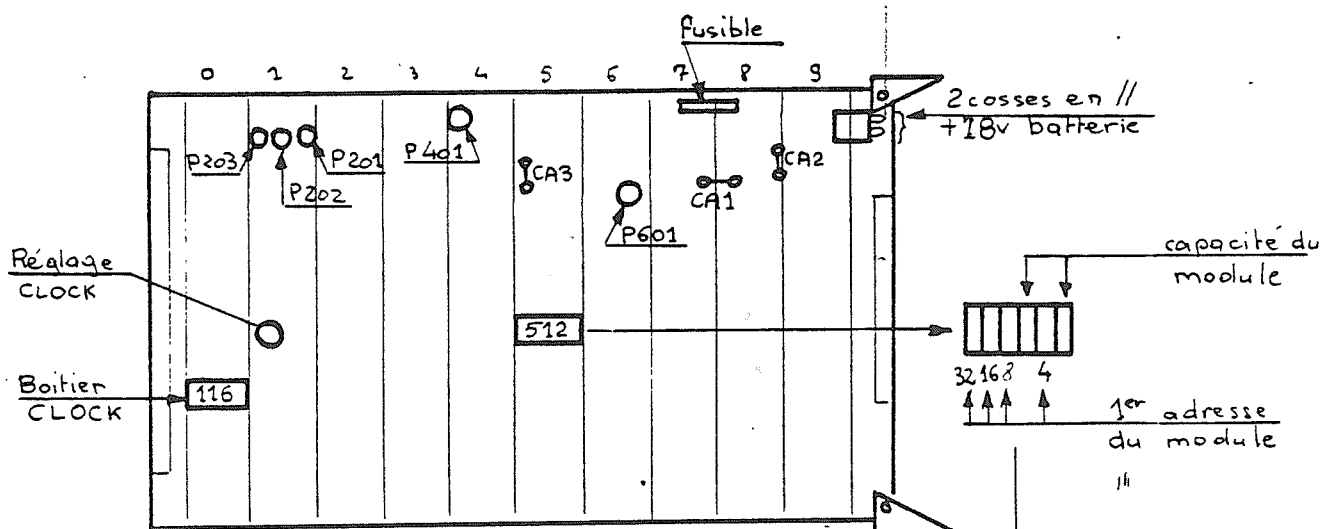
1 150 257. Liaison

1 150 258 VU01 Ext. 4K Format: 1/2
VU02 " 8K
VU03 " 12K

Raccordement: implantation: dans bac de base uniquement.



La carte d'extension 258 peut être indifféremment à droite ou à gauche de la carte de base.



Mise en service.

- Positionner les tracks switches. 512 en fonction de la capacité mémoire.
- Régler le signal CLOCK (voir Fiche E/S généralités).

Bull



SPS 5

Mémoire RAM 16/05 - 17 bits

N° Document

Date

Page

71 F7 31MS

547

C. 2.1

Utilisation

Fusible: 0,6 A rapide réf: SZ1 EA 10631

P401 : réglage +5v

P601 : réglage +12v.

P201.P202.P203: réglage base de temps.

Attention: il est dangereux de changer ou de régler un des éléments ci-dessus en clientèle.

Test

Mémoire < 8k	1158 210
" >> 8k	1 158 232

Bull



SPS 5

Mémoire RAM 16/05 - 17 bits

N° Document

Date

Page

71 F7 31MS

547

C. 2.2