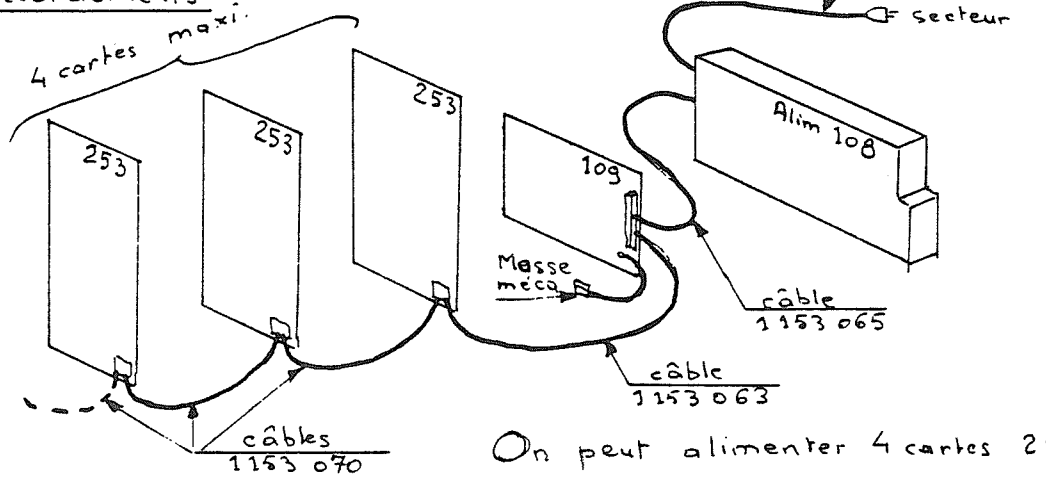


Constitution:

carte 1150 253 VU01 stack 16K mots  
 carte 1150 109 VU01 regul. 15v  
 alim. 1150 108 VU01 alim 24v

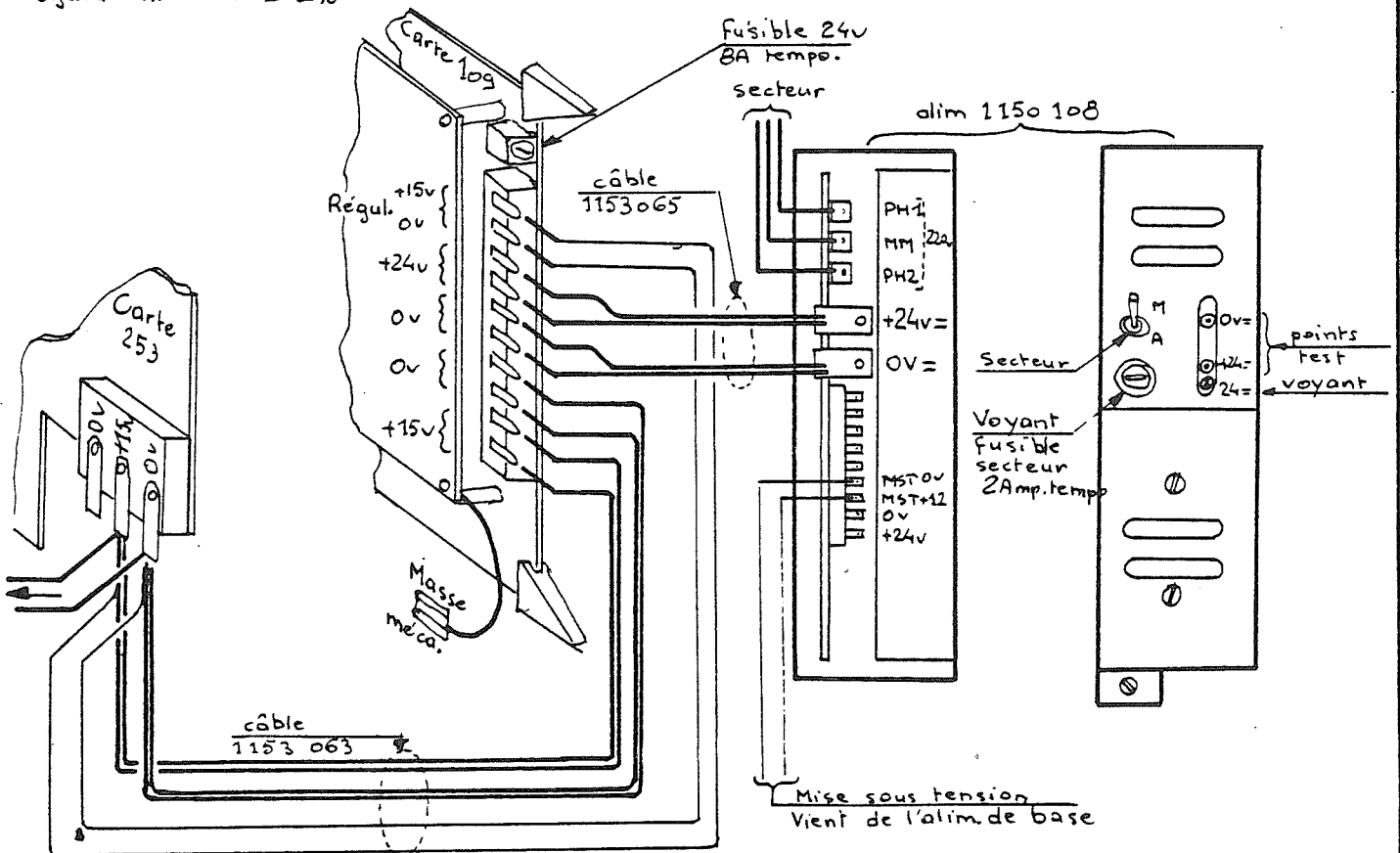
format 3/4 - consommation { 15v 8A  
 - 2 emplacements } 5v 4A.  
 format 1/2 - 2 emplacements.


Raccordements



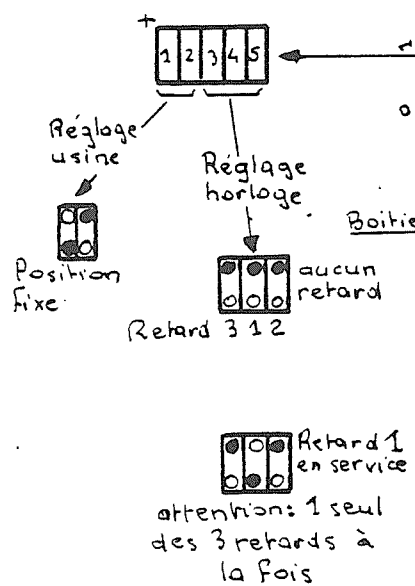
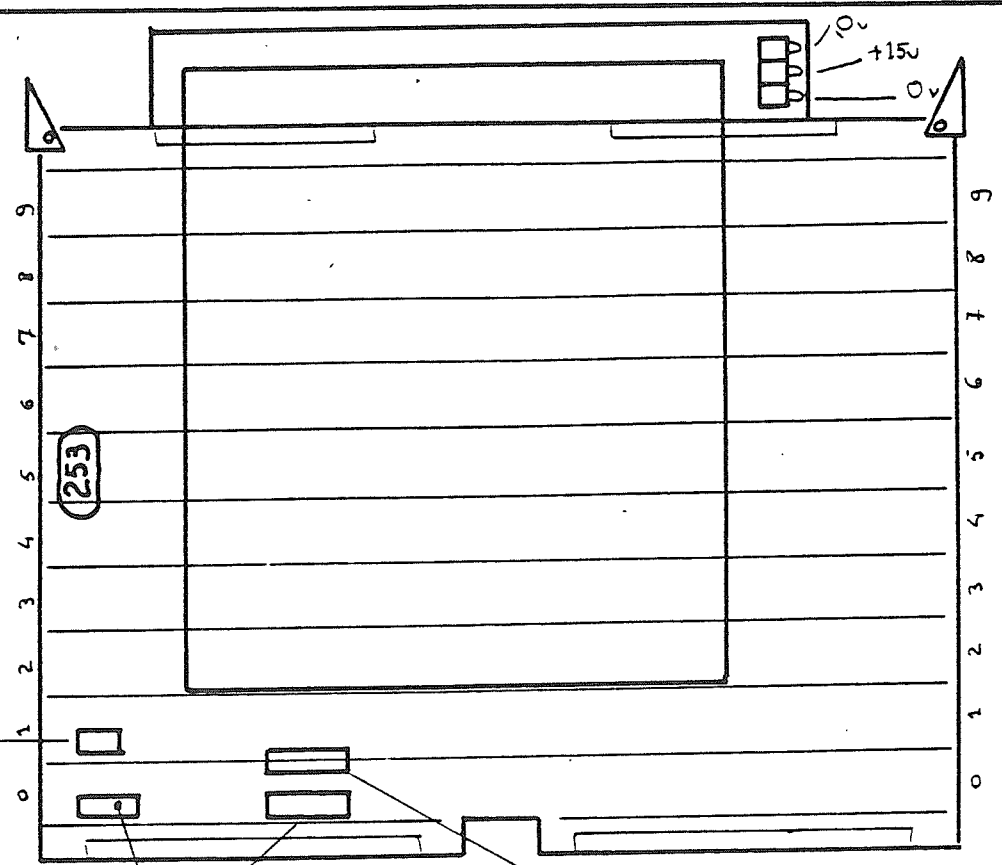
On peut alimenter 4 cartes 253 au maxi par alimentation (carte 108 et 109). Si on fonctionne en accès simultané, il faut autant d'alimentations (carte 108 et 109) que de processeurs.

Régulation: 15v ± 2%

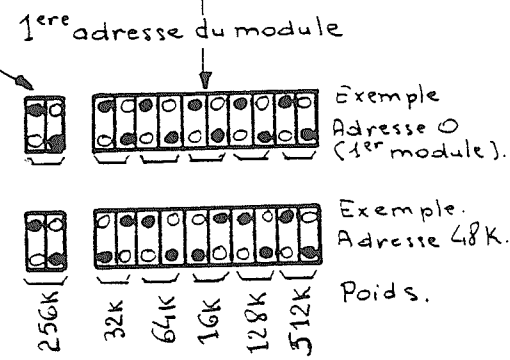
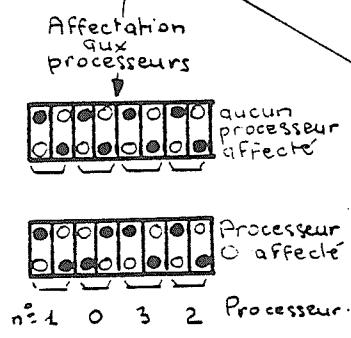
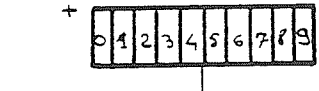
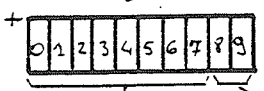


 <b>SPS 5</b>	Memoire a tores 16/40 et 65 - 16 K.- 17 bits		
	N° Document	Date	Page
	71 F7 31MS	547	C. 5.1

Attention:  
Track-switchs à bascule  
le point blanc veut  
dire enfoncé



Boitier CLOCK



Retard 1 en service  
attention: 1 seul des 3 retards à la fois

Mise en service

- 1) Vérifier la position des TSW de mise au point (réglage usine)
- 2) Positionner les TSW d'affectation aux processeurs
- 3) Positionner les TSW donnant la 1<sup>ère</sup> adresse mémoire de la carte.
- 4) Régler le signal CLOCK (voir fiche E/S généralités)

Utilisation: Fusible secteur du bloc d'alim 10<sup>8</sup> : 2A tempo. SZ1 ED 12001.  
Fusible 24v de la carte 10<sup>9</sup> : 8A tempo SZ1 ED 18001.

 SPS 5	Memoire a tores 16/40 et 65 - 16 K.- 17 bits		
	N° Document	Date	Page
	71 F7 31MS	547	C. 5.2