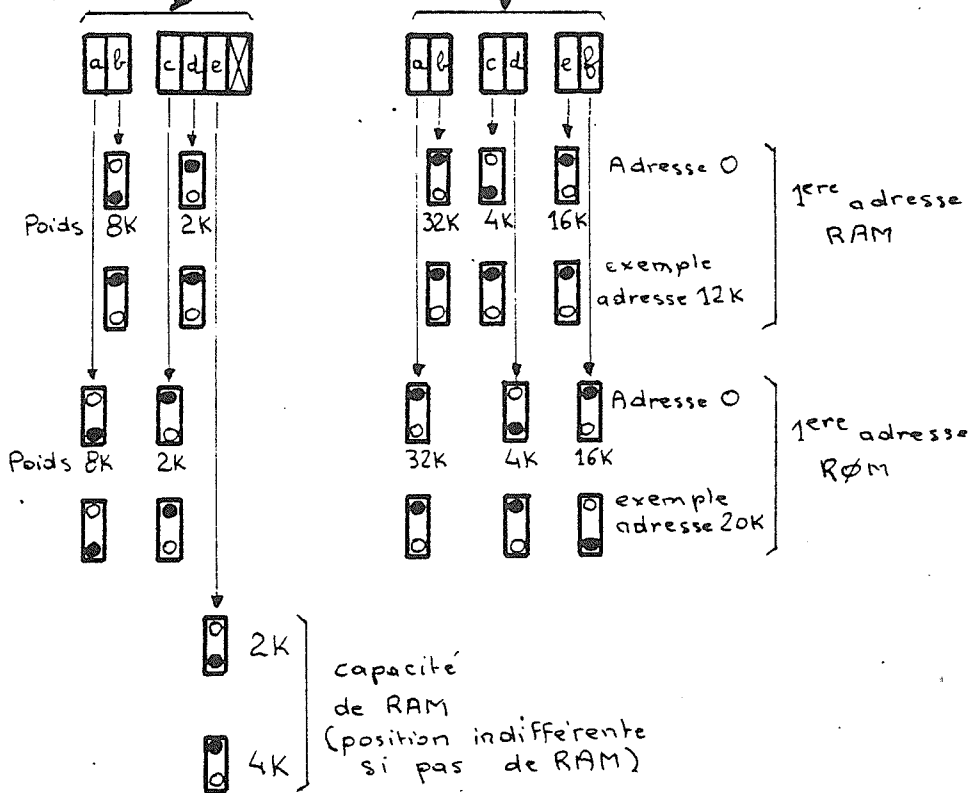
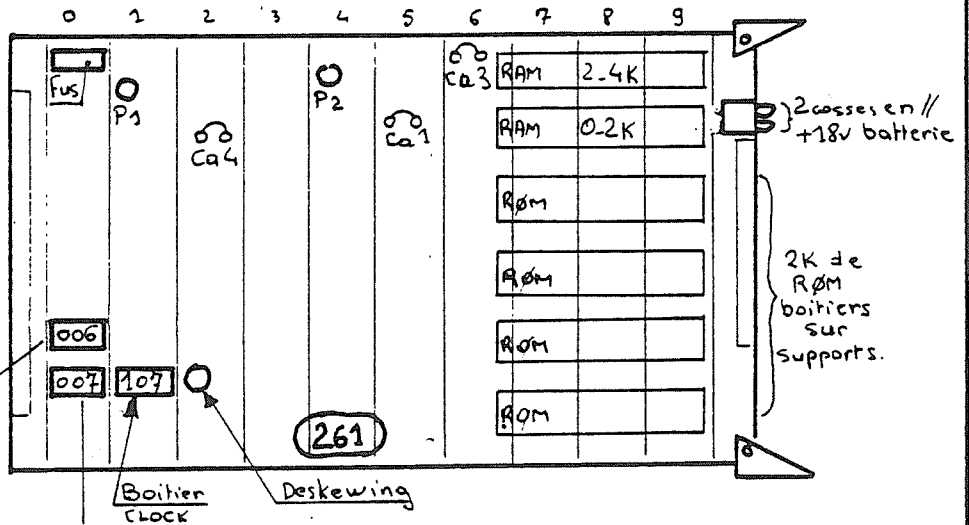
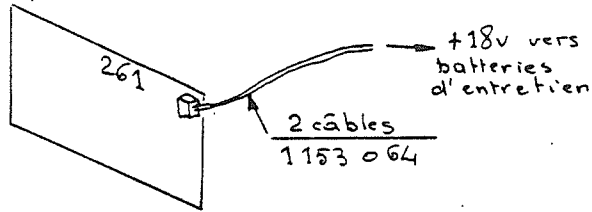


Constitution:

carte 1150 261 VU02 2K mv(RAM) 0K mm(RoM). Format 1/2 consommation: 5v 1,5A  
 VU04 0K " " 2K " " 24v 350 mA  
 VU05 2K " " 2K " "  
 VU06 4K " " 2K " "

Raccordement: uniquement dans bac de base



Memoire mixte 16/05 - 16 bits		
N° Document	Date	Page
71 F7 31MS	547	C. 6.1

## Mise en service

- 1) Positionner le TSW de capacité de RAM
- 2) Positionner les TSW de 1<sup>ere</sup> adresse de mémoire RAM
- 3) Positionner les TSW de 1<sup>ere</sup> adresse de mémoire RØM
- 4) Régler le signal CLOCK en A32-A34 (voir Fiche E/S généralités).

} seulement si  
VU 04, 05 ou 06  
} seulement si  
VU 04, 05 ou 06

Attention de ne pas faire chevaucher les zones de RAM et de RØM.

## Utilisation

Fusible général du +24v : 0,6A rapide réf: SZ 1 EA 10631

- Cavalier Ca1 mesure du : -9v si IF 01  
" " : -5v si IF 02.

- Cavalier Ca3 mesure du : +12v réglage par P2

- Cavalier Ca4 mesure du : +5v réglage par P1.

- Test :
- 1) Mémoire RAM : test normal : mémoire < 8K 1158 210  
: mémoire ≥ 8K 1158 232
  - 2) Mémoire RØM : test spécifique . 1158 212 + bande originale du contenu de la ROM (en format absolu).

Mémoire mixte 16/05 - 16 bits

**Bull**



**SPS 5**

N° Document

71. F7 31MS

Date

547

Page

C. 6.2