

## Constitution:

Puc Biprocesseur: 1.150.168.02

Cables  
1.153.001.05 J1 PUC à J1 PUC Bi-UC  
1.153.095.05 J4 PUC à J4 PUC Bi-UC  
1.153.017.15 MST alim. bac F à MST alim. bac T

Manuel d'utilisation: 1.159.168.00.030.01

## Raccordements:

Voir Page 2

## Mise en service:

### 1°) Utilisation standard:

- mettre I<sub>1</sub> en position NON TEST
- TB<sub>1</sub> + en position standard voir page 2
- Cabler N° boot sur ROM (TB<sub>1</sub> et TB<sub>2</sub>)  
Voir page 2

NOTA: - les CBM VU02 doivent être câblés en utilisation sans ISB sans transmission du CLEAR Voir Fiche Vademecum  
CBM VU02 Chapitre POLYBUS  
- faire la mise en phase des horloges Bac F et Bac T sur CBM P.

### 2°) Utilisation maintenance:

#### a) I<sub>1</sub> en position test:

Ceci permet au bac T (comme traitement) de retrouver le fonctionnement monoprocasseur standard:

- restitution par le CPU dans le bac T de l'horloge PUC
- restitution par PUC Bi-UC vers CPU T du N° BOOT sélectionné au PUC.

#### b) I<sub>1</sub> en position NON test et TB<sub>1</sub> + en NON standard:

- restitution de l'Horloge PUC dans le bac T à travers le CPU T.
- le N° BOOT est toujours celui câblé sur le PUC Bi-UC. (TB<sub>1</sub> et TB<sub>2</sub>)

NOTA: les utilisations maintenance nécessitent le retrait de la liaison CBM.

PUC BI-Processeurs 16/85

**Bull**



**SPS 5**

N° Document

71 F7 31MS

Date

547

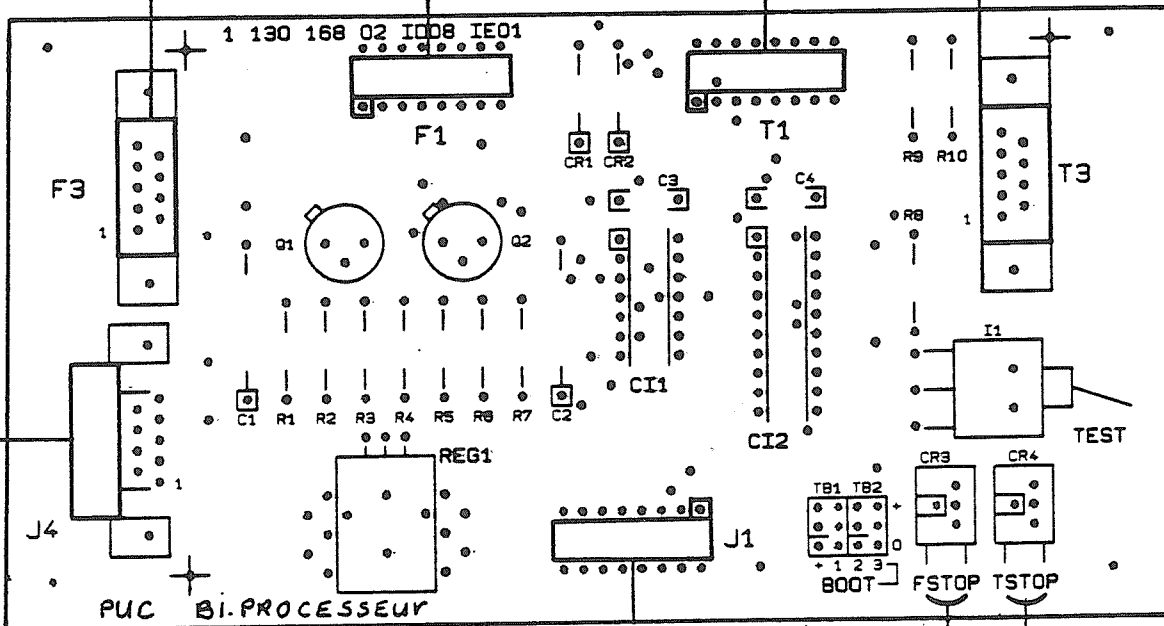
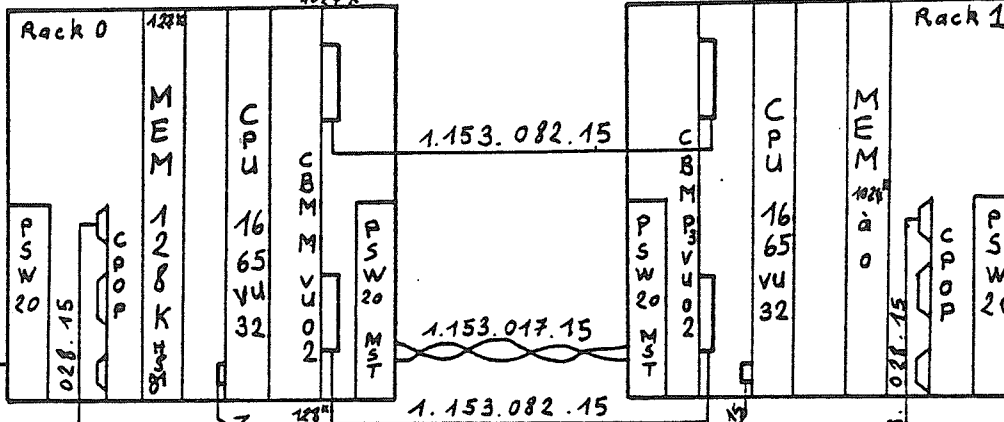
Page

D. 3.1

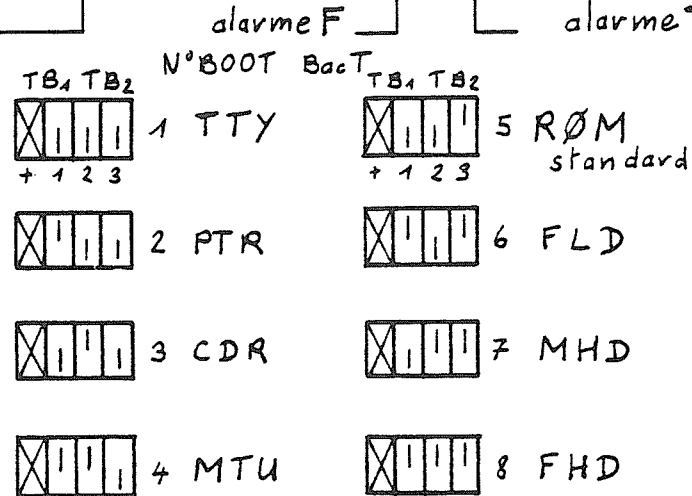
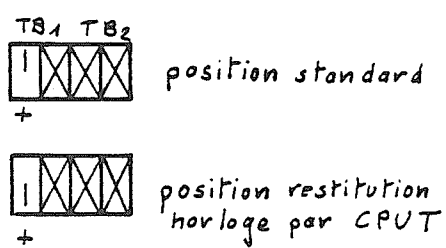
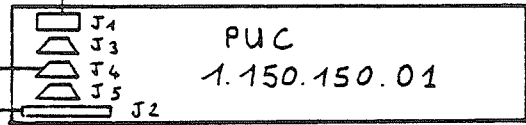
# STRUCTURE SØLAR 16-85:

## BAC FRONTAL E/S

## BAC TRAITEMENT

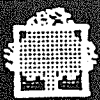


1.153.000.15



### PUC BI-Processeurs 16/85

**Bull**



**SPS 5**

N° Document

71 F7 31MS

Date

547

Page

D. 3.2