

1. But - Constitution

11. But : * commande de 12 organes tout ou rien de faibles puissances tels que relais, voyants
 * acquisition de 24 entrées TØR
 * avertir l'unité de traitement d'un événement extérieur

12. Constitution :

- 1 carte format 1/2 N° 1.150.604.01 consommation: 1,5A/5V
- 1 notice d'exploitation N° 1.159.
- 1 bande programme de test N° 1.158.600.00
- 1 module de raccordement DEC 48.0 ou DEC 48.1

13. Contraintes d'utilisation

- * température 10 à 40°C



IMPORTANT -

lors du raccordement d'une sortie à une charge inductive il est impératif de prévoir au niveau de celle-ci un circuit éliminant les surtensions. Pour les charges capacitive s'assurer qu'elles ne dépassent pas 0,22 µF

NOTA -

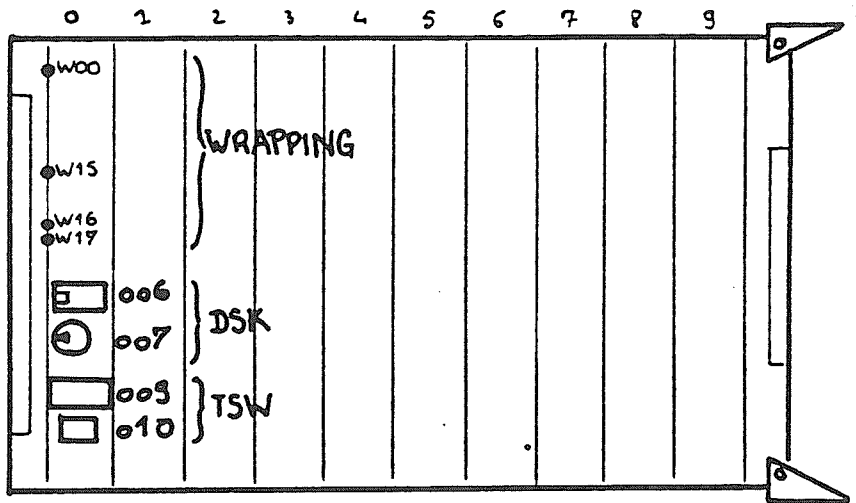
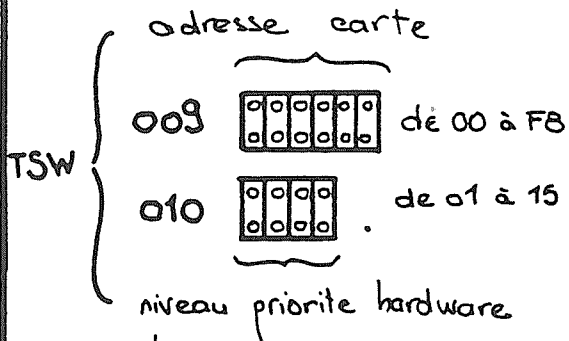
- le passage du test nécessite la présence du bouchon moyen de test 1.154.015.01 (outil de maintenance)
- * Chaque entrée est protégée contre les inversions de polarités -
- * Immunité au bruit $\approx \frac{Un}{3}$ au niveau "0"
- * Filtrage et mise en forme du signal (voir tableau)

Appellation Commerciale	N° Module	Tension Nominale	Filtrage	D. MINI	D. MAXI	Consommation typique / entrée
DIO 37 - 0	1.158.608.01	24v ± 20%	0,5ms	1ms	0,2ms	10 mA
DIO 37. 1	1.159.608.02	24v ± 20%	5ms	10ms	2ms	10 mA
DIO 37. 2	1.159.608.03	48v ± 10%	5ms	10ms	2ms	6 mA

 	E/S Mixtes		
	N° Document	Date	Page
	71 FT 31MS	730	E. 6.1

2. Configuration carte

21. cablage.



NOTA: - réglage du test point par commutateur 007 et batiere 006 suivant procedure (voir chapitre A.11. réglage horloge)

- cabler un stap fixant le numero du niveau de priorite hardware
- cabler un stap fixant le sous niveau de l'interruption normale. (staps pour emission)

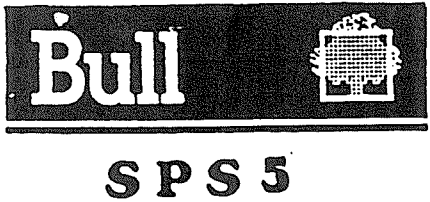
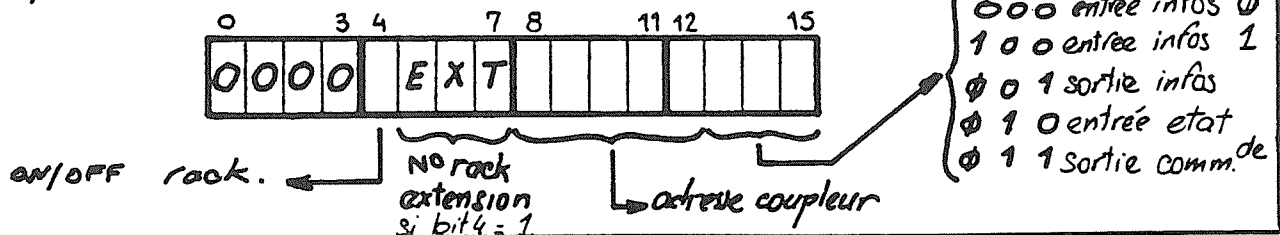
22. polling.

1c2w
Acte

		GESTION CANAL				GESTION PROGRAMMEE			
		HDC	MDC	LDC		PP			
Adresse		Niveau 0 à 3 ITN.HDC	N° PROC 0 à 3 S/N bit 7 à 10 ITN.MDC	N° PROC 0 à 3 S/N bit 11 à 14 ITN.LDC	ITN.LDC	Niveau Priorité	Groupe S/N Exception	S/N iTEX	S/N ITN.PP
Debondisé		X	X	X	X	X	X	X	X
Plage possible	00 à F8					01 à 15	0 à 3	0 à 15	0 à 15
câblage par	Regu	X	X	X	X	X	X	X	X
	Emis	X	X	X	X	X	X	X	X
	TSW 09					TSW 10			

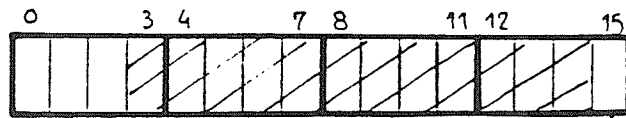
3. Programmation

31. operande SIQ.



E/S Mixtes		
N° Document	Date	Page
71 F7 31MS	730	E. 6.2

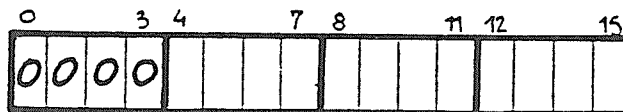
32. sortie de commande



- 0 inhibition des IT.
- 1 validation des IT.
- 0 IT sur f de l'entrée
- 1 IT sur \bar{f} de l'entrée
- 0 IT déterminé par bit 2.
- 1 IT sur les deux fronts.
- 0 acquittement IT sur entrée M0. (mot 0)
- 1 acquittement IT sur entrée M1. (mot 1)

Cette sortie n'est à effectuer qu'une seule fois en début de programme l'initialisation générale par la cle INI positionne le bit 15 à 0.

33. sortie information



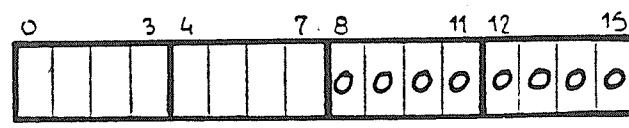
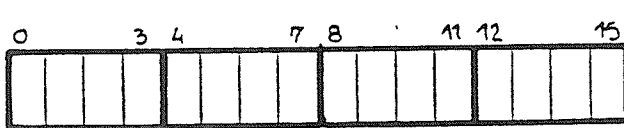
SOR 00
SOR 01
SOR 02
SOR 03

SOR 11
SOR 10
SOR 09
SOR 08
SOR 07
SOR 06
SOR 05
SOR 04

Le contenu de l'accumulateur [A] représente l'état de chacune des 12 sorties.
bit à 1 → sortie excitée
bit à 0 → sortie hors service

La cle INI du calculateur positionne les sorties dans l'état hors service

34. entrees informations.



MOTO (16bits)

MOT 1 (8bits)

Le code de chacune des entrees est donné par l'operande S1 ϕ .
Le contenu de l'accumulateur représente l'état de chaque entrée:
bit à 1 → tension nulle entrée bit à 0 → tension présente entrée



E/S Mixtes		
N° Document	Date	Page
71 F7 31MS	547	E. 6.3

Une éventuelle IT sera acquiescée par l'une des deux entrées infos.
(choix par bit 0 de SORTIE DE COM^{PE})



35. entrée état.

bit 15 seulement utilisé

bit 15 = 1 \Rightarrow présence du capteur.

36. génération des interruptions.

Elles sont du type normales, et engendrées par une entrée supplémentaire.

- lancées sur une transition entrée 
- " " " " " " 
- sur chaque transition du signal entrée.

37. Coupure secteur

37.1. disparition secteur

toutes les sorties passent à l'état bloqué. (charge non excitée)

37.2. réapparition secteur.

les sorties restent dans l'état bloqué. les programmes de reinitialisation devant contrôler le positionnement des sorties en fonction de la sauvegarde mémoire.

4. Interface.

Type de Mot	rang du bit	brochage connecteur		signal carte	observations	
		C	D			
MOTO D'ENTREE	00		01	Signal 00		
	01		02	01		
	02		03	02		
	03		04	03		
		03		Zero 00 à 03		Commun au : Signal 00,01,02,03
	04		05	Signal 04		
	05		06	05		
	06		07	06		
	07		08	07		
		06		Zero 04 à 07		Commun au : Signal 00,01,02,03

E/S Mixtes



SPS 5

N° Document

Date


Page

71 F7 31MS

547

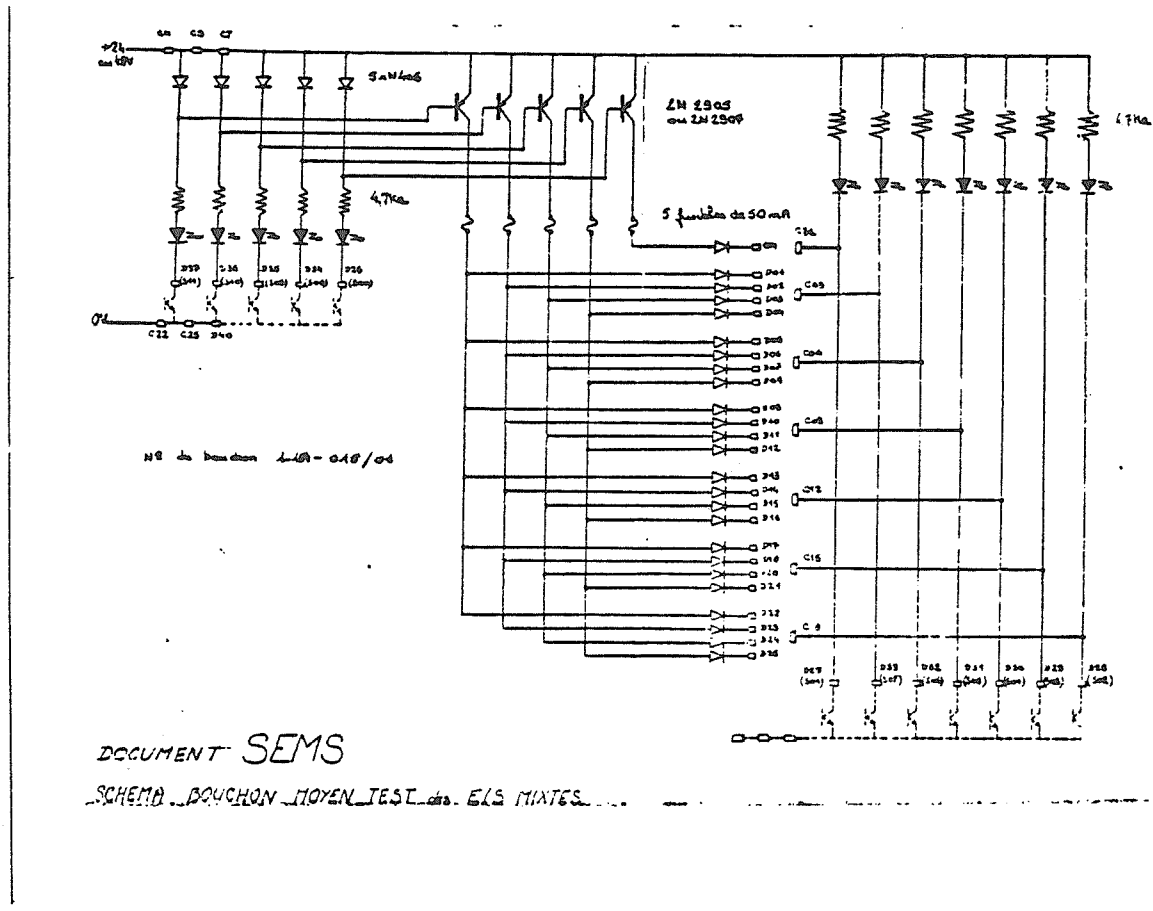
E. 6.4

MOT 0 D'ENTREE	08	09	Signal 08	Commun au: Signal 08,09,10,11		
	09	10	Signal 09			
	10	11	Signal 10			
	11	12	Signal 11			
	09		Zero 08 à 11			
	12	13	Signal 12			
	13	14	Signal 13			
	14	15	Signal 14			
	15	16	Signal 15			
	12		Zero 12 à 15			
	MOT 1 D'ENTREE	00	17		Signal 16	Commun au: Signal 16,17,18,19
		01	18		Signal 17	
		02	20		Signal 18	
		03	21		Signal 19	
		15			Zero 16 à 19	
		04	22		Signal 20	
05		23	Signal 21			
06		24	Signal 22			
07		25	Signal 23			
18			Zero de 20 à 23			
S O R T I E S	04	26	S00	Commun au: Signal 20,21,22,23		
	05	27	S01			
	06	28	S02			
	07	29	S03			
	22		- Alim 0			
	08	30	S04			
	09	31	S05			
	00	32	S06			
	11	33	S07			
	25		- Alim 1			
	12	34	S08			
	13	35	S09			
	14	36	S10			
					Negatif Alim 1. Commun à Pot, S05, S06, S07	

 SPS 5	E/S Mixtes		
	N° Document	Date	Page
	71 F7 31MS	547	E. 6.5

ALIMS	SORTIE	04	37	S 11	Negatif Alim 2. Commun à S08. S09. S10. Positif Alim 0. Commun à S00 à S03 " Alim 1. Commun à S04 à S07 " Alim 2. Commun à S08 à S11 } entrée interruptions.
		05	40	- Alim 2	
		07		+ Alim 0	
		14		+ Alim 1	
		31		+ Alim 2	
				Entree IT	
				Zero IT	

5. Schema moyen de test.



IMPORTANT

L'interface client, selon son type, demande des particularités quand à la connection sur bornier DCO48 (staps supplémentaires) Voir notice de fonctionnement.