

## Constitution :

n° module : 1.159.306.01 ou 02 ou 03

1 carte 1.150.313: VU: 01, 02 ou 03 ; format 1/2 ; Consom. 5V :  
 1 notice 1.159.306'.  
 1 bande de test n° 1.158.  
 1 module de raccordement DC024 1.153.060.00 ou  
 1 module de raccordement DC024 1.153.060.00 + 1.153.502.01.  
 (cable + bornier)

Nota: les cartes sont testées au moyen d'un connecteur de test,  
 fourni comme outil de maintenance au réseau.  
 n° moyen de test :

cartes 1150313 02 et 03 → 1.154.001  
 cartes 1150313 01 → 1.154.005

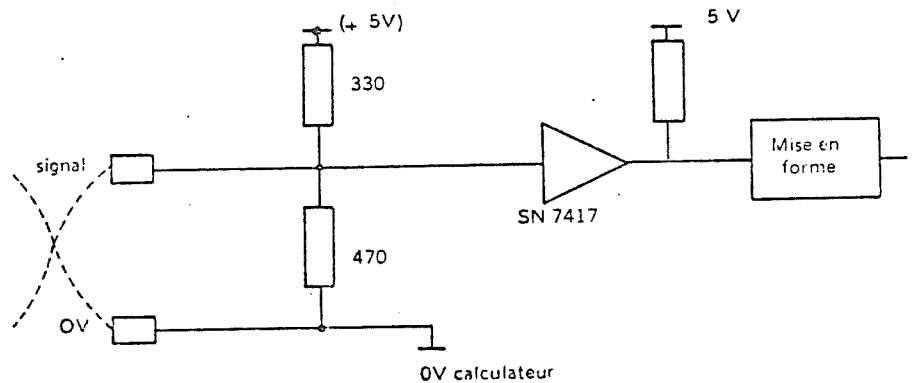
## Caracteristiques des differentes VU :

Les cartes "appels externes" donnent la possibilité à l'utilisateur de choisir son délai de prise en compte des événements, et des niveaux d'entrées.

De ce fait, la carte 313 présente trois VU différentes, portant surtout sur des modifications des cellules d'entrée.

Entrées	délais de prise en compte de l'événement	100 $\mu$ s	10 $\mu$ s	direct < 1 $\mu$ s
24 V et 5 V (avec isolement)		module N° 1.159.306.03	module N° 1.159.306.02	
TTL (sans isolement)				1.159.306.01

a - entrées TTL non isolées 1.159.306.01



b - entrées 5V ou 24V isolées 1.159.306.02



**SPS 5**

16 appels externes ITT 16

N° Document

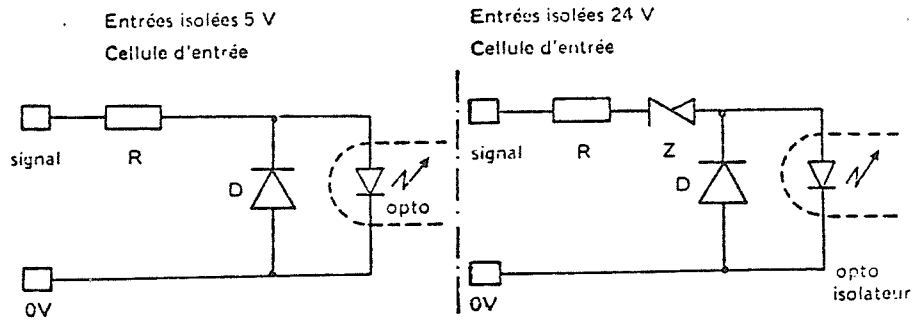
71 F7 31MS

Date

547

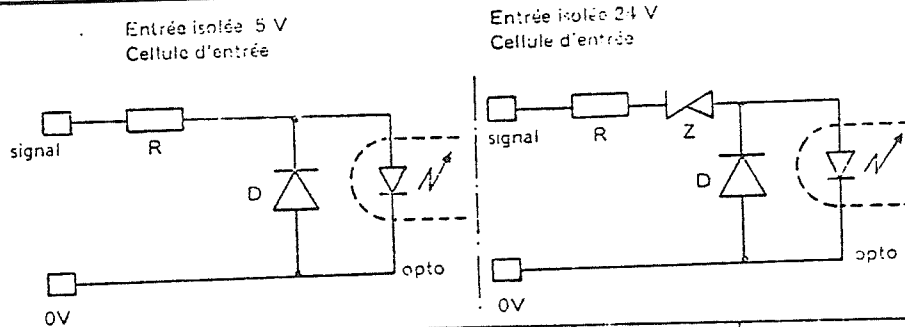
Page

F. 4.1



Caractéristiques du signal	5 V	24 V
Amplitude du signal	+ 5 V 10 %	24 V ± 15 %
Courant minimum à fournir	8 mA	8 mA
Largeur minimum de l'impulsion prise en compte	10 μs	10 μs
Largeur maxi de l'impulsion non prise en compte	2 μs	2 μs
Récurrance : Etat haut mini	20 μs	20 μs
Etat bas mini	20 μs	20 μs
Etat de la ligne au repos	0 V	0 V
Etat de la ligne active	5 V	24 V
Prise en compte du signal		
Retard de prise en compte du signal	10 μs	10 μs
Nature de la ligne	paire torsadée	paire torsadée

C - entrees 5V ou 24V isolees 1.159.306.03



CARACTERISTIQUES DU SIGNAL	5 V	24 V
Amplitude du signal	+ 5 V ± 10 %	24 V ± 15 %
Courant minimum à fournir	8 mA	8 mA
Largeur minimum de l'impulsion prise en compte	100 Ms	100 Ms
Largeur maximum de l'impulsion non prise en compte	20 Ms	20 Ms
Récurrance : Etat haut mini	200 Ms	200 Ms
Etat bas mini	200 Ms	200 Ms
Etat de la ligne au repos	0 V	0 V
Etat de la ligne active	5 V	24 V
Prise en compte du signal		
Retard de prise en compte du signal	100 Ms	100 Ms
Nature de la ligne	paire torsadée	paire torsadée



SPS 5

16 appels externes ITT 16

N° Document

71 F7 31MS

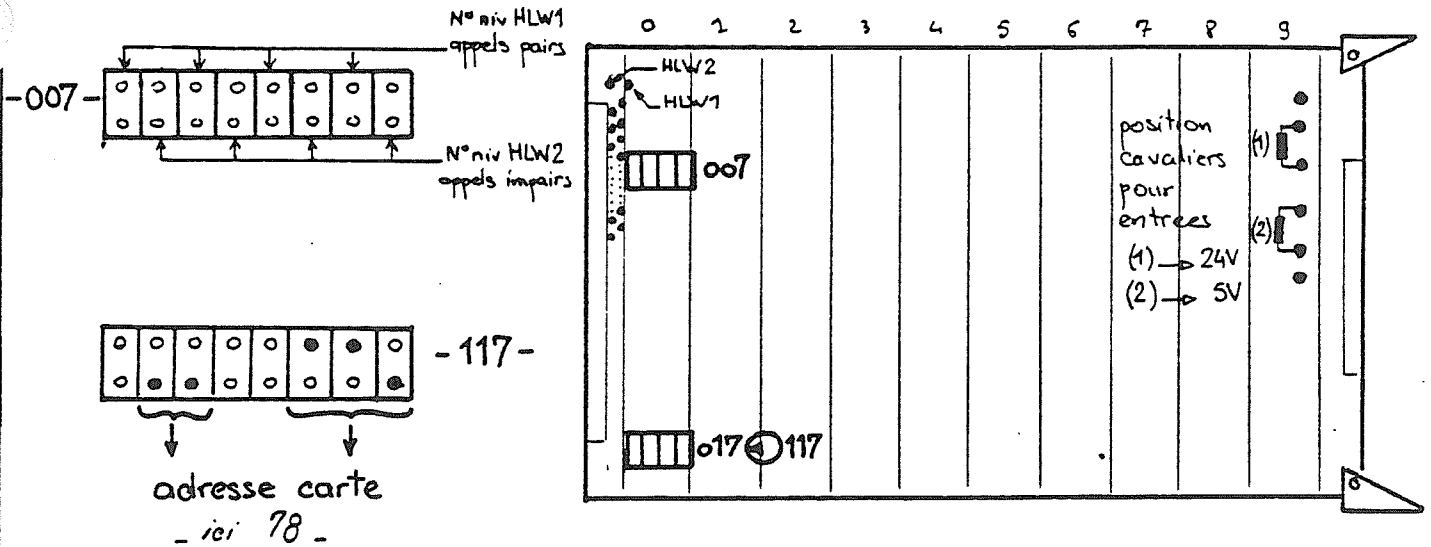
Date

547

Page

F. 4.2

# Mise en oeuvre carte



		GESTION CANAL				GESTION PROGRAMMEE			
		HDC	MDC	LDC		PP			
		Niveau	N° PROC S/N	N° PROC	Groupes S/N	Niveau	Groupes S/N	S/N	S/N
Adresse		ITN.HDC	0 à 3 5, 7 à 10 ITN.MDC	0 à 3 5, 7 à 10 ITN.LDC	ITN.LDC	Priorité	Exception	ITEX	ITN.PP
Débanalisé	78					2-12	0	NOTA	NOTA
Plage possible	00 à FB					0 à 15	0 à 2	0 à 15	0 à 15
câblage par	Reçu Emis TSW117					HLW1		HLW1	HLW1
						HLW2		HLW2	HLW2
						TSW007	TSW007		

NOTA: les appels pairs répondent Niv. priorité 2 S/N ITN et ITEX 0, 2, 4, 6, 8, 10, 12, 14.

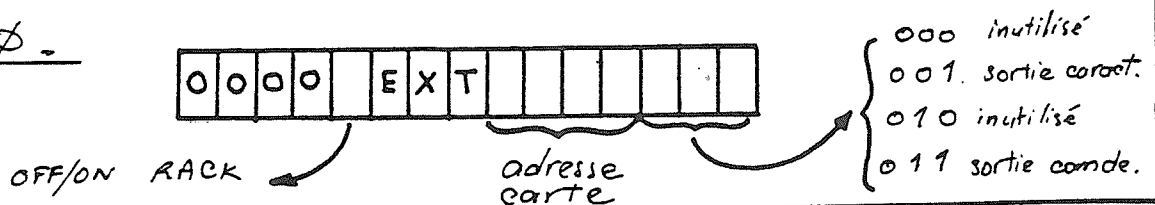
les appels impairs répondent Niv. priorité 12 S/N ITN et ITEX 1, 3, 5, 7, 9, 11, 13, 15.  
Donc nécessité de wrapper deux niveaux de priorité.

Le coupleur ne fonctionne qu'en mode programme prioritaire.  
Ne pas omettre de configurer la carte en fonction du choix des entrees 5V ou 24V : position des cavaliers

≈ (1) ⇒ 24V  
≈ (2) ⇒ 5V

## Programmation.

Operande SI Ø.



SPS 5

16 appels externes ITT 16

N° Document

Date

Page

71 F7 31MS

547

F. 4.3

## Sortie Commande

Instruction permettant, sur ses 15 bits, de masquer individuellement chaque appel pair ou impair.

bit  $j = 1 \rightarrow$  appel voie  $j$  pris en compte  
bit  $j = 0 \rightarrow$  " " " non pris en compte.

Relation entre numéro de voie - bit de validation - brochage du connecteur d'entrées.

N° de voie	bit mot de commande	Broche connecteur CD	bit sortie information *
0	0	D 01	0
1	1	D 02	1
2	2	D 03	2
3	3	D 04	3
4	4	D 05	4
5	5	D 06	5
6	6	D 07	6
7	7	D 08	7
8	8	D 09	8
9	9	D 10	9
10	10	D 11	10
11	11	D 12	11
12	12	D 13	12
13	13	D 14	13
14	14	D 15	14
15	15	D 16	15

\* cf § 4.3

lorsque de nouvelles voies doivent être validées, il y a lieu de confirmer les voies déjà validées et qui sont maintenues.

## Sortie Informations.

Instruction permettant, sur ses 15 bits, de remettre à 0 le circuit correspondant qui a mémorisé l'appel externe et l'appel prioritaire de cette mémorisation.

bit  $j = 1 \rightarrow$  la mémoire de l'appel  $j$  à 0.

bit  $j = 0 \rightarrow$  ineffective.

(voir tableau ci-dessus pour correspondance entre bits mot de sortie et numéro de voie)

## Prise en compte d'un appel.

L'événement sur une ligne n'est pris en compte par le coupleur que si la voie d'appel est validée.

L'interruption étant prise en compte, il faut exécuter une sortie infos remettant à 0 la mémoire de l'appel. La voie est alors libérée.

## Reglage clock.

suivant procédure générale, à 1,5V par action sur le DSK en 117



SPS 5

16 appels externes ITT 16

N° Document

71 F7 31MS

Date

547

Page

F. 4.4