

- Constitution

- 1 carte mère 1.150.502 VU 02 format 1/2 permettant la connexion entre une UT et 1 système de 1 ligne asynchrone avec une jonction V24 simplifiée.
- la jonction ne comporte que les lignes "Emission de Données" (ED) et "Réception de Données" (RD).
- La Connexion peut être en DUPLEX, HALF-DUPLEX ou SIMPLEX (Voir fiche VADE MECUM, "GENERALITES sur TELETRANSMISSION" 1.179.500.03.05.01.00.04).
- 1 Carte fille "Horloge" 1.150.503 qui suivant la VU permet un choix de vitesses de transmission de 50 à 9600 Bauds
- 1 Carte fille "INTERFACE" permettant la connexion en:
 - o V24 non isolé (module ASV 01.0) avec carte fille 1.150.529 faisant la liaison V24 entre carte mère et prise CANNON.
 - o V24 isolé (module ASV 01.1) avec carte fille 1.150.525 qui isole électriquement les signaux V24 de la carte mère sur la prise CANNON.
 - o Simple Courant (ASS 01) avec carte fille 1.150.526 qui transforme les signaux V24 en signaux "Courant" 0.20mA et isolés par rapport à la Carte mère et fournit s'il y a lieu la tension d'alimentation des Boucles de Courant.
 - o Double Courant (ASD 01) avec carte fille 1.150.527 qui transforme les signaux V24 en signaux "Double Courant" (± 20 mA) isolés par rapport à la Carte mère et fournit s'il y a lieu les ± 48 V d'alimentation des boucles.
 - o C.Bus (ASC 01) avec carte fille 1.150.530. qui adapte les signaux V24 au Cbus, isole électriquement et fournit la tension d'alim des terminaux (40 mA sont disponibles).

- Caractéristiques et Performances.

température Ambiante : 0 à 40°C mais pour éviter le vieillissement : 18 à 25°C
 Consommation : +5V → +24V → 22mA -24V → 35 mA à 80 mA.
 Vitesse d'échange Max : 20.000 bit/Seconde (limitation donnée par l'avis V24).

- Raccordements

la liaison avec un périphérique se fait uniquement avec le câble spécifique du périphérique par la prise CANNON 9broches sur laquelle les signaux ED et RD sont toujours disponibles quel que soit le type d'adaptation utilisée.

- Restrictions d'utilisation

- adressage format Court (incompatible Console de Service).
- horloge par monostable
- **Ne fonctionne pas en Canal LDC**
- Ne fonctionne en Rack Extension que si l'IOX.S est au moins 1.150.300.01.02.01.00.05 ou le CBX.S est au moins 1.150.330.01.02.02.00.05 ou bien que le CBX.S soit 1.150.330.02.
- Ne peut pas être remplacé par la Carte ASx 01 (carte 1.150.506.02) qui a un adressage format LONG (incompatibilité Logicielle).

Attention

: Un Risque de Confusion existe entre les Numérotations de modules et la numérotation de Cartes.

URC (commercial)	URG (module technologique)	cartes		
		mère	horloge	interface
ASV 01.0	→ 1159.506.01	→ 1.150.502.02	+ 1.150.503	+ 1.150.529 (V24 non isolé)
ASV.01.1 ou ASI 01	→ 1.159.506.02	→ 1.150.502.02	+ 1.150.503	+ 1.150.525 (V24 isolé).
ASS.01	→ 1.159.506.03	→ 1.150.502.02	+ 1.150.503	+ 1.150.526 (Simple Courant)
ASD.01	→ 1.159.506.04	→ 1.150.502.02	+ 1.150.503	+ 1.150.527 (double Courant)
ASC.01	→ 1.159.506.05	→ 1.150.502.02	+ 1.150.503	+ 1.150.530 (C.bus)

Ne pas Confondre avec ASx 01 (Carte 1.150.506.02) dont le n° de Module est 1.159.509

Bull



SPS 5

Asynchrone ASV-ASS 01 Format court - carte 502-02

N° Document

71 F7 31MS

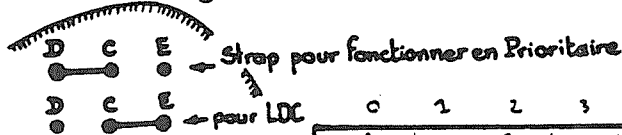
Date

547

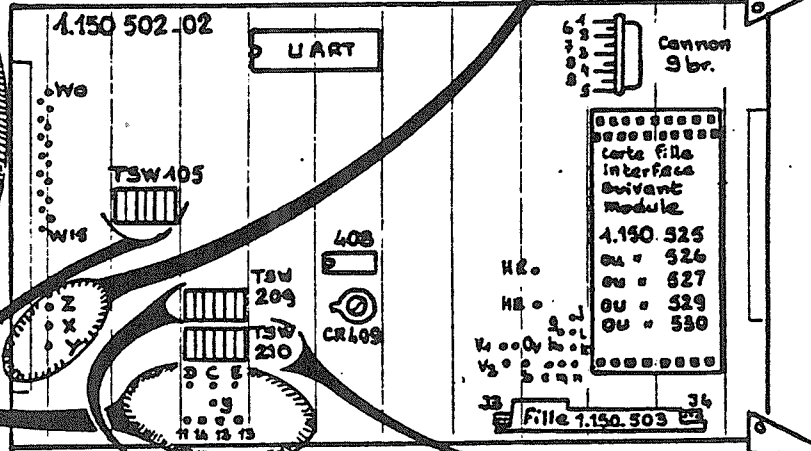
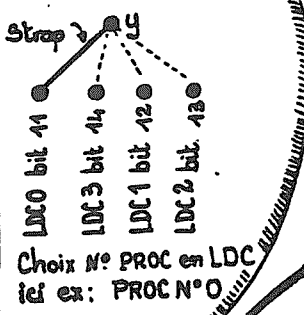
Page

G.10.1

Configuration



- Z Emission : Choix S/N Normal et Excep
- X Réception: Choix S/N Normal et Excep
- Y Choix N° Niveau sur HLW



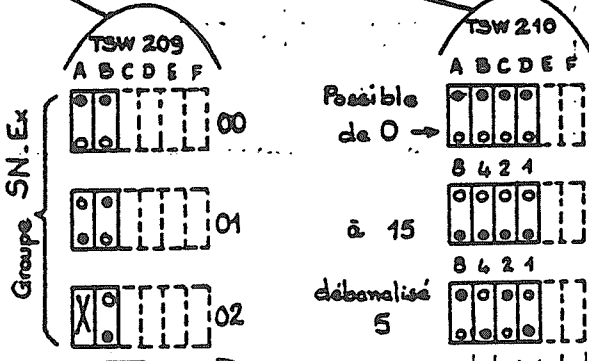
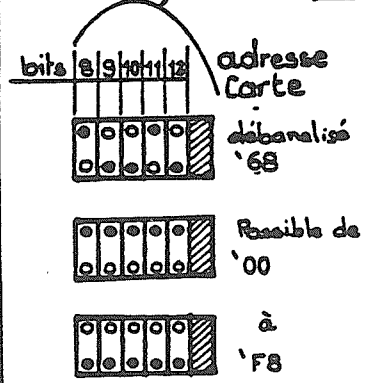
Vitesse

V2: 50 à 9600 Bd. Suivant VU de la Carte 503
 V4: fixés à 19200 Bd. à partir de V1 en obtenant par divisions:

n:	19200 Bd (3,25 μs)
k:	9600 Bd (6,5 μs)
l:	4800 Bd (13,02 μs)
j:	2400 Bd (26,04 μs)
m:	1200 Bd (52,08 μs)
h:	600 Bd (104,16 μs)
g:	300 Bd (208,32 μs)
e:	150 Bd (416,64 μs)
b:	75 Bd (833,28 μs)

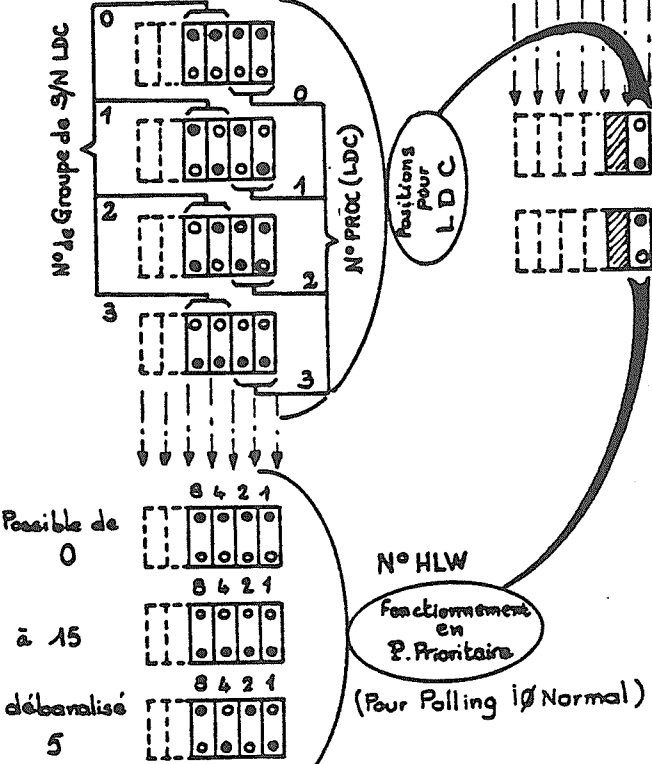
Bornes à Relier aux bornes HE (horl. emis.) et /OU HR (horloge Recept)

Nota: les temps indiqués correspondent à des Vitesse X 16 nécessaires au fonctionnement de l'UART



N° HLW à positionner (Pour Polling Exception)

Attention: les positions des TRACK-SWITCHES et des STRAPS ont été prévues pour le fonctionnement en LDC mais ce coupleur ne peut pas fonctionner en LDC (défaut de principe)



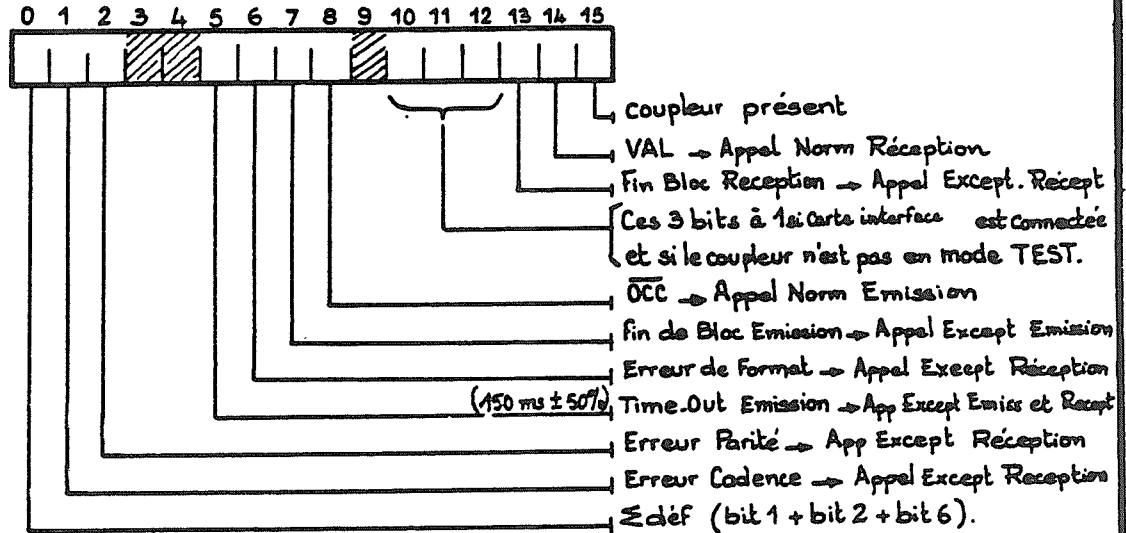
Position pour LDC (mais ne fonctionne pas)

Position pour fonctionnement en Programmé Prioritaire



Asynchrone ASV-ASS 01 Format court - carte 502-02		
N° Document	Date	Page
71 F7 31MS	547	G.10.2

mot d'état



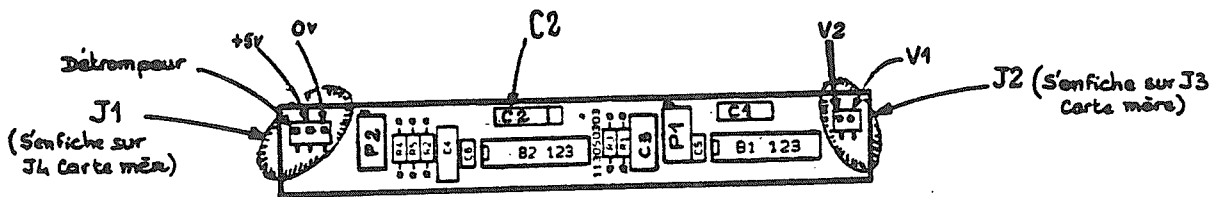
Nota: la lecture du mot d'Etat entraine la remise à zéro des Appels du Type Exception.

Points de Synchro

Adresse Coupleur : 106/8 (AD)
 si entrée info : 101/10 (ENTINF)
 si sortie info : 101/6 (SORINF).

si entrée Etat : 102/10 (ENTETA).
 si sortie Cole 1 : 102/6 (SORCE1).
 si sortie Cole 2 : 309/10 (SORCE2).

Carte Horloge (1.150.503)



1.150.503	C2	V2 min	V2 max	V1 min	V1 max
VU 01	1nF	4360 Bd	13150 Bd	19089	190861
VU 02	4,7nF	1015 Bd	4615 Bd		
VU 03	22nF	220 Bd	1140 Bd		
VU 04	100 nF	50 Bd	260 Bd		

V1 Réglage par P1
 V2 Réglage par P2

Rappel: pour les besoins de l'UART les vitesses V1 et V2 sont en réalité multipliées par 16 par rapport à la vitesse indiquée en Bd. (voir Folio 2)

Bull



SPS 5

Asynchrone ASV-ASS 01 Format court - carte 502-02

N° Document

Date

Page

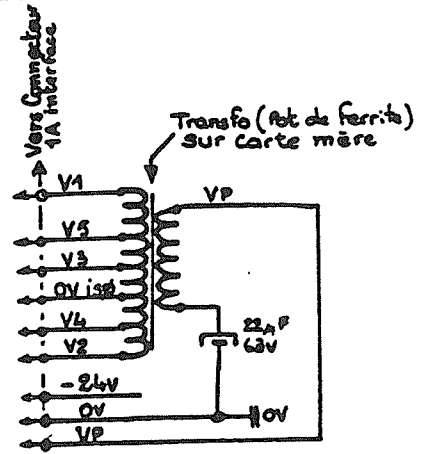
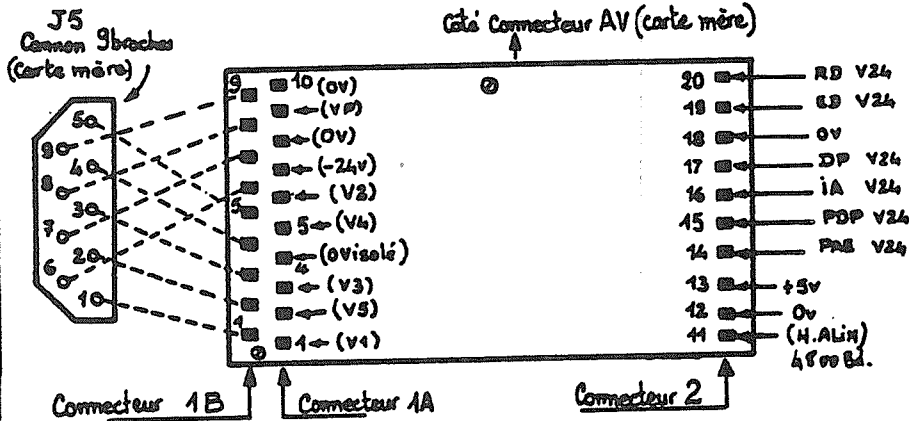
71 F7 31MS

547

G.10.5

interfaces

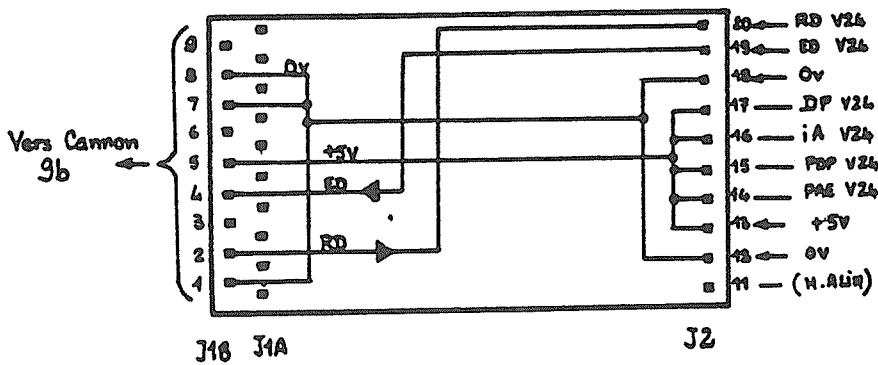
a) partie commune à toutes les interfaces



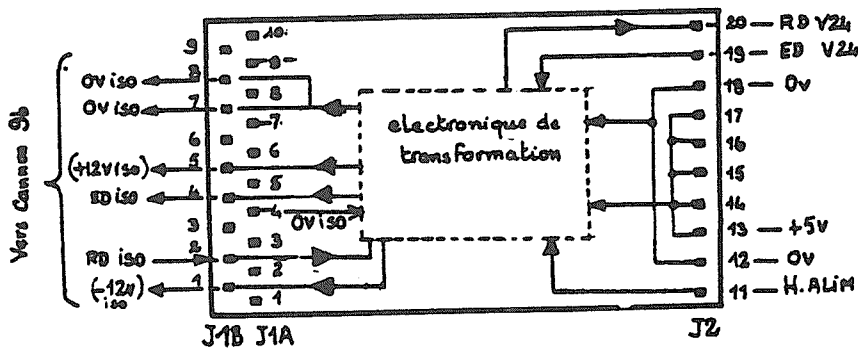
Nota:

Le signal H.ALIH (J2.11) sert d'horloge de découpage à des circuits implantés sur les cartes interfaces pour fabriquer VP (V Primaire) du transformateur situé sur la carte mère, dont les tensions Secondaires (V1, V2, V3, V4, V5, 0V iso) sont ramenées sur les cartes interfaces pour créer des tensions isolées ($\pm 24V$ iso ± 48 iso etc...)

b) interface V24 non isolé (carte 1.150.529)



c) interface V24 isolé (carte 1.150.525).



Asynchrone ASV-ASS 01 Format court - carte 502-02

Bull



SPS 5

N° Document

71 F7 31MS

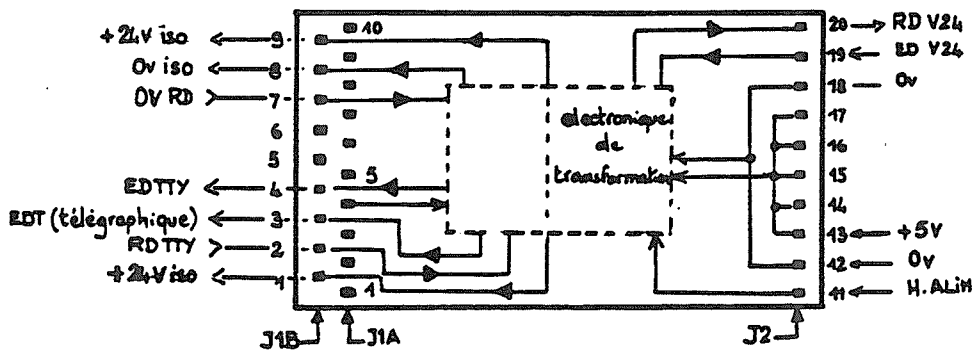
Date

547

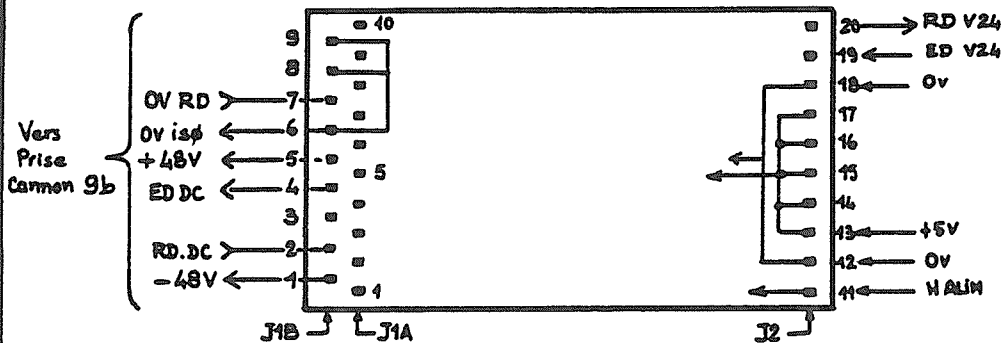
Page

G.10.6

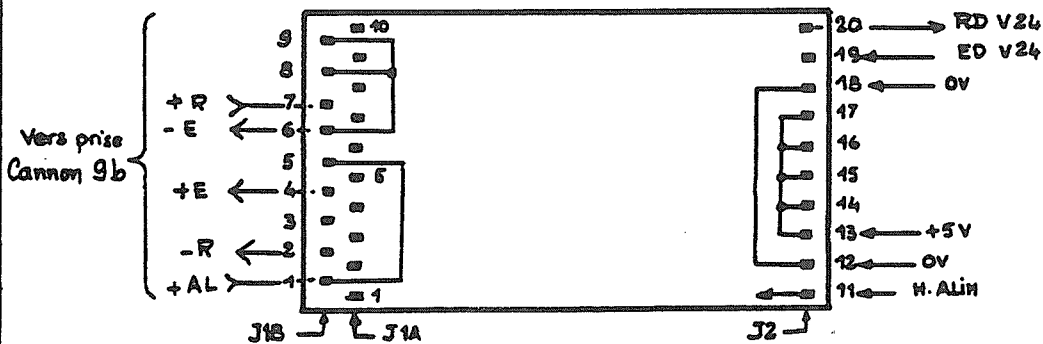
d) interface Simple Courant (1.150.526).



e) interface double Courant (1.150.527).



f) interface C-bus (1.150.530)



Asynchrone ASV-ASS 01 Format court - carte 502-02

N° Document

Date

Page

71 F7 31MS

547

G.10.7