

Constitution : module: ASM.01. 1 159.507

- 1 Carte mère 1.150.502.VU01 (format 1/2) et un Câble 1.153.002 permettant la connexion entre une UT et un MODEM de transmission ASynchrone.
La connexion peut être soit DUPLEX, HALF DUPLEX, ou SIMPLEX (Voir fiche VABE.MECUM, GENERALITÉS sur TELETRANSMISSION (chapitre G.10))

Caractéristiques et Performances.

t°: 0 à 40°C mais pour éviter le vieillissement: 18 à 45°C

Consommation: Sur +5V → sur +24V: 25mA sur -24V: 35 à 80mA

vitesse d'échange max: 20.000 bits/seconde (limitation donnée par l'avis V24).

Restrictions d'utilisation

- Adressage format Court

- ne fonctionne pas en Canal LDC

- ne fonctionne en Rack Extension que si: l'ipx.S est au moins 1 150 300 01 02 01 00 05
ou le CBX.S est au moins 1 150 330 01 02 02 00 05
ou que CBX.S soit: 1 150 330 02

- Ne peut pas être remplacé par la Carte ASM 01 (Carte 1.150.507 dont le N° de module est 1.159.510), qui a un adressage format Long (incompatibilité logicielle).

Attention : Un Risque de Confusion existe entre les Numérotations des modules et les numérotations de Cartes.

URC (commercial)

URG (module technologique)

Carte

ASM.01

1.159.507.01

1.150.502.01

Ne pas Confondre avec :

ASM.01

1.159.510.01

1.150.507.01

qui est le Coupleur Asynchrone Modem 1 Voie Format LONG.

Programme de Test

1.158.506.01. ie actuellement connu (Juis 79) : 03

- A la question "MUX M" : Répondre "Y" (Carte Modem).
- la Clé CPR ne fonctionne pas.
- les Signaux de jonction ne sont pas gérés par les clés OUTILS.
- le Programme de Test positionne le Coupleur en mode TEST. c.à.d rebouclage de l'émission sur la réception. Il est donc nécessaire de câbler les Fréquences F1 à F8 (Voir Tableau des vitesses) sur une même et unique Fréquence -

Bull



SPS 5

Asynchrone ASM - 01 Format court - carte 502-01

N° Document

Date

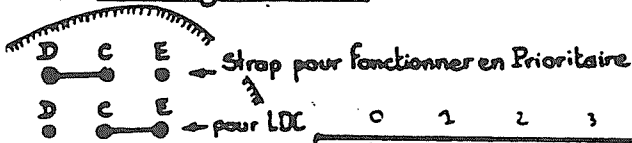
Page

71 F7 31MS

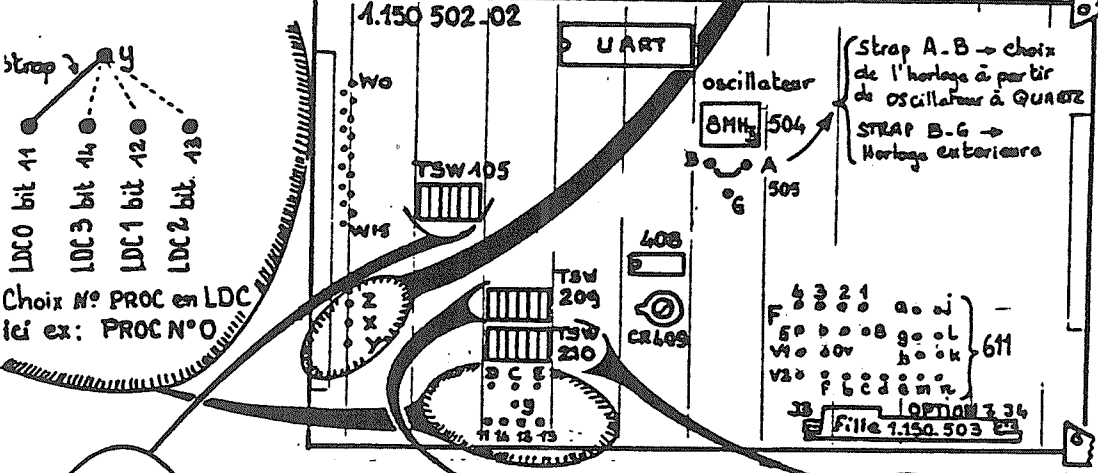
730

G.11.1

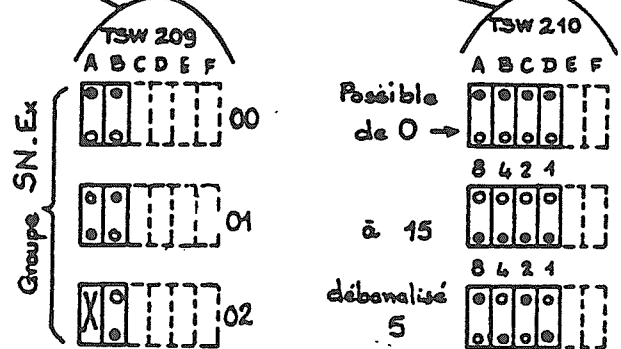
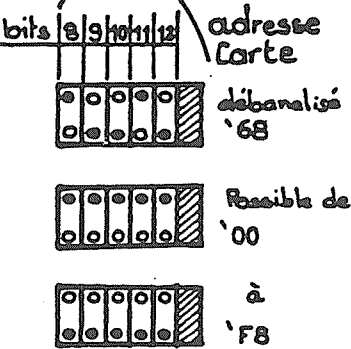
Configuration



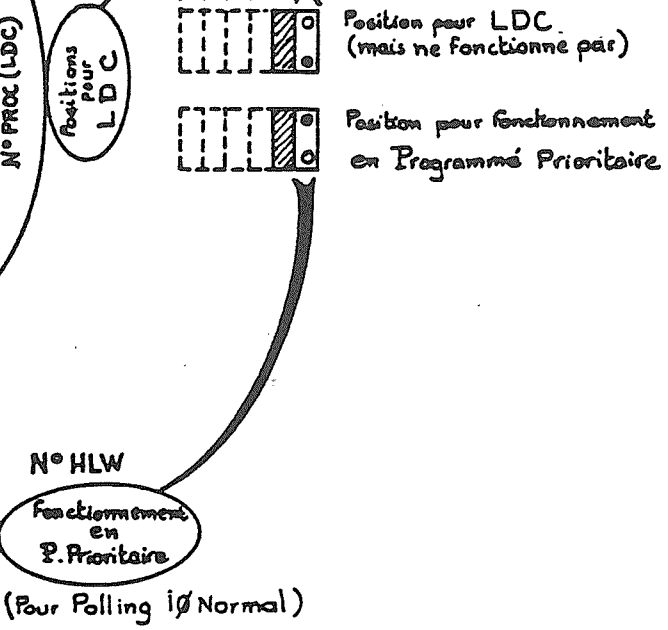
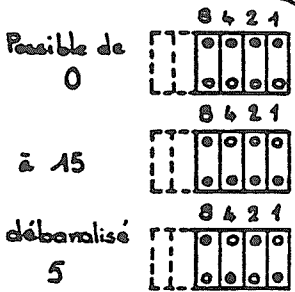
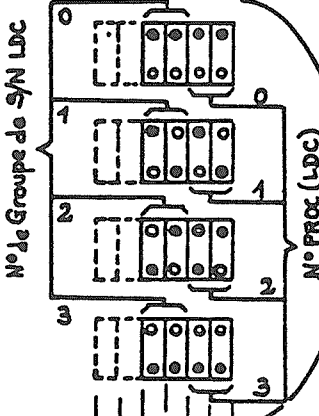
- Z Emission : Choix S/N Normal et Ex.
- X Réception: Choix S/N Normal et Ex.
- Y Choix N° Niveau sur HLW



Choix N° PROC en LDC
ici ex: PROC N° 0



Attention : les positions des TRACK-SWITCHES et des STRAPS ont été prévues pour le fonctionnement en LDC mais ce coupleur ne peut pas fonctionner en LDC (Défaut de principe).



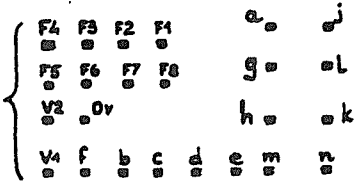
Bull 

SPS 5

Asynchrone ASM - 01 Format court - carte 502-01		
N° Document	Date	Page
71 F7 31MS	730	G.11.2

Choix des Vitesses de transmission

611



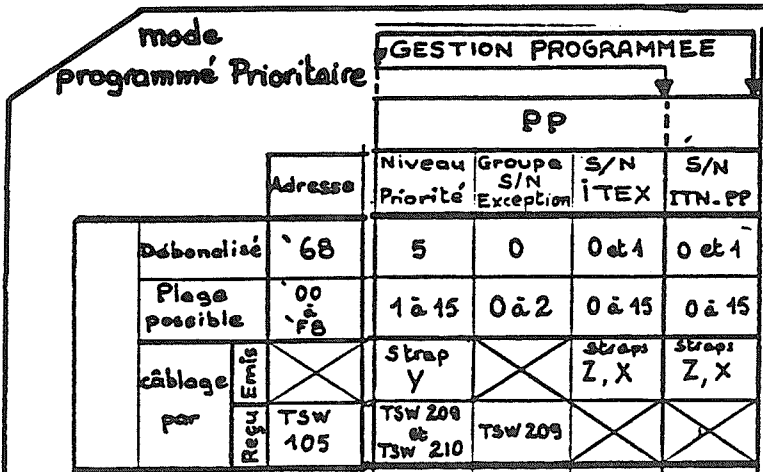
on dispose de 13 vitesses obtenues à partir d'un oscillateur à quartz et de 2 vitesses réglables entre 50 et 9600 Bd (v1, v2). Ces 2 dernières (option) sont issue de la Carte fille 1.150 503 (option).

il faut choisir 8 de ces Vitesses et les câbler sur les bornes à wrapper F1 à F8.

F1 à F8 vont sur les entrées de 2 multiplexeurs 609 et 610 et c'est par programme qu'on choisira 1/8 de ces vitesses pour en faire HR (horloge reception) et HE (horloge émission) Pin 5 de 609(HE) et de 610(HE)

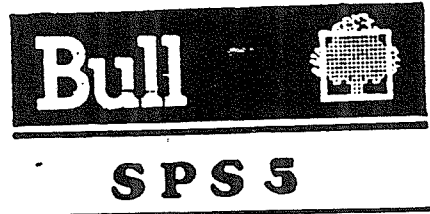
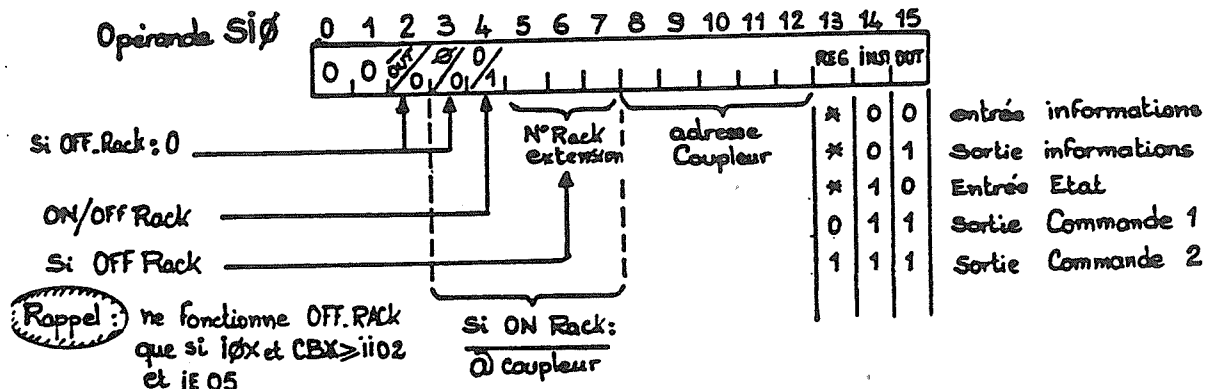
Nota: Les périodes indiquées sur le tableau correspondent à des Vitesses x 16 nécessaires au fonctionnement de l'UART

611 Repère	Vitesse en Bd	Période en µs
a	200	312,5
b	75	833,28
c	110	568,1
d	134,5	464,6
e	150	416,64
f	50	1250
g	300	208,32
h	600	104,16
j	2400	26,04
k	9600	6,5
l	4800	13,02
m	1200	52,08
n	19200	3,25
v1	Variable	—
v2	Variable	—



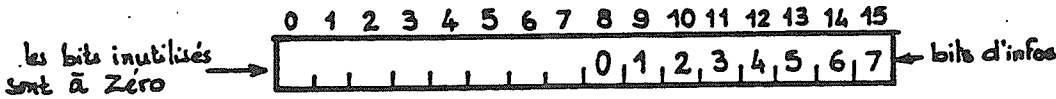
Nota: les S/N NetEx. Reception doivent toujours être plus prioritaires que les S/N Net Ex Emission.

Programmation: adresse format Court, mode de fonctionnement: Programmé Prioritaire



Asynchrone ASM - 01 Format court - carte 502-01		
N° Document	Date	Page
71 F7 31MS	547	G.11.3

Registres Entrée et Sortie Informations (2 registres)

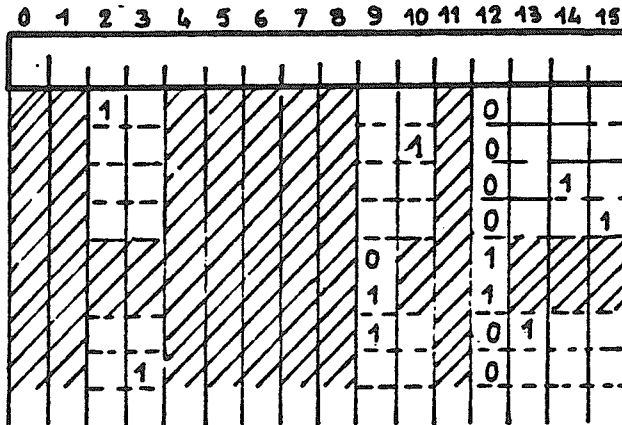


- Code 8 bits: 8 à 15
- 7 bits: 9 à 15
- 6 bits: 10 à 15
- 5 bits: 11 à 15

- a) Registre Entrée informations: le Contenu de ce registre est après l'exécution d'une sigé entrée information, caché sur les poids faibles de l'accumulateur
- b) Registre Sortie informations: le Code à emettre est Cadre en poids faibles de l'accumulateur. le Cadre est fonction de la longueur du Code échangé. La longueur est définie au niveau du Coupleur par une instruction SIO code 2

Registres de Commande

mot de Cde 1



- Break (coupure de ligne)
- Echo (rebovde Emission/Reception si Terminal connecté en Duplex)
- Test (rebovde Emission/Reception sans terminal)
- Validation de l'ensemble des Appels (Norm et Except)
- Fin de Bloc Réception
- Fin de Bloc Emission + dévalid appels Norm Emiss
- Validation des appels normaux Emission
- Time out (

Nota: hachures: bits à position indifférente
Cases Vierges: position à confirmer en fonction des Cdes précédentes

Attention: les modes Echo et Test sont incompatibles et ne doivent pas être dans le même mot de Cde.

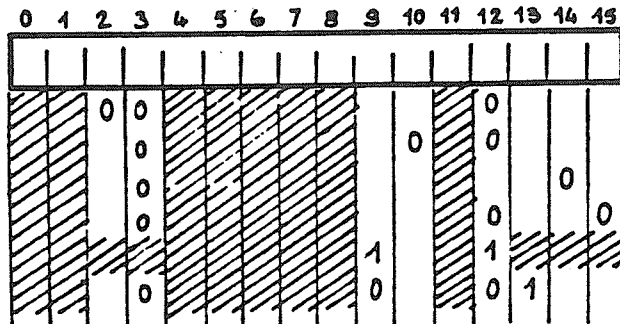
exemple de mot de Cde 1



Avec: Time Out
Validation des Appels Normaux Emission
Validation de l'ensemble des Appels
mode Test

- En mode Test les Horloges Emission et Réception doivent avoir la même Vitesse.
- En mode Test on ne teste pas le bit de mot d'état "Erreur de Parité" (bit 2)

Remise à Zero des Cdes 1



- fin de génération de Break.
- fin de mode Echo
- fin de mode Test
- Dévalidation de l'ensemble des Appels
- fin Bloc Emission + dévalid Appels Emission
- dévalidation des appels Emission

Bull



SPS 5

Asynchrone ASM - 01 Format court - carte 502-01

N° Document

71 F7 31MS

Date

547

Page



G.11.4

mot de cde 2

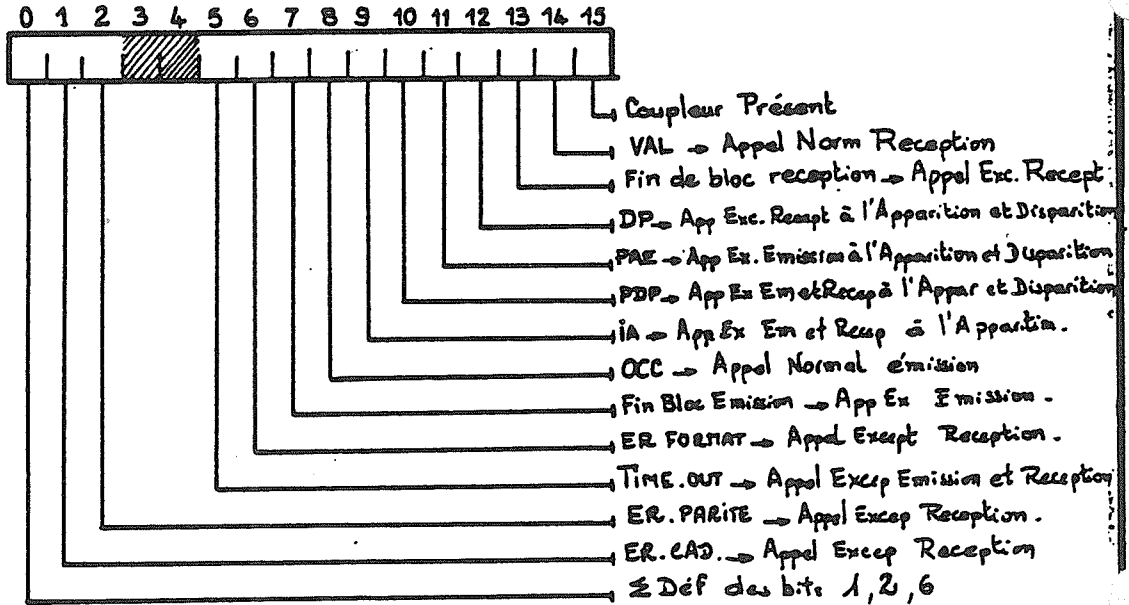
	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
							0	0								
							1	0								
							0	1								
							1	1								
									1	0						
									0	0						
									0	1						
									1							
									0							
											1					
												1				
													1			
														1		
															1	
																1
0	0	0														
1	0	0														
0	1	0														
1	1	0														
0	0	1														
1	0	1														
0	1	1														
1	1	1														
			0	0	0											
			1	0	0											
			0	1	0											
			1	1	0											
			0	0	1											
			1	0	1											
			0	1	1											
			1	1	1											

- 5 bits / caractère
- 6 bits / caractère
- 7 bits / caractère
- 8 bits / caractère
- Pas de Parité
- Parité impaire
- Parité
- 1,5 ou 2 bits "STOP"
- 1 bit "STOP"
- Demande pour Emettre (DPE)
- Connecter le Poste à la Ligne (CPL)
- Selection de fréquence Emission (SFE) modem
- XXX
- YYY
- Horloge Reception F1
- " " F2
- " " F3
- " " F4
- " " F5
- " " F6
- " " F7
- " " F8
- Horloge Emission F1
- " " F2
- " " F3
- " " F4
- " " F5
- " " F6
- " " F7
- " " F8

Nota: dans ce mot de Cde tous les bits sont à Confirmer en fonction des Commandes précédentes.

  SPS 5	Asynchrone ASM - 01 Format court - carte 502-01		
	N° Document	Date	Page
	71 F7 31MS	547	G.11.5

mot d'état



Nota: la lecture du mot d'ETAT Remet à zéro les interruptions Exception

Points de Synchro

Adresse Coupleur : 106/8 (AD)

sig entrée info : 101/10 (ENTINF)

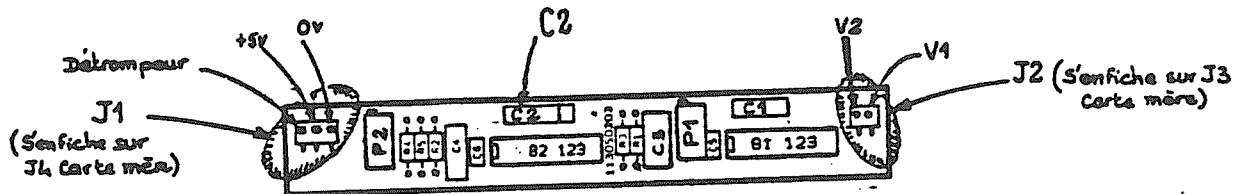
sig sortie info : 101/6 (SORINF)

sig Entrée Etat: 102/10 (ENTETA)

sig sortie Cde 1: 103/6 (SORCDE1)

sig sortie Cde 2: 309/10 (SORCDE2)

Carte Horloge (1.150.503) SUR OPTION



1.150.503	C2	V2 min	V2 max	V4 min	V4 max
VU01	1nF	4360 Bd	13150 Bd	64000	193000
VU02	4,7nF	1015 Bd	4615 Bd	64000	193000
VU03	22nF	220 Bd	1140 Bd	64000	193000
VU04	100 nF	50 Bd	260 Bd	64000	193000

V1 Réglage par P1

V2 Réglage par P2

Rappel: pour les besoins de l'UART les vitesses V1 et V2 sont en réalité multipliées par 16 par rapport à la vitesse indiquée en Bd. (voir folio 2)

Nota: V1 ou V2 sont alors disponibles sur les bornes à wrapper en 611 et peuvent être reliées aux bornes F1 à F8

Asynchrone ASM - 01 Format court - carte 502-01

Bull



SPS 5

N° Document

71 F7 31MS

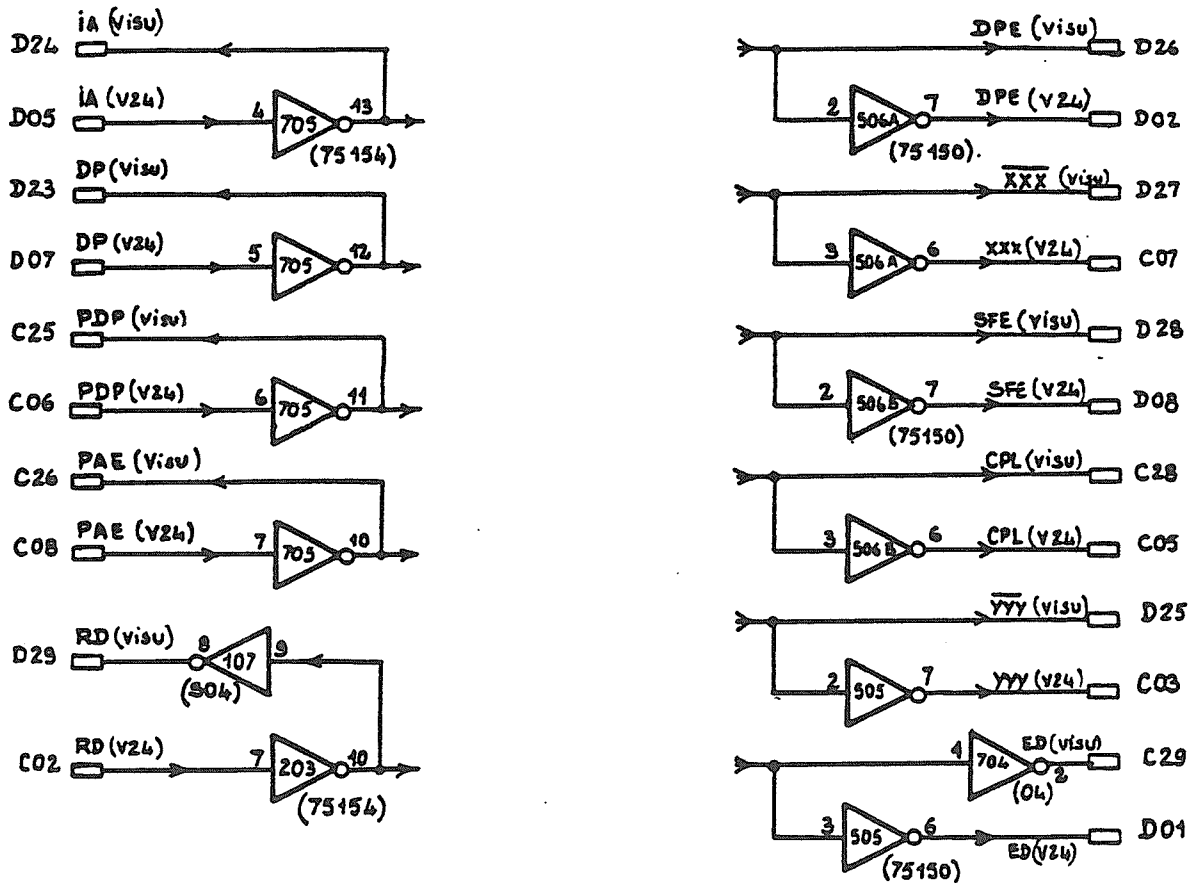
Date

547

Page

G.11.6

Interface



les signaux mentionnés "(visu)" ont été prélevés pour pouvoir être visualisés au scope ou autre moyen

Bull



SPS 5

Asynchrone ASM - 01 Format court - carte 502-01

N° Document

71 F7 31MS

Date

5/7

Page

G.11.7