

- Constitution: Module ASM 01 "format long" 1.159.510 (Jonction Modem).

- 1 Carte 1.150.507 (format 1/2)
- 1 Câble 1.153.002
- En Option 1 Carte fille Horloge 1.150.503

- Caractéristiques et Performances.

- T° ambiante 0 à 40°C mais pour éviter le vieillissement: 18 à 25°C.
- Utilise: +5V; -24V; +24V.
- Vitesse d'échange maxi: 20.000 bits/seconde (limitation donnée par l'Ans V24 CCITT)

- Restriction d'utilisation:

Ne peut remplacer ni être remplacée par la Carte ASM 01 format Court 1.150.502.01 (incompatibilité logicielle).

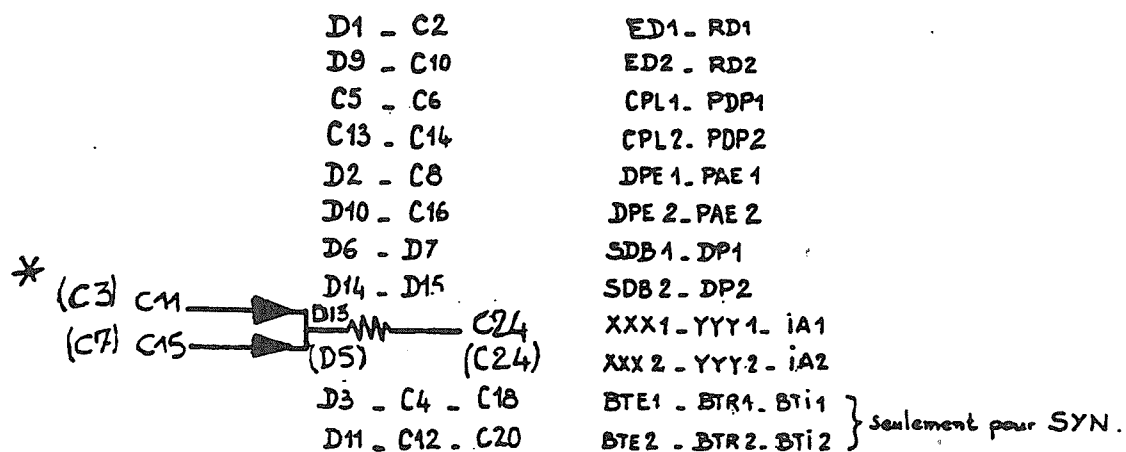


: Un risque de Confusion existe entre les numérotations des modules et les numérotation des cartes:

URC (commercial)	URG (module technologique)	Carte
ASM 01 (format Long).	1.159.510	1.150.507
Ne pas confondre avec:		
ASM.01 (format Court)	1.159.507	1.150.502.01

- Programme de Test: 1.158.510 . qui autorise le rebaudage externe ou le rebaudage interne, par commande du logiciel.

Bouchon de Test (valable aussi pour SYN 01 - SYN 02 et MUX.4M)



* les bornes entre parenthèses correspondent à la voie 1, Les autres à la voie 0

Bull



SPS 5

Asynchrone ASM format long - carte 507

N° Document

Date

Page

71 F7 31MS

547

G.13.1

Configuration

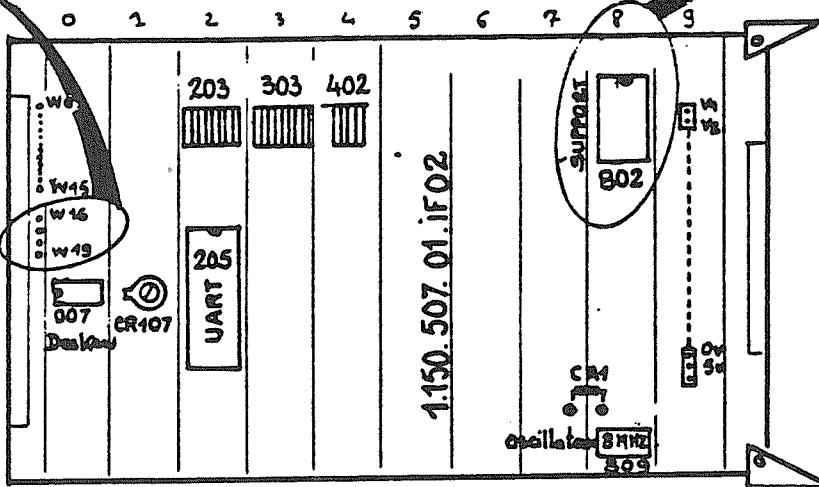
Vitesses de transmission

W16 ◊ Choix N° Niveau sur HLW (entre W0 et W15)

W17 ◊ Emission: Choix du S/N Normal et Exception

W18 ◊ Réception: Choix du S/N Normal et Exception

W19 ◊ Choix N° PROC LDC (0 à 3)

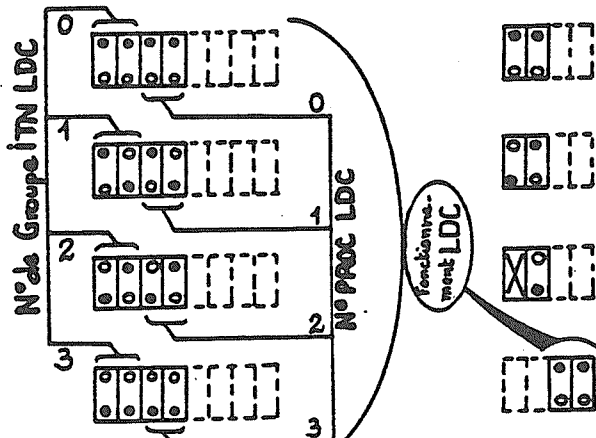
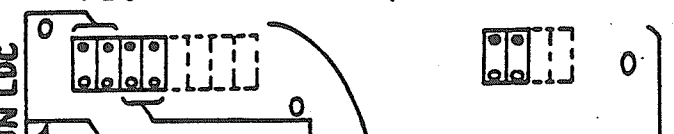
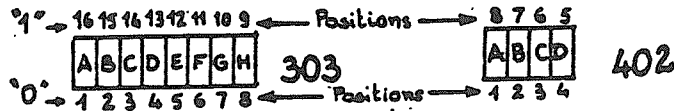
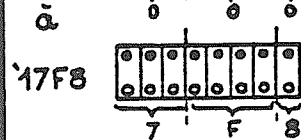
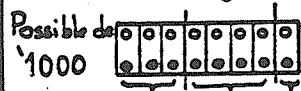
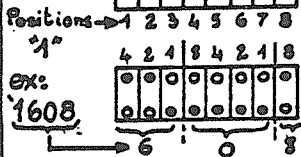
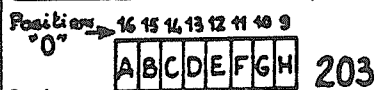


9600 Bd	0 1	24 0	0v
4800 Bd	0 2	23 0	V2
2400 "	0 3	22 0	V4
1200 "	0 4	21 0	F7
600 "	0 5	20 0	F6
300 "	0 6	19 0	F5
150 "	0 7	18 0	F4
134,5 "	0 8	17 0	F3
110 "	0 9	16 0	F2
75 "	0 10	15 0	F1
200 "	0 11	14 0	F0
	0 12	13 0	

802

Cavalier CA1 : doit être en place lorsqu'on utilise l'oscillateur 8MHz (809)

Bits | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12



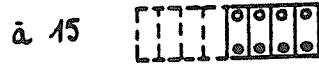
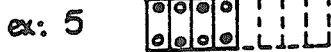
0 } Groupe de S/N Ex

1 }

2 }

Position de fonctionnement en LDC

Position de fonctionnement en P.P



N° HLW

fonctionnement en P.P

N° HLW à positionner pour Polling Exception

Bull



SPS 5

Asynchrone ASM format long - carte 507

N° Document

Date

Page

71 F7 31MS

547

G.13.2

- choix des vitesses de transmission

On dispose de 12 vitesses normalisées obtenues à partir d'un oscillateur à quartz (809) et de 2 vitesses réglables entre 50 Bd et 9600 Bd (V_1 et V_2). Ces 2 dernières sont issues de la Carte Fille 1.150.503 (Option).

Il faut choisir 8 de ces vitesses et les câbler sur le bouchon 802 (F0 à F7)

- F0 à F7 vont sur les entrées de 2 multiplexeurs (703 et 704) et c'est par programme qu'on choisira 1/8 de ces vitesses pour en faire HE (horloge émission en 703-5) et 1/8 pour HR (réception en 704-5)

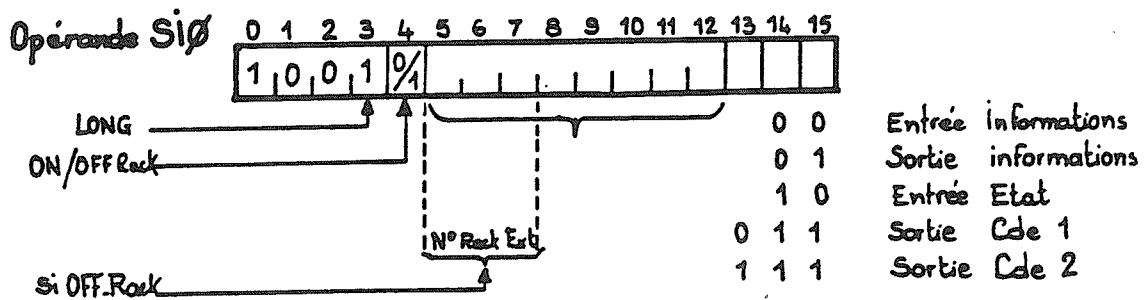
Vitesse en Bd	Période (μ s)	Vitesse (Bd)	Période (μ s)
9600	6,51	150	416,64
4800	13,02	75	833,28
2400	26,04	200	208,32
1200	52,08	200	312,5
600	104,16	134,5	464,6
300	208,32	110	568,1

Nota: les périodes indiquées sur le tableau correspondent à des vitesses x 16 nécessaires au fonctionnement de l'UART.

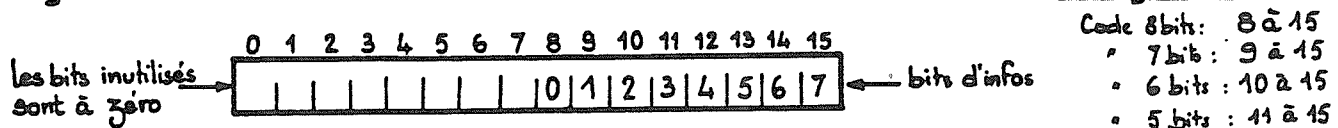
- tableau de Configuration

		GESTION CANAL						GESTION PROGRAMMEE				
		HDC		MDC		LDC		PP				
		Adresse		N° PROC S/N		N° PROC S/N		Niveau		S/N		
		ITN.HDC		ITN.MDC		ITN.LDC		Priorité		S/N		
		Niveau		S/N		S/N		Groupe S/N		S/N		
		0 à 3		0 à 3		0 à 3		Exception		ITEX		
		0 à 3		0 à 3		0 à 15		0 à 15		0 à 15		
Débondé		1060				0	0	0: Recept 1: Emis	05	0	0: Recept 1: Emis	0: Recept 1: Emis
Plage possible		1000 à 17FB				0 à 3	0 à 3	0 à 15	1-15	0-2	0 à 15	0 à 15
câblage						W 19		Rec: W 18 Em: W 17	W 16		Rec: W 18 Em: W 17	Rec: W 18 Em: W 17
par						TSW 303	TSW 303		TSW 303	TSW 402		
Regis		TSW 203										

- Programmation



Registres Entrée et Sortie informations (2 Registres)



a) Registre Entrée info: le Contenu de ce registre est, après l'exécution d'une SIO Entrée info Cadre sur les

Bull



SPS 5

Asynchrone ASM format long - carte 507

N° Document .

71 F7 31MS

Date

547

Page

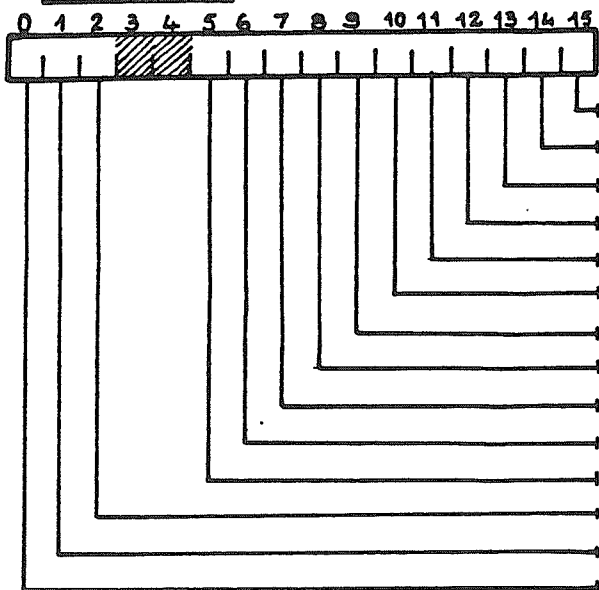
G.13.3

Poids faibles de l'Accumulateur.

b) Registre Sortie informations :

- le Code à émettre est cadré en poids faibles de l'accumulateur.
- le cadrage est fonction de la longueur du Code échangé.
- la longueur est définie au niveau du coupleur par une Siø commande.
- les bits inutilisés peuvent être quelconques. le bit de parité s'il est nécessaire est engendré par le coupleur

- MOT D'ETAT



Nota: la Siø état ne RAZ pas les bits de Déf Réception (ex: ER Format. BREAK). C'est la Réception du Caractère suivant (VAL/UART) qui fait retomber ces défauts. (si ce caractère est bon)

Registres de Commande

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15						
			1								1			0							
									0					0			1				
									1					0			0				
			1								0					0					
			0	0								1	0	1	0	0	0				
			0	0								0	0					1	0	0	0
									0					0			0				

mot de Cde 1

- Break (Coupure de ligne)
- Echo (reboucle Emission/Réception Si terminal Commandé en DUPLEX)
- Test (reboucle Em/Réc. Modem et Terminal met sans pas Echo et bit ER. PAR)
- Validation des interruptions
- Validation des appels émission
- Time.out
- Fin de Bloc émission
- Fin de Bloc réception
- Validation des Appels Récept

Attention: les modes ECHO et TEST

Sont incompatibles et ne doivent pas figurer dans le même mot de Cde. En mode TEST les Horloges Em et Réce. doivent avoir la m même vitesse.

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15				
			0								0			0					
									0					0			0		
									0					0			0		
									0					0			0		
									0					0			0		
									0					0			0		
									0					0			1		

RAZ des Cdes 1

- Fin de Génération de Coupure de ligne
- Fin de mode Echo.
- Fin de mode test.
- Dévalidation des interruptions.
- Dévalidation des appels émission.

Nota: Hachures: bits à valeur indifférente
 Cases Viesges: Positions à Confirmer en fonction des Commandes précédentes.

 SPS 5	Asynchrone ASM format long - carte 507		
	N° Document	Date	Page
	71 F7 31MS	547	G.13.4

- mot de Cde 2

- Dans ce mot de Commande tous les bits sont à Confirmer en fonction des Cdes précédentes

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	0													
1	0	0													
0	1	0													
1	1	0													
0	0	1													
1	0	1													
0	1	1													
1	1	1													
			0	0	0										
			1	0	0										
			0	1	0										
			1	1	0										
			0	0	1										
			1	0	1										
			0	1	1										
			1	1	1										
						0	0								
						1	0								
						0	1								
						1	1								
								0							
								1							
									0	0					
									0	1					
									1	0					
											1				
												1			
													1		
														1	
															1

Horloge Réception 0
 " 1
 " 2
 " 3
 " 4
 " 5
 " 6
 " 7
 Horloge Emission 0
 " 1
 " 2
 " 3
 " 4
 " 5
 " 6
 " 7

5 bits/ caractère

6 "
 7 "
 8 "

1 bit STOP
 2 bits STOP

imparité
 Parité

Pas de Parité

DPE (demande pour émettre).

CPL (Connecter le poste à la ligne).

SFE (Sélection de Fréquence Emission).

XXX

YYY

- Points de Synchro

Adresse Coupleur: 204/9 ($\overline{\text{ADR CPL}}$)

si ϕ entrée info: 104/15 ($\overline{\text{ENT INF}}$)

si ϕ sortie info: 104/14 ($\overline{\text{SOR INF}}$)

si ϕ entrée Etat: 104/13 ($\overline{\text{ENT ETA}}$)

si ϕ sortie Cde 1: 104/12 ($\overline{\text{CDE 1}}$)

si ϕ sortie Cde 2: 104/7 ($\overline{\text{CDE 2}}$)



SPS 5

Asynchrone ASM format long - carte 507

N° Document

Date

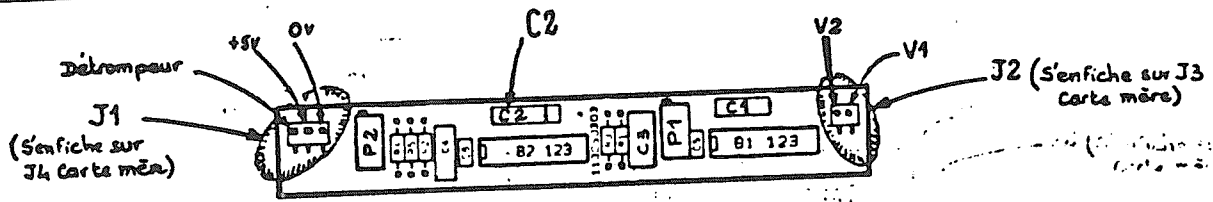
Page

71 F7 31MS

547

G.13.5

Carte Horloge (1.150.503) SUR OPTION

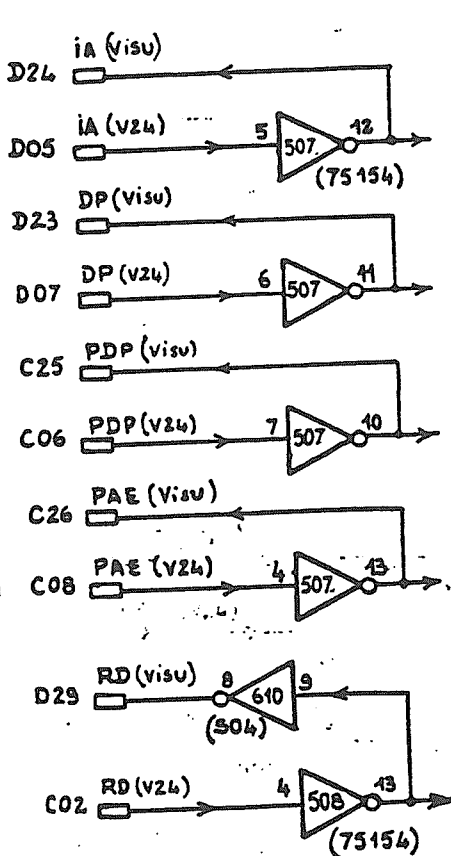


1.150.503	C2	V2 min	V2 max	V1 min	V1 max
VU01	1nF	4360 Bd	13150 Bd	6420 Bd	19300 Bd
VU02	4,7nF	1015 Bd	4615 Bd		
VU03	22nF	220 Bd	1140 Bd		
VU04	100 nF	50 Bd	260 Bd		

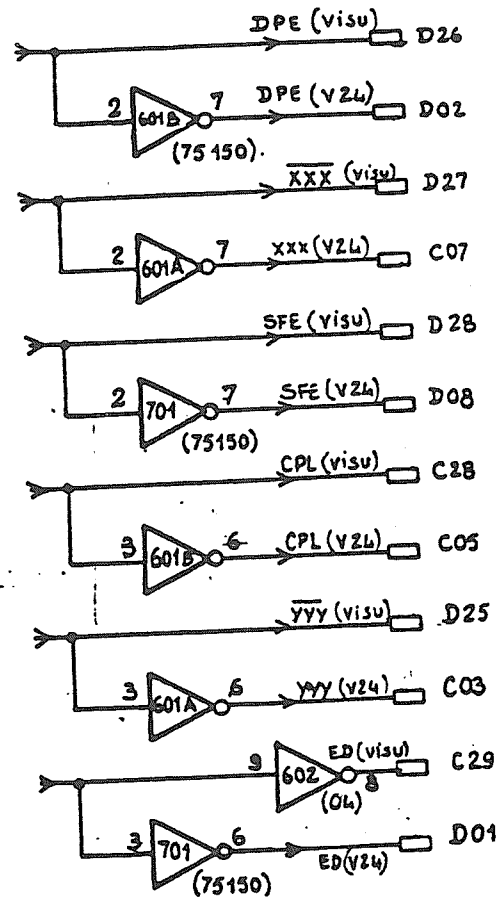
V1 Réglage par P1
 V2 Réglage par P2
Rappel: pour les besoins de l'UART les vitesses V1 et V2 sont en réalité multipliées par 16 par rapport à la vitesse indiquée en Bd.

Nota: V1 ou V2 sont alors disponibles sur le support Bouchonier B02 et peuvent être reliés aux bornes F0 à F7

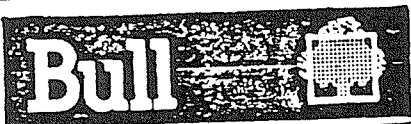
Interface



les signaux mentionnés "Visu" ont été prévus pour être visualisés au scope ou autre moyen.



Asynchrone ASM format long - carte 507



SPS 5

N° Document

71 F7 31MS

Date

547

Page

G.13.6