

Fonctions:

le TAC (transmetteur d'alarmes et de commandes) a pour but d'étendre les fonctions P.U.C., d'assurer la surveillance et le pilotage des différentes alimentations et de synchroniser les bacs entre eux aussi bien UC que MÉMOIRES.

I Constitution:

- module TAC en rack de base:

- 1 carte TAC 1.150.160 01 220V
- 1 carte TAC 1.150.160 21 48V
- 1 câble plat 16 broches 1.153.001.30
- 1 câble avec cannon 25 broches 1.153.056.15
- 1 câble pour alimentation 1.153.017.20

- module T.A.C. en rack mémoire:

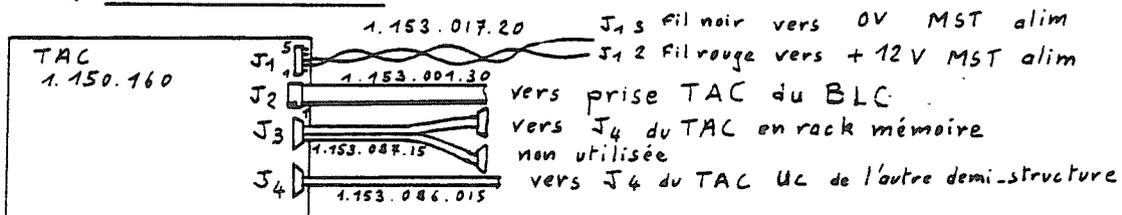
- 1 carte TAC 1.150.160 01 220V
- 1 carte TAC 1.150.160 21 48V
- 1 câble plat 16 broches 1.153.001.30
- 1 câble avec cannon 25 broches 1.153.057.15

notice exploitation: DSB 01/02/03/04 1.153.453.00.46.02

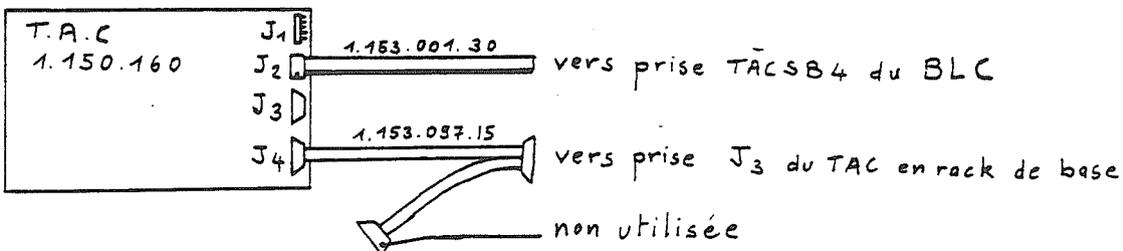
programme de test: I.S.D. ruban. 1.153.453.00.02.04.62.06

II RACCORDEMENT:

1°) en rack de base:

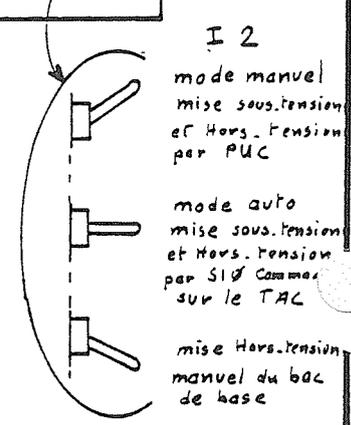
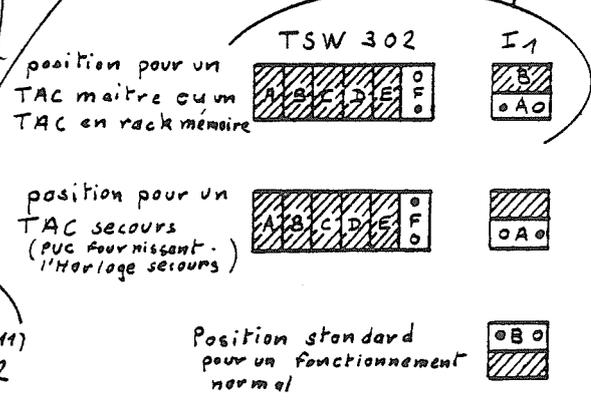
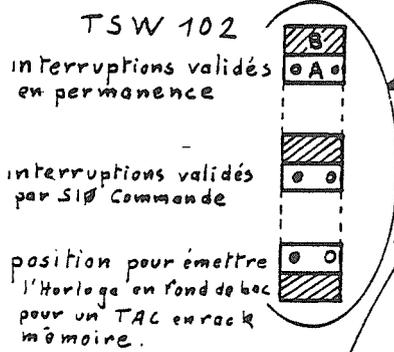
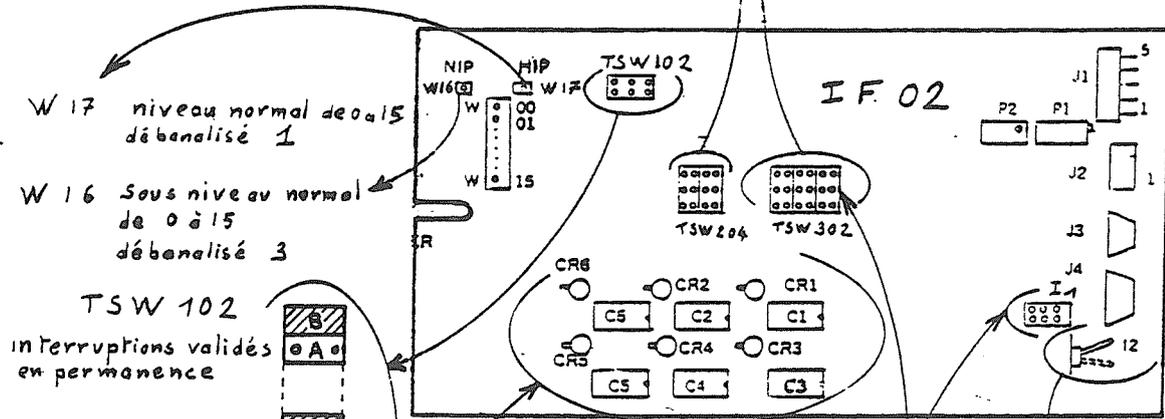
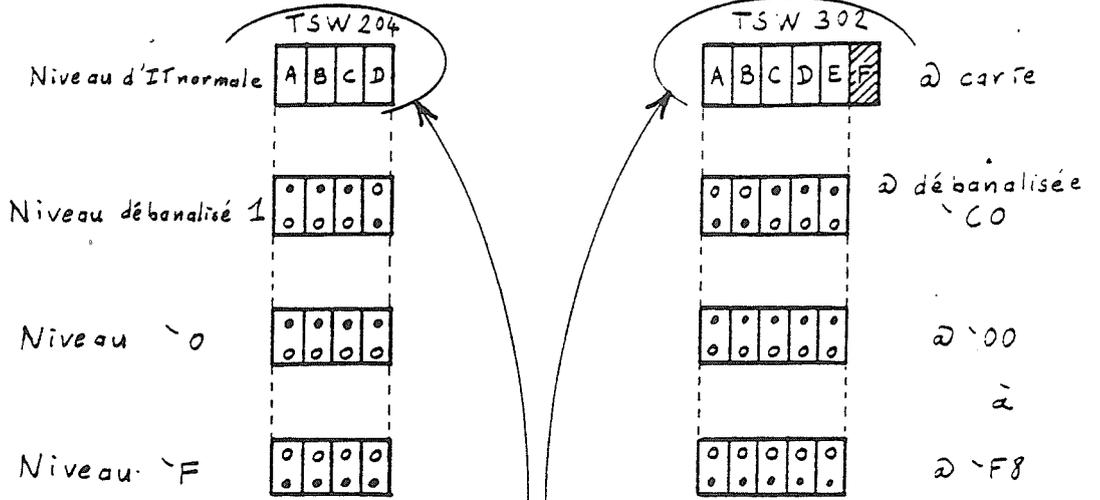


2°) en rack mémoire:



III Mise en Oeuvre:

- 1°) Câbler l'adresse du coupleur: T.S.W. 302 (A, B, C, D, E)
- 2°) Câbler le niveau d'IT strap HIP de (0 à 15) + TSW 204 (A, B, C, D)
- 3°) Câbler le sous-niveau strap NIP de (0 à 15)
- 4°) Validation des interruptions T.S.W. 102 (A)
- 5°) Emission de l'Horloge fond de bac T.S.W. 102 (B)
- 6°) Mode pas à pas Horloge T.S.W. I1 (B)
- 7°) Horloge principale. Horloge secours TSW 302 (F) T.S.W. I1 (A)
- 8°) Mise Hors-tension / Sous-tension bac. Mode. Auto Switch I2
- 9°) Réglage surveillance tension P₁ - P₂
- 10°) Réglage des Horloges interbac CR₁, CR₂, CR₃, CR₄
- 11°) Réglage du test point CR₅, CR₆



Test point réglage:

CR5 : réglage grossier (CR 111)
 C5 : boîtier LS04 en 112

CR6 : réglage fin (CR 109)
 C6 : boîtier S04 en 110

Réglage interbac Horloge principale:

CR3 : réglage grossier (CR 308)
 C3 : boîtier LS04 en 309

CR4 : réglage fin (CR 210)
 C4 : boîtier S04 en 211

Réglage interbac Horloge secours:

CR1 : réglage grossier (CR 306)
 C1 : boîtier LS04 en 307

CR2 : réglage fin (CR 208)
 C2 : boîtier S04 en 209

ATTENTION: sur les cartes TAC IF02 les boîtiers sont montés à l'envers.

 SPS 5	TAC		
	N° Document	71 F7 31MS	Date
			Date
		547	M. 4.2

IV PROCÉDURE D'INTÉGRATION BLC - TAC:

A) CONFIGURATION DES CARTES:

- 1°) configurer TSW 103 du BLC pour CLK maître ou secours suivant demi-structure choisie + TSW 100 à 102 pour utilisation en POLYBUS
- 2°) configurer les cartes TAC:
 - en maître pour un TAC couplé avec un BLC maître ou un TAC implanté en rack mémoire.
 - en secours pour un TAC couplé avec un BLC secours.
- 3°) retirer le cavalier de MST sur les PUC:
 - CA₁ pour carte 1 150. 150 01 01
 - CA₂₀₁ pour les autres VU et IF

B) CONNEXIONS:

1°) Structures B₁B₂ et bacs de traitements SB₃ et SB₄.

- a) relier par câble 1.153.135/05 l'alimentation du BLC (+5V, 0V) à un bloc alimentation du bac de traitement.
- b) relier connecteur J₄ du PUC par câble 1.153.095.10 à connecteur PUC₂ du BLC
- c) relier connecteur J₂ du PUC par câble 1.153.000.10 à connecteur J₄ d'un bloc alimentation du bac de traitement.
- d) relier connecteur J₁ du PUC par câble 1.153.001.15 à connecteur PUC₁ du BLC
- e) relier connecteur TAC du BLC par câble 1.153.001.30 à connecteur J₂ du TAC en bac de traitement.
- f) relier J₁ 2 d'un TAC en bac de traitement par fils 1153.017.20 au +12V MST d'un bloc Alimentation.
relier J₁ 3 d'un TAC en bac de traitement par fils 1.153.017.20 au 0V MST d'un bloc Alimentation.
- g) relier connecteur J₄ du TAC par câble 1.153.096.15 à connecteur J₄ du TAC du bac de traitement de l'autre demi-structure.
- A) relier connecteur BLC ØUT du BLC par câble 1.153.001.15 à connecteur BLC IN du BLC de l'autre demi-structure.
relier connecteur BLC IN du BLC par câble 1.153.001.15 à connecteur BLC ØUT du BLC de l'autre demi-structure.
- i) relier connecteurs Po à P3 du BLC par câbles 1.153.001.20 aux connecteurs des processeurs de traitement 0a3 du bac de traitement.

2°) TAC en bacs mémoires:

- a) relier connecteur TACS_{B4} du BLC par câble 1.153.001.30 à connecteur J₂ du TAC en bac mémoire.
- b) relier connecteur J₃ du TAC en bac de traitement à J₄ du TAC en bac mémoire par câble 1.153.097.15 réperé 2.

NOTA: la MST du bac mémoire se fait par carte batterie 1.150.114.10 et câble 1.153.064.10



TAC

N° Document

71 F7 31MS

Date

547

Page

M. 4.3

C) REGLAGES :

1°) Réglage des surveillances de tension :

a) mettre le switch I_2 en mode manuel

b) Surveillance du 5V entre 4,8V et 5,2V

tourner P_2 de chaque TAC pour obtenir une tension de 4,8V sur la patte 8 du boîtier MC 3302 P en 701.

Vérifier alors que la patte 11 du même boîtier est à 5,2V.

c) Surveillance du signal POWER.ON

tourner le potentiomètre P_1 de chaque T.A.C. pour obtenir 4V sur la patte 5 du boîtier MC 3302 P en 702.

2°) Réglage des horloges interbac :

a) Réglage des horloges PUC à la même fréquence 7142 KHZ (140 ns) :

- prendre l'horloge sur le fond de panier de la demi-structure secours.

si celle-ci n'est pas bonne effectuer le réglage par P_1 pour VU 01 IF 01 P 301 pour VU 01 IF 03 du PUC UC0

- mettre hors tension la demi-structure maître la fréquence alors mesurée est celle du PUC secours.

si celle-ci n'est pas bonne effectuer le réglage du PUC secours (UC1).

b) Réglage de la synchronisation des horloges des 2 bacs de traitement avec l'horloge du PUC secours :

CR 210.

- sur les 2 TAC, mettre les commutateurs CR 308 pour obtenir la disparition de l'horloge en 207.3 (suppression de l'horloge maître).

- Prendre les horloges au milieu de chaque fond de bac de traitement

- agir sur les deux commutateurs CR 306 et CR 208 de chacune des 2 cartes TAC pour régler les horloges à ± 2 ns.

c) Réglage de la synchronisation des horloges des 2 bacs de traitement avec l'horloge du PUC maître :

CR 210

- rétablir l'horloge principale en agissant sur les commutateurs CR 308 et contrôler l'apparition de l'horloge en 207.3 ceci sur les 2 TAC

- Prendre les horloges comme ci-dessus

- agir sur les deux commutateurs CR 308 et CR 210 de chacune des 2 cartes TAC pour régler les horloges à ± 2 ns.

D) Réglage du test point des cartes TAC :

- agir sur les commutateurs CR 111 réglage grossier

CR 109 réglage fin

- régler le test point à 35 ns ± 5 ns.

Bull



SPS 5

TAC

N° Document

71 F7 31MS

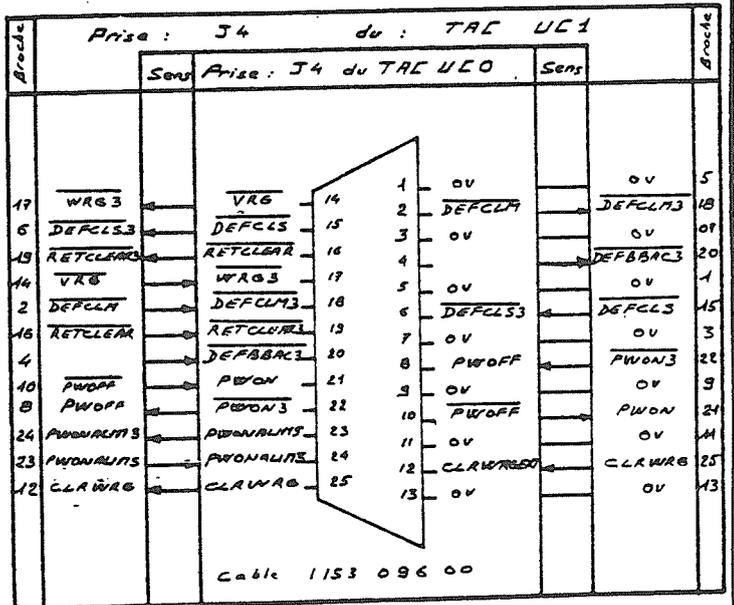
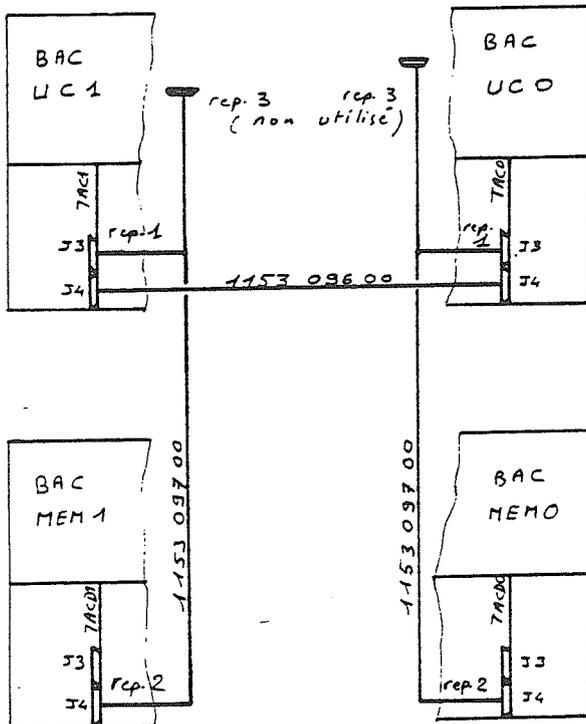
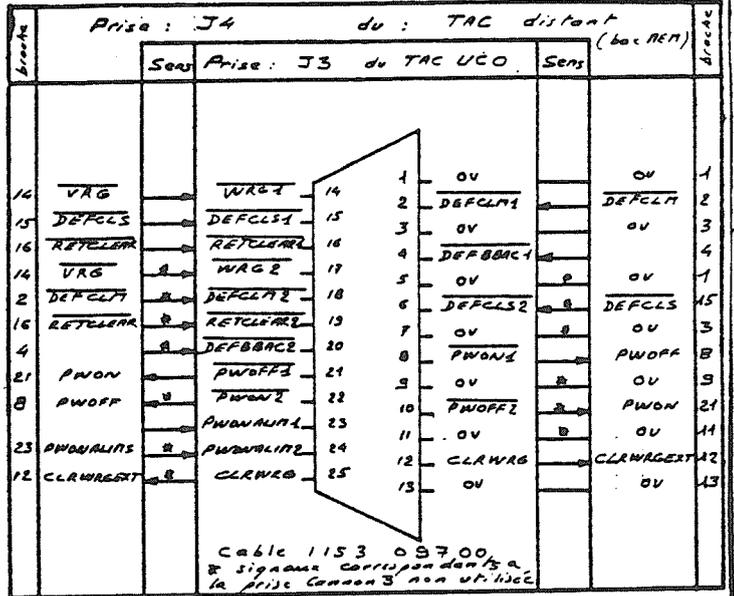
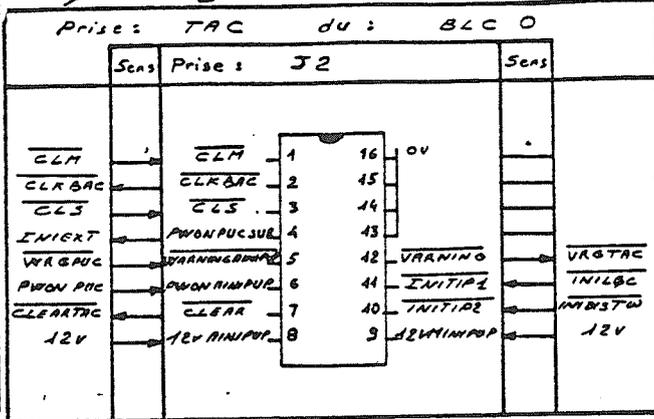
Date

547

Page

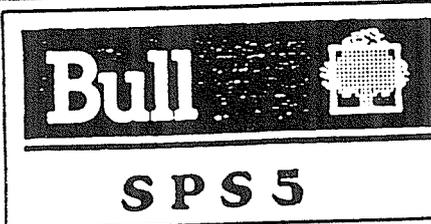
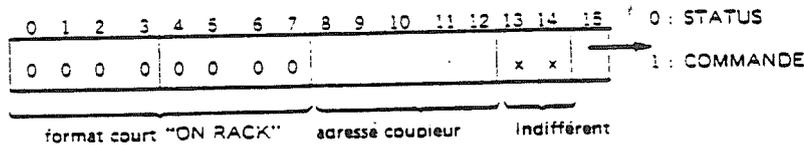
M. 4.4

V Signaux des Prises du : TAC



VI PROGRAMMATION:

Operandes SIO



TAC		
N° Document	Date	Page
71 F7 31MS	547	M. 4.5

Status TAC:

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
WP	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

(bac mémoire ou de traitement secondaire) surveillance bac 2 surveillance bac 3 (bac de traitement principal distand)
de la même demi-structure

Les bits 1 à 5, 10 et 15 sont inutilisés et forcés à 0.

- WP** est le signal **WARNING** délivré par le PUC de la même demi-structure
- WI** est le signal **WARNING** délivré par la carte TAC du bac :
- OHPI** est le signal de défaut d'horloge principale dans bac :
OHPI = 1 → Horloge principale présente dans bac :
OHPI = 0 → Horloge principale absente dans bac :
- OHSI** est le signal de défaut d'horloge secours dans bac : (même convention que OHPI)
- CLRI** est l'état du signal **CLEAR** sur le fond de panier du bac :

- Dans une structure 32

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
WP	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

Surveillance de l'autre bac

- Dans une structure SB3

- Status du bac de traitement de gauche

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
WP	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

surveillance du bac de traitement de droite

- Status du TAC du bac de traitement de droite :

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
WP	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

surveillance du bac de traitement de gauche

surveillance du bac mémoire de la même demi-structure

- le contenu du registre d'état n'est pas remis à zero après lecture : il reste inchangé.
- le registre d'état TAC n'a de signification pour les bits 1 à 15 que sur les cartes TAC implantées dans le bac de traitement principal de chaque demi-structure. En effet, l'ensemble de ces deux cartes suffit à surveiller la totalité de la structure.
- Exceptés les bits 1 à 5, 10 et 15, tout bit à 0 indique soit l'absence du bac surveillé, soit un défaut.

Bull



SPS 5

TAC

N° Document

Date

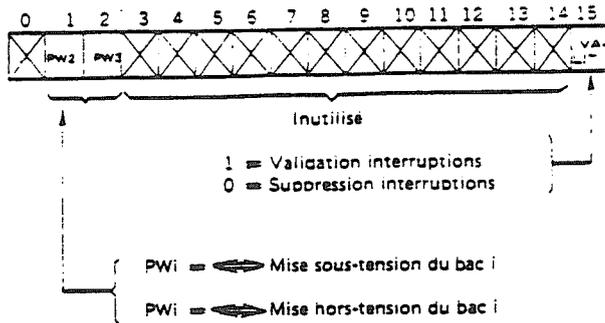
Page

71 F7 31MS

547

M. 4.6

Registre de commande du TAC



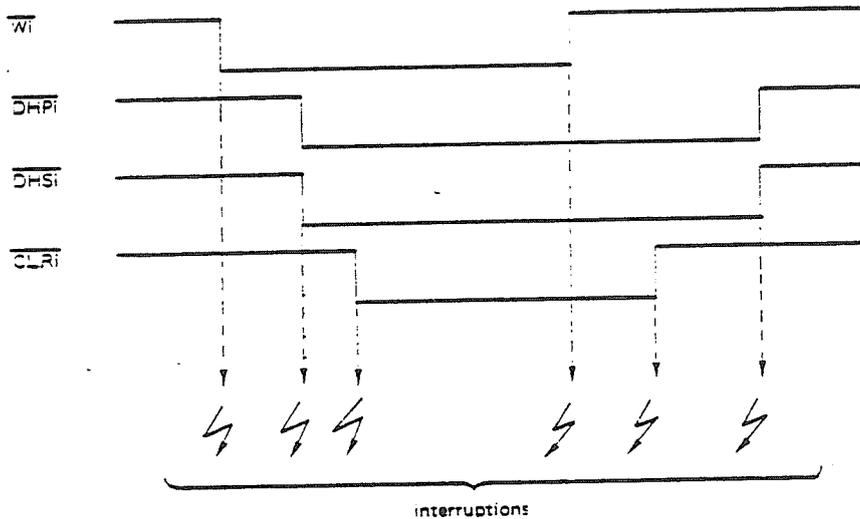
La correspondance entre l'indice i et les bacs de traitement et de mémoire de la structure est la même que pour les status

Remarques importantes :

- Toute commande de mise sous tension ou hors tension du bac i ne sera effective que si l'interrupteur I 2 (voir chapitre 5 : mise en oeuvre) est en position Auto (position milieu)
- Le registre de commande du TAC est à manipuler avec beaucoup de précautions :
 - d'abord par les actions importantes de mise hors tension de bacs complets que sa modification peut entraîner.
 - d'autre part, par le fait qu'il n'existe pas de masque sélectif de bits à modifier (ce qui signifie que si l'on veut modifier un des trois bits significatifs du registre de commande, il faut reconfirmer la valeur des 2 autres bits)

Génération des interruptions T.A.C.

CLEAR dans le bac surveillé (INI opérateur ou Mise hors tension/sous tension)



Remarque :
 Suivant le PUC sur lequel l'opérateur fait INI (PUC délivrant l'horloge principale ou l'horloge de secours) et suivant la valeur relative des constantes de temps du PUC et de la carte TAC surveillée, DHPi et DHSi apparaîtront simultanément ou à des instants différents.

Il y a donc génération de 6 ou 3 interruptions par le TAC qui surveille un bac où apparaît un clear.

Bull



SPS 5

TAC

N° Document

71 F7 31MS

Date

547

Page

M. 4.7

TEST:

BUT:

- tester les cartes TAC et les bandeaux BLC
- tester les inter connexions des différentes cartes des racks (TAC, PUC, CPU, TIP, CSV, PVC alimentations)

MOYENS NÉCESSAIRES:

- une configuration DSB 01, 02, 03, 04 avec 8K de mémoires au rack principal
- un périphérique d'entrée des tests dans un rack extension commun aux deux demi-structures (lecteur de ruban, floppy, Disque, bande magnétique)
- un chargeur absolu standard.
- un noyau standard.
- un programme de test ISB référence: 1.158 453.01/02.01.62.01
- une notice d'exploitation DSB référence: 1.153 453.00/ . . . 46.02

CONVERSATIONNEL de TEST:

- le chargement du test doit être effectué sur les deux demi-structures, il y a donc lieu de prévoir un arrêt total du système client.
- la présence d'un opérateur est nécessaire pendant toute la durée du test car des manipulations au PUC et au PVC sont demandées pendant le test.
- le conversationnel est à définir sur les deux demi-structures, ensuite lancer le test sur une demi-structure (bac testé).
- exemple de conversationnel en débanalisé:

```
ADRESSE TAC? CO (à format court)
NIVEAU D'INTERRUPTION? 1 (peut être compris entre 1 et 15)
SOUS-NIVEAU INTERRUPTION NORMALE? 3 (peut être compris entre 0 et 15)
CSV PRESENT DANS LE BAC? Y
ADRESSE CSV? 1200
TIP PRESENT DANS LE BAC? Y
ADRESSE TIP? DB
NUMERO OU PROCESSEUR DISTANT EXECUTANT LE TEST (0:3)? 0
NIVEAU MAX D'EDITION DES MESSAGES D'ERREUR (0:2)? 2
METTRE TOUS LES BACS EN POSITION AUTO (switch I2 en position milieu)
C'EST FAIT? Y
DONNEZ VOS CLES
01
```

- ne pas oublier de remettre les TAC en mode manuel sous tension après passage du test.

CLES ACTION:

- CLE 100 : Test des reprises d'horloges (passages d'horloge principale à horloge secours et inversement) sur INI, ou mise Hors tension de toute une demi-structure. Pas de paramètre. Interventions manuelles.
- CLE 200 : Test du registre d'état du TAC sur mise Hors Tension/Sous Tension des bacs esclaves (Programmé simple). Pas de paramètre. Interventions manuelles.
- CLE 201 : Test des valeurs successives du registre état TAC, et de l'émission des interruptions TAC, sur INI de la 1/2 structure distante. Pas de paramètre. Interventions manuelles.
- CLE 300 : Test de l'émission des commandes programmées de mise Sous Tension/Hors Tensions des bacs esclaves. Pas de paramètre.
- CLE 400 : Test des valeurs successives du registre état TAC, et de l'émission des interruptions TAC, sur commandes programmées de mise Hors Tension/Sous Tension des bacs esclaves. Pas de paramètre.

Bull



SPS 5

TAC

N° Document

Date

Page

71 F7 31MS

547

M. 4.8

TABLEAU DES MESSAGES D'ERREURS:

Tous les messages d'erreur sont de la forme :

ISB : ERR (XXX/YY)

où XXX = Mnémonique de la clé

YY = Numéro d'erreur

Il est alors impératif de consulter le tableau suivant :

Numéro d'erreur	Signification	Type
0	Le bit 14 du status TAC indique que le bac esclave 1 est sous tension	1
1	Le bit 14 du status TAC indique que le bac esclave 1 est hors tension	1
2	Le bit 4 du status TAC indique que le bac esclave 2 est sous tension	1
3	Le bit 4 du status TAC indique que le bac esclave 2 est hors tension	1
4	Le bit 9 du status TAC indique que le bac esclave 3 est sous tension	1
5	Le bit 9 du status TAC indique que le bac esclave 3 est hors tension	1
6	La transition de 1 à 0 du bit 14 du status TAC ne s'est pas effectuée, sur mise hors tension du bac esclave 1	1
7	La transition de 1 à 0 du bit 4 du status TAC ne s'est pas effectuée, sur mise hors tension du bac esclave 2	1
8	La transition de 1 à 0 du bit 9 du status TAC ne s'est pas effectuée, sur mise hors tension du bac esclave 3	1
20	Erreur dans tâche matériel : IT reçue et après ACK, les indicateurs V et C sont tous les 2 nuls	1
21	Réception d'une interruption TAC non désirée	1
22	Réception de plus de 20 interruptions en provenance des TAC esclaves (*)	1
23	Pas d'interruption TAC	1
24	Commande Programmée de mise sous tension hors tension inefficace	1
25	Anomalie registre état TAC (**)	1

CLE 500 : Test en position esclave de :

- l'exécution des commandes programmées de mise Hors tension/Sous tension du bac local (issues du TAC en position 1)
- la transmission des défauts électriques vers le TAC en position 1
- la valeur des intervalles de temps séparant les fronts des signaux 'Warning', 'Valclock' et 'Clear'.

Cette clé demande l'exécution dans le bac distant de la clé 599. En retour, la clé 599 fournit les intervalles de temps séparant l'arrivée des interruptions TAC successives.

TOUTES LES CLES PRECEDENTES : 100, 200, 201, 300, 400, 500, 599 NE PEUVENT ETRE EXECUTEES QUE SI TOUS LES TAC DE LA STRUCTURE SONT EN POSITION AUTOMATIQUE (POSITION MILIEU DE L'INTERRUPTEUR 3 POSITIONS PLACE EN FACE AVANT DES CARTES TAC).

(Voir § 4.3).

CLE 600 : Test du transfert à travers le BLC des commandes, émises par le CSV, de mise à l'arrêt des processeurs du bac. Pas de paramètre. Interventions manuelles.

CLE 700 : Test du transfert à travers les BLC des commandes, émises par le TIP local, de mise en marche ou à l'arrêt des processeurs de la structure. Pas de paramètre. Interventions manuelles.

CLE 800 : Test du transfert à travers le BLC du numéro de 'bootstrap' fourni par le PUC. Pas de paramètre. Interventions manuelles.

CLE 599 : Clé activée dans le bac distant lors de l'exécution dans le bac de test de la clé 500. (voir clé 500).

4.4.3 - Recette REC.

La recette REC permet d'exécuter l'ensemble des clés précédentes dans l'ordre : 100 - 200 - 201 - 300 - 400 - 500 - 600 - 700 - 800.

LA RECETTE REC NE PEUT ETRE EXECUTEE QUE SI TOUS LES TAC DE LA STRUCTURE SONT EN POSITION AUTOMATIQUE (Position milieu de l'interrupteur 3 positions placé en face avant des cartes TAC).

SPS 5

Bull



TAC

N° Document

71 FT 31MS

Date

547

Page

M. 4.9



Numéro d'erreur	Signification	Type
30	Erreur valeur initiale status TAC (**)	1
32	Réception de plus de 7 interruptions sur INI d'un bac esclave (*)	1
33	Séquence des valeurs lues du status TAC différente de la séquence des valeurs attendues sur INI d'un bac esclave (*)	1
34	Bit 14 du status TAC = 1 après commande programmée de mise hors tension du bac esclave 1 (commande inefficace)	1
35	Bit 4 du status TAC = 1 après commande programmée de mise hors tension du bac esclave 2 (commande inefficace)	1
36	Bit 9 du status TAC = 1 après commande programmée de mise hors tension du bac esclave 3 (commande inefficace)	1
37	Bit 14 du status TAC = 0 après commande programmée de mise sous tension du bac esclave 1 (commande inefficace)	1
38	Bit 4 du status TAC = 0 après commande programmée de mise sous tension du bac esclave 2 (commande inefficace)	1
39	Bit 9 du status TAC = 0 après commande programmée de mise sous tension du bac esclave 3 (commande inefficace)	1
40	Le BLC n'a pas transmis la commande d'arrêt processeur émise par le CSV	1
41	Le BLC n'a pas transmis la commande d'arrêt processeur émise par le TIP	1
50 à 5F	Le processeur exécutant le test est passé à l'arrêt, alors que le TIP avait émis une commande d'arrêt du processeur dont le numéro est indiqué par le chiffre de poids faible de l'erreur	1
60	Les BLC n'ont pas transmis la commande d'arrêt du processeur distant, émise par le TIP	1

Numéro d'erreur	Signification	Type
61	Les BLC n'ont pas transmis la commande RUN du processeur distant, émise par le TIP	1
70	Erreur transmission à travers le BLC du n° de "Bootstrap" émis par le PUC	1

(*) messages d'erreur éditer sous la forme:
SEQUENCE D'ETAT LUS :
SEQUENCE D'ETAT ATTENDUS :

(* *) messages d'erreur éditer sous la forme:
REGISTRE ETAT LU :
REGISTRE ETAT ATTENDU :

EXECUTION DU TEST SANS TTY DE SERVICE

Après chargement du test, et avant exécution, charger à partir du pupitre operateur (POP) les mémoires comprises entre '542 et '54A de la façon suivante :

Adresse mémoire	Contenu	Bornes éventuelles
'542	Adresse TAC	[0, 'FF]
'543	NIVEAU IT TAC	[1, 15]
'544	SOUS-NIVEAU IT NORMALE TAC	[0, 15]
'545	INDICATEUR PRESENCE CSV = 0 si CSV présent ≠ 0 sinon	
'546	Adresse CSV (si présent)	
'547	INDICATEUR PRESENCE TIP = 0 si TIP présent ≠ 0 sinon	
'548	Adresse TIP (si présent)	[0, FF]
'549	N° Processeur exécutant le test dans l'autre rack	[0, 3]
'54A	Niveau max d'addition des messages	[0, 2]

SPSS

Bull



71 F7 31MS

547

M. 4. 11

N° Document

Date

Page

TAC

DEROULEMENT DU TEST DANS LE BAC TESTE :

DONNEZ VOS CLES

01 REC

02

MODE DEBUG ? N

HALT ON ERROR ? N

MODE SCOPE ? N

LE PUC DISTANT EST-IL SOUS TENSION ? Y

FAIRE ARRET INI RUN DANS BAC DISTANT

C'EST FAIT? Y

METTRE LE PUC DISTANT HORS TENSION

C'EST FAIT? Y

METTRE PUC DISTANT SOUS TENSION

C'EST FAIT? Y

METTRE HORS TENSION PUIS SOUS TENSION LE PUC LOCAL @

FIN 100 OK

TOUS LES BACS SURVEILLES SONT ILS SOUS TENSION? Y

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 1? Y

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 2? N

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 3? N

METTRE HORS TENSION LE BAC DU TAC EN POSITION 1

C'EST FAIT? Y

FIN 200 OK

METTRE UN ET UN SEUL BAC ESCLAVE SOUS TENSION

C'EST FAIT? Y

FAIRE ARRET INI RUN DANS BAC DISTANT

C'EST FAIT? Y

SEQUENCE D'ETATS LUS :

1000 0000 0001 1110

1000 0000 0000 1110

1000 0000 0000 0010

1000 0000 0000 0000

1000 0000 0001 0000

1000 0000 0001 0010

1000 0000 0001 1110

FIN 201 OK

TOUS LES BACS SURVEILLES SONT ILS SOUS TENSION? Y

FIN 300 OK

TOUS LES BACS SURVEILLES SONT ILS SOUS TENSION? Y

MISE HORS-TENSION SOUS-TENSION BACS ESCLAVE 1

SEQUENCE D'ETATS LUS :

1000 0000 0001 1110

1000 0000 0000 1110

1000 0000 0000 0010

1000 0000 0000 0000

1000 0000 0001 0000

1000 0000 0001 0010

1000 0000 0001 1110

FIN 400 OK

ACTIVER DANS L'AUTRE BAC LA CLE : 599

FIN 500 OK

VERROUILLER LE PUC LOCAL

C'EST FAIT? Y

SI PROCESSEUR PASSE EN STOP, DEVERROUILLER LE PUC LOCAL

FAIRE ARRET INI RUN ET REVERROUILLER LE PUC

FIN 600 OK

VERROUILLER LE PUC LOCAL

C'EST FAIT? Y

VERROUILLER LE PUC DISTANT

C'EST FAIT? Y

SI PROCESSEUR PASSE EN STOP, DEVERROUILLER LE PUC LOCAL

FAIRE ARRET INI RUN ET REVERROUILLER LE PUC

SI PROCESSEUR PASSE EN STOP, DEVERROUILLER LE PUC LOCAL

FAIRE ARRET INI RUN ET REVERROUILLER LE PUC

LE PROCESSEUR DISTANT EST-IL PASSE EN STOP? Y

LE PROCESSEUR DISTANT EST-IL PASSE EN RUN? Y

FIN 700 OK

TOUS LES BACS SURVEILLES SONT ILS SOUS TENSION? Y

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 1? Y (bac de traitement distant)

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 2? N } bac MEMOIRE ou de traitement secondaire de la même demi structure.

LE TAC TESTE EST IL RELIE A UN TAC EN POSITION 3? N } (bac de traitement distant)

METTRE HORS TENSION LE BAC DU TAC EN POSITION 1

C'EST FAIT? Y

FIN 200 OK

Messages émis dans le bac distant pendant le test :

DONNEZ VOS CLES

01 @

** DEFAULT SECTEUR

DONNEZ VOS CLES

01

** DEFAULT SECTEUR

DONNEZ VOS CLES

01

DONNEZ VOS CLES

01

** DEFAULT SECTEUR

DONNEZ VOS CLES

01

** DEFAULT SECTEUR

DONNEZ VOS CLES

01 599

02

METTRE UN ET UN SEUL BAC ESCLAVE SOUS TENSION

C'EST FAIT? Y

SEQUENCE D'ETATS LUS: de MHT et MST du bac testé.

1000 0000 0001 1110 Warning distant

1000 0000 0000 1110 disparition Horloge principale

1000 0000 0000 0010 Horloge secours

1000 0000 0000 0000 clear dans bac distant

1000 0000 0001 0000

1000 0000 0001 0010 } séquence de remise sous tension

1000 0000 0001 1110 } du bac distant

INTERVALLES DE TEMPS :

0CD0 MICRO-SECONDES

0D50 MICRO-SECONDES

E4C0 MICRO-SECONDES

4F60 MICRO-SECONDES

1060 MICRO-SECONDES

DONNEZ VOS CLES

01

NOTA : l'intervalle de temps entre le 1^{er} mot ETAT et le 2^{ème} n'est pas édité.

- il peut y avoir édition d'un mot d'ETAT supplémentaire pour apparition clk maître puis clk secours