

Programme de Test

Test VSS 65

Capacité mémoire minimum 16K.

Mnémonique Cartouche B05G : VSS
bande perforée N° 1158 255

Description du Conversationnel

Test interruptibilité HTR ? Y - N
Niveau HTR ? 0 à 15
Indice Message Erreur (1-4) 1 à 4
Donnez Vos Clés

Tableau des Clés

| CLÉS | | Recette | | DURÉE | ASSISTANCE | Résumé |
|------------|--------------------|---------|-----|---------------------------------|------------|--|
| Mémo-riqué | TEST | HEC | RNS | | | |
| HA1 | opérateur hardware | * | * | 10s | (2) | Test de la gestion de la table de recherche par les MIQ 1, 5 et 6. |
| HA2 | | * | * | 5s | | Test de la fonction "division" de la MIQ 0. |
| HA3 | | * | * | " | | Test des fonctions "division", "découpage" et "recherche" de la MIQ 0. |
| HA4 | | * | * | " | | Test des fonctions "recherches" et "comparaison du n° de pli" de la MIQ 2 associée à la MIQ 0. |
| HA5 | | * | * | " | | Test de l'interruptibilité de la fonction "recherche" de la MIQ 0. |
| HA6 | | * | * | " | | Test des fonctions "découpage" et recherche de la MIQ 4. |
| HA7 | | * | * | " | | Test des fonctions "découpage", "recherche" et "comparaison du n° de pli" de la MIQ « associée à la MIQ 4. |
| HA8 | | * | * | " | | Test de l'interruptibilité de la fonction "recherche" de la MIQ 4. |
| HA9 | | * | * | " | | Test de la gestion du status de l'opérateur hardware. |
| TR | micro soft | * | * | 5s | (2) | Test de la gestion de la table de recherche par l'intermédiaire des instructions VRLT et VWLT. |
| OPV | | * | * | 10s | | Test de la gestion du bit OPV du status. |
| LD | | * | * | 1mn | | Test de l'instruction VLD (1) |
| LDX | | * | * | 30s | | Test de l'instruction VLDX (1) |
| DL | | * | * | " | | Test de l'instruction VLDL (1) |
| DLX | | * | * | " | | Test de l'instruction VLDLX (1) |
| ST | | * | * | 2mn | | Test de l'instruction VST (1) |
| STX | | * | * | 15s | | Test de l'instruction VSTX (1) |
| DS | | * | * | " | | Test de l'instruction VDST (1) |
| DSX | | * | * | " | | Test de l'instruction VDSTX (1) |
| SP | | * | * | " | | Test de l'instruction VRSP (1) |
| SPX | * | * | " | Test de l'instruction VRSPX (1) | | |
| REC | 1 | | | 20mn | | Recette fonctionnement (1) |
| RNS | | | | 20mn | | Recette longue durée (RNS n) n = nb message maxi (1) |
| END | | | | | | Fin de test |

Remarque :

Pendant le déroulement des clés μ soft les voyants du haut du pupitre clignotent

- bit 0 à 3 = N° de bloc 64k

- bit 4 = 0 test Mode Maître
1 test Mode Esclave

- bit 5 à 7 = SIO → LP = 512 Kb/s
1 → LP = 1024 Kb/s
2 → LP = 2048 Kb/s

- bit 8 à 15 = N° trait. en cours

(1) la durée en fonction de la taille mémoire disponible, ici 80K.

(2) Pour cette clé le programme demande : FAIRE INI RUN

Bull



SPS 5

Test VSS 65

N° Document

Date

Page

71 F7 31MS

547

N. 8.1

Message d'Erreur

Type de message: ERREUR (XXX/N) CAS TARITE = YY LP = ZZZZ
XXX = N° de la clé en cours
N = N° de l'erreur
YY = N° du traitement en cours
ZZZZ = Taille des pages (en décimal) en NBRÉ Mots M&N.

Signification des erreurs:

- 00 bit 13 du status absent : OPTION VSS ABSENTE.
- 01 Table de recherche incorrecte.
- 02 le résultat de la division $Mi\phi 0$ détecté par les $Mi\phi 7$ et 3 est incorrect.
- 03 les paramètres des $Mi\phi 3-5-7$ sont erronés. le message indique aussi la dernière $Mi\phi$ émise et la valeur de ses paramètres.
- 04 Table TVSS incorrecte.
- 05 la table des LRU (TLRU) est erronée. le N° de cadre erroné est édité en décimal.
- 06 Status incorrect. le mask indique les bits du status contrôlés
- 07 La valeur des registres après l'instruction est incorrecte. Les erreurs relatives au SVC entraînent des erreurs au niveau des registres.
- 08 EN-TÊTE sous-PAGE incorrect N° de sous page dans le cadre en décimal et N° du cadre en décimal.
- 09 Info incorrecte. le Déplacement indiquant le rang du mot incorrect dans la sous page, le N° de la sous page et le N° du cadre sont en décimal.
- 11 Aucune SVC n'est apparue alors que le traitement effectué devait générer une SVC de niveau 2.
- 12 La SVC de niveau 2 attendue est apparue mais la SVC "mode Maître" a été détectée au point d'entrée des SVC "Mode Esclave" et inversement.
- 13 Une SVC est apparue alors que le traitement effectué ne devait pas en générer.
- 14 L'adresse de retour des SVC générées par VSS et contenu dans la pile K est erronée.
- 15 Le N° de SVC (contenu dans X) généré par VSS est erroné.
- 16 Cette erreur est éditée si le transfert effectué par la lecture sous page est incorrect.
- 17 Cette erreur est éditée si il ya plus de 5 erreurs lors d'un transfert effectué par une lecture sous-page.
- 18 La valeur du registre X sauvegardé dans la pile K lors de la génération d'une SVC par VSS est erronée.
- 19 La $Mi\phi 2$ a détruit le reste calculé à partir d'une $Mi\phi 0$ précédente.
- 20 Une interruption parasite de niveau XX et de sous niveau YY est apparue sous le niveau de l'Horloge Temps Réel.

(*) $Mi\phi$ = Instruction Microcode de dialogue entre VSS et PROC.

Bull



SPS 5

Test VSS 65

N° Document

Date

Page

71 F7 31MS

547

N. 8.2