

Programme de test

Les deux types de GPI sont testés sous le même programme.
Bonde perforée n° 1.158.305.00 / -- 30.07.
Permet de tester une carte interface universelle.

24 bits : GPI24 → 1.159.305.01.

32 bits : GPI32 → 1.159.305.02.

Switches de rebouclage en position TEST.

Conversationnel de test

Exemple 1 : Mot 1 en canal MDC
Mot 2 en Programmé Simple

```
IU : ADRESSE INTERFACE UNIVERSELLE? '48
NIVEAU 1/Ø :?3
NO DE SOUS-NIVEAU EXTC1 :?0
NO DE SOUS-NIVEAU EXTC2 :?4
TEST DU MØT 1
MPS?N
MPP?N
LDC:?N
HDC:?N
MDC:?Y
NO IT CANAL:?12
NO DE PROCESSEUR:?2
TEST DU MØT 2
Ø ØU 16 BITS ?16
MPS?Y
DØNNEZ VØS CLES
01
```

Exemple 2 : Mot 1 en Programmé Prioritaire
Mot 2 en Programmé Prioritaire

```
IU : ADRESSE INTERFACE UNIVERSELLE? '48
NIVEAU 1/Ø :?3
NO DE SOUS-NIVEAU EXTC1 :?0
NO DE SOUS-NIVEAU EXTC2 :?4
TEST DU MØT 1
MPS?N
MPP?Y
SOUS-NIVEAU BUSY1?1
SOUS-NIVEAU VAL1 :?0
TEST DU MØT 2
Ø ØU 16 BITS ?8
MPS?N
MPP?Y
SOUS-NIVEAU BUSY2 :?3
SOUS-NIVEAU VAL2 :?2
DØNNEZ VØS CLES
01
```

Liste des clés actions

Le GPI comprend 2 mots bien distincts.

Le mot 1 correspondra à la clé action 107.

Le mot 2 correspondra à la clé action 102.

La clé 200 teste les appels externes APEX1 et APEX2.

Bull



SPS 5

Test GPI24 et 32

N° Document

Date

Page

71 F7 31MS

547

N.11.1

Tableau des erreurs.

no	mode	Signification
01	Pg simple	Mot d'état incorrect ; interface non sollicitée
02	Pg simple	Mot d'état incorrect ; après Si O sortie information
03	Pg simple	Mauvais échange d'informations
13	Pg priorit.	Mauvais échange d'informations
14	Pg priorit.	Interruption niveau coupleur sous-niveau parasite
15	Pg priorit.	Absence d'interruption après démasquage (validation des interruptions du coupleur)
21	canal	Mauvais échange canal ; édition du mot 3 du CCB (compte de mots + compte rendu)
22	canal	Mot d'état incorrect après écriture sur l'interface en programmé simple
23	canal	Mauvais échange d'informations
24	canal	Interruption niveau coupleur sous-niveau parasite
25	canal	Absence d'interruption sous-niveau exception
90	canal	La IPI d'initialisation et de libération du canal n'est pas pris en compte par le processeur d'échange.
95	Erreurs liées à la clé 100 Pollings programmés	MDC PROCESSEUR X POLLING ATTENDU : XXXX XXXX XXXX XXXX POLLING RECU : XXXX XXXX XXXX XXXX Le Polling sur le mot MDC du processeur x est incorrect.
96	"	LDC PROCESSEUR X BLOC Y POLLING ATTENDU : XXXX XXXX XXXX XXXX POLLING RECU : XXXX XXXX XXXX XXXX Le Polling sur le mot LDC y du processeur x est incorrect.
97	"	HLW POLLING ATTENDU : XXXX XXXX XXXX XXXX POLLING RECU : XXXX XXXX XXXX XXXX Le Polling des niveaux d'IT IO est incorrect.
98	"	IO NORMAL NIVEAU X POLLING ATTENDU : XXXX XXXX XXXX XXXX POLLING RECU : XXXX XXXX XXXX XXXX Le Polling des sous-niveaux normaux du niveau x est incorrect.
99	"	IO EXCEPTION BLOC X NIVEAU Y POLLING ATTENDU : XXXX XXXX XXXX XXXX POLLING RECU : XXXX XXXX XXXX XXXX Le Polling du mot Exception x du niveau y est incorrect.

Bull



SPS 5

Test GPI24 et 32

N° Document

71 F7 31MS

Date

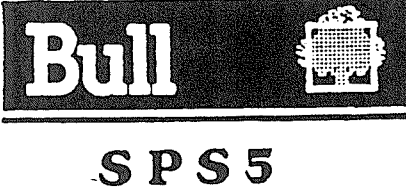
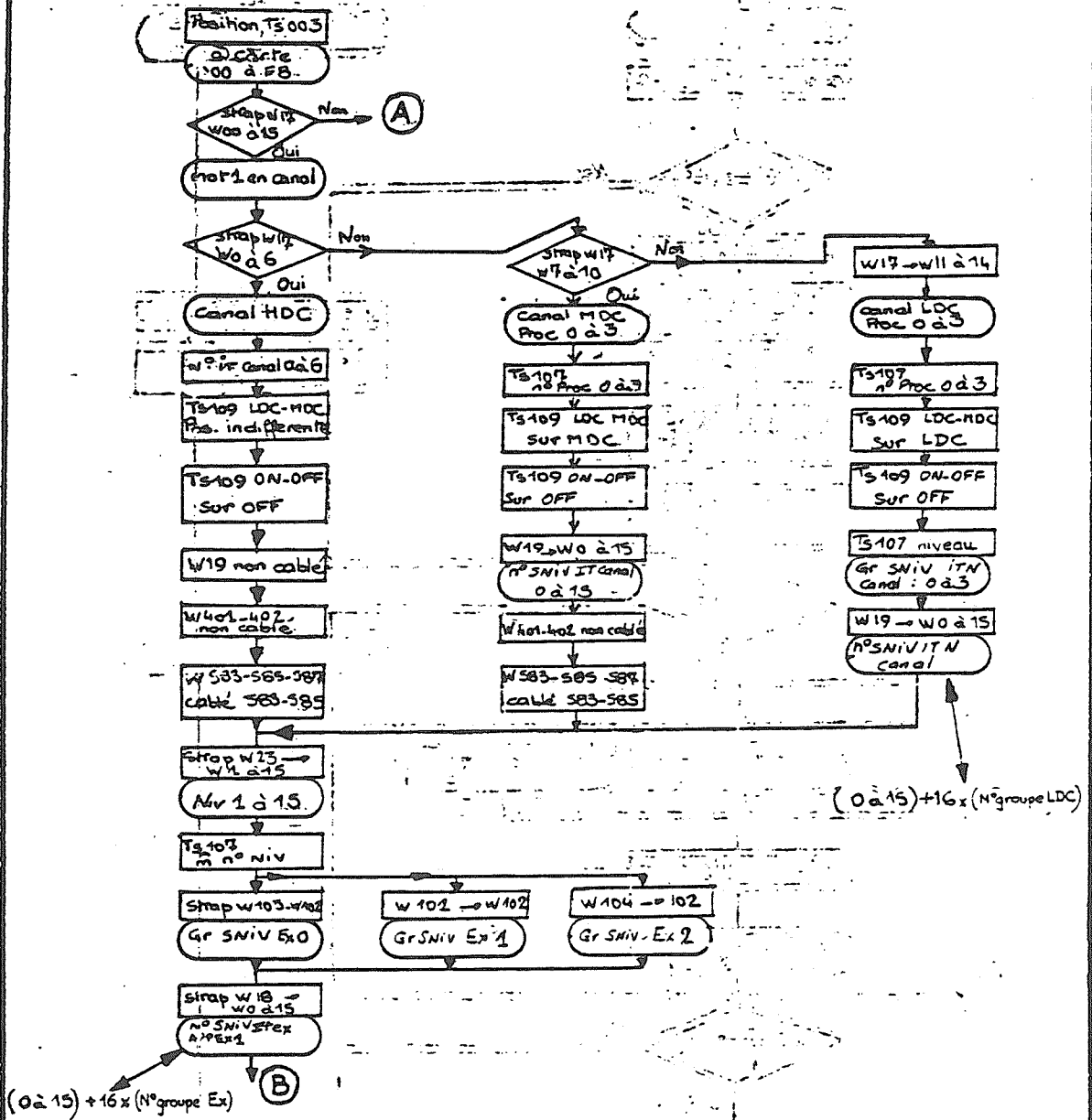
547

Page

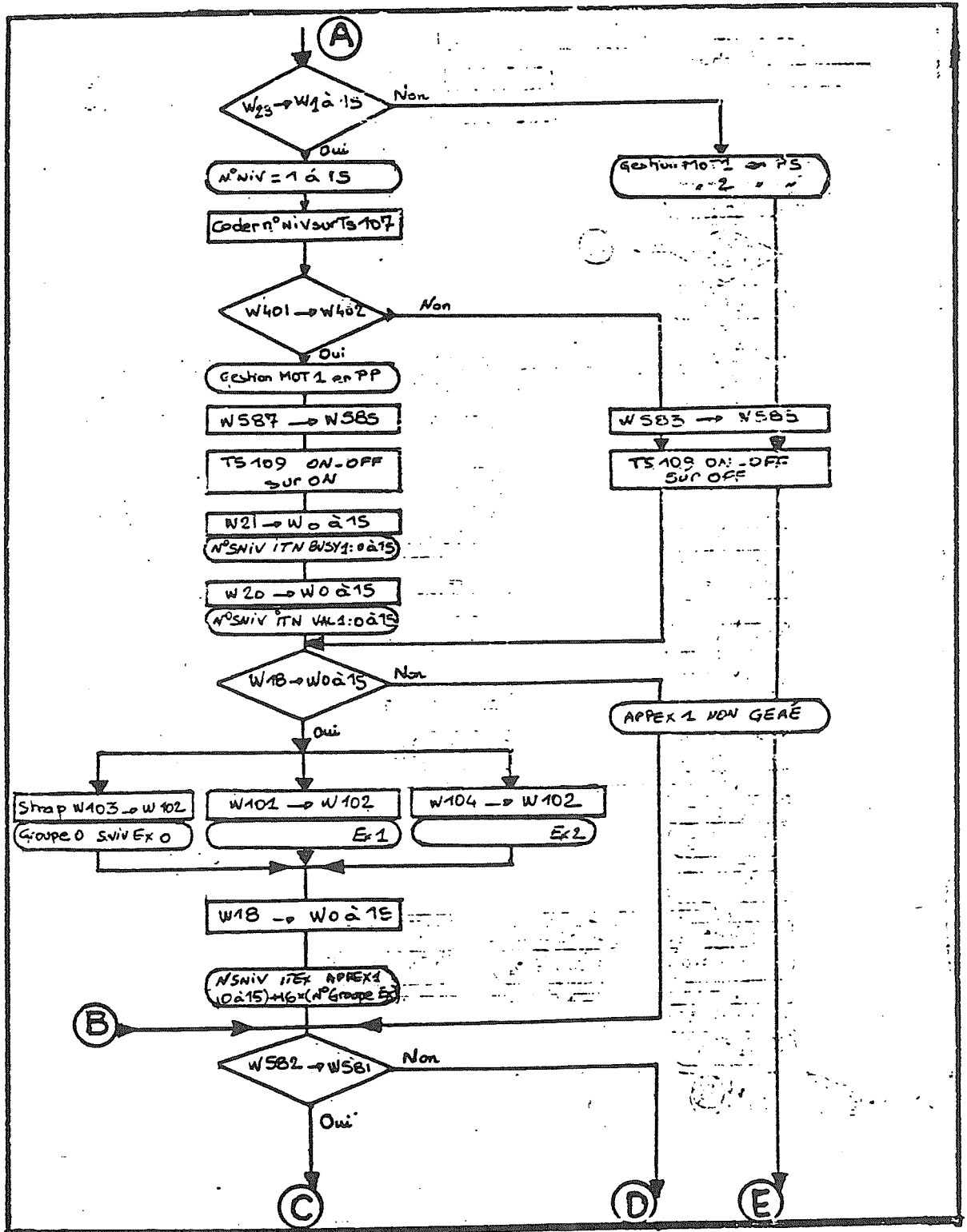
N.11.3

Mise en oeuvre test GPI 32

Fonction obligatoire
 Mode défini par la fonction obligatoire juxtaposée
 Mode de fonctionnement



Test GPI24 et 32		
N° Document	Date	Page
71 F7 31MS	547	N.11.4



Bull



SPS 5

Test GPI24 et 32

N° Document

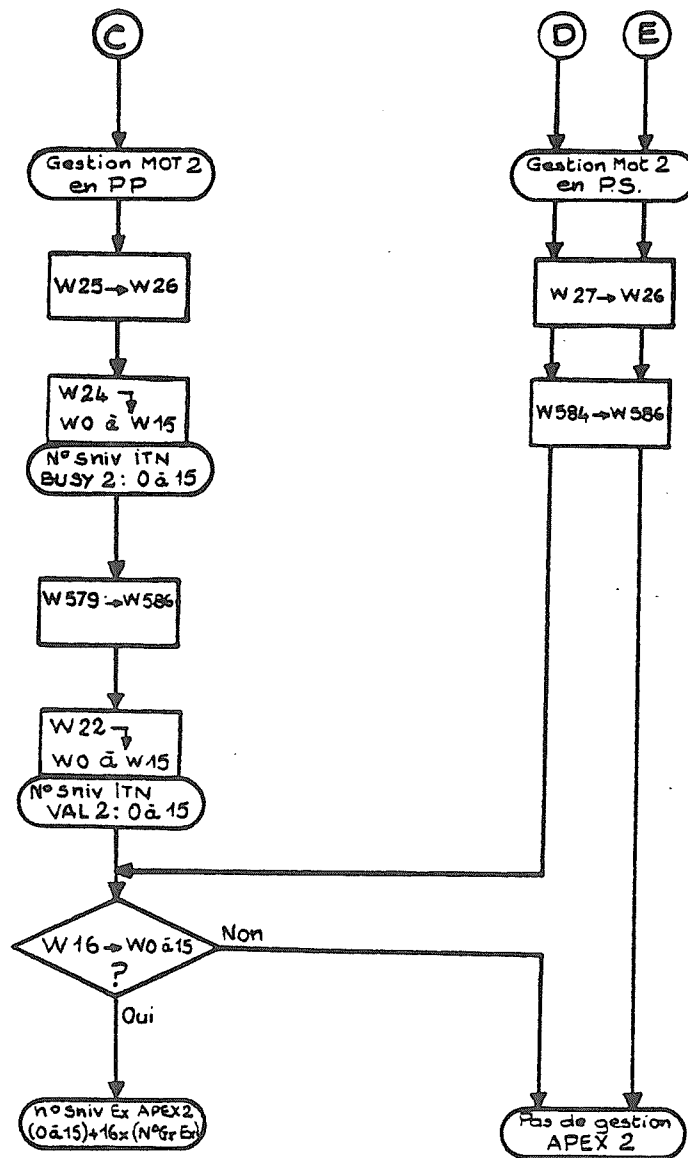
71 F7 31MS

Date

547

Page

N.11.5



Bull



SPS 5

Test GPI24 et 32

N° Document

71 F7 31MS

Date

547

Page

N.11.6