

NOTA: le passage du test nécessite une mise en configuration correcte de la carte, et un contrôle du DSK, voir une reprise de son réglage.

1. Moyens nécessaires.

minimum 4K mémoire
 périphérique de dialogue et lecteur rapide
 une carte coupleur 1.150.604
 un moyen de test 1.154.015
 une alimentation 24 ou 48 V, 0,5 A.
 une bande noyau de test 1.158.000.01
 une bande test 1.158.600.00

2. Cles actions.

| Cle | Fonction | Param. |
|-----|--|--------|
| 201 | Test de la présence coupleur - Lecture mot d'état. | non. |
| 301 | Test visuel des sorties. L'utilisateur doit voir s'allumer une à une les diodes électroluminescentes 0 à 11 puis simultanément les diodes de rang impair, enfin celles de rang pair. | non. |
| 401 | Test des entrées. Excitation de chaque bit des mots entrées en envoyant la valeur appropriée en sortie. Valeur lue sur voyants du haut, valeur attendue sur voyant du bas | non. |
| 501 | Test de l'entrée changement d'état. Contrôle polling. | non |
| 503 | Test des inhibitions des interruption. Envoie de la commande de code '0, provoquant l'inhibition des IT.chang. d'état. | non |
| 505 | Test de l'interruption sur front montant. Acquittement par lecture du mot 0, pour reprise du test avec acquittement par lecture du mot 1. | non |
| 507 | Test de l'interruption sur front descendant. Même action que la cle 505 | non |

Bull



SPS 5

Test E/S Mixtes

| N° Document | Date | Page |
|-------------|------|---------|
| 71 F7 31MS | 547 | N. 12.1 |

| | | |
|-----|---|-----|
| 503 | Test de l'interruption sur les deux fronts. Acquisition d'une part par lecture mot0, d'autre part par lecture mot1. | non |
|-----|---|-----|

3. Clés standards .

Recette REC → comprend les clés 201, 301, 401, 501, 505, 507, 508, 503. Le mode debug identique au mode normal.

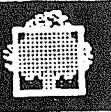
Recette RNS → comprend les clés 401, 501, 503, 505, 507, 509

Cle' END → Fin de test, retour système.

4. Messages d'erreurs .

| Code erreur | Désignation |
|-------------|---|
| 10 | Coupleur non présent. |
| 11 | Mot lu différent de mot attendu. |
| 12 | Interruption acquittée à tort par lecture MOT1. |
| 13 | " " " " " MOTO. |
| 14 | Interruption survenue à tort sur front descendant. |
| 15 | " " " " front montant. |
| 16 | Pas d'interruption sur front descendant. |
| 17 | " " " " montant. |
| 77 | Interruption survenue alors que la commande demandait son inhibition. |
| 97 | Erreur sur polling HLW. |
| 98 | Erreur sur polling du bloc normal. |
| 99 | Erreur sur polling du bloc exception. |
| 04 | Sous-Niveau xx PARASITE. Interruption survenant sur un autre sous-niveau que celui de la carte testée. |
| 05 | IT NON ACQUITTEE . échec en tache hardware si l'acquisition ne peut se faire ni par lecture MOT0 où par lecture mot1. |

lorsqu'un message de rejet est reçu

|   SPS 5 | Test E/S Mixtes | | |
|---|-----------------|---------|--|
| N° Document | Date | Page | |
| 71 F7 31MS | 547 | N. 12.2 | |