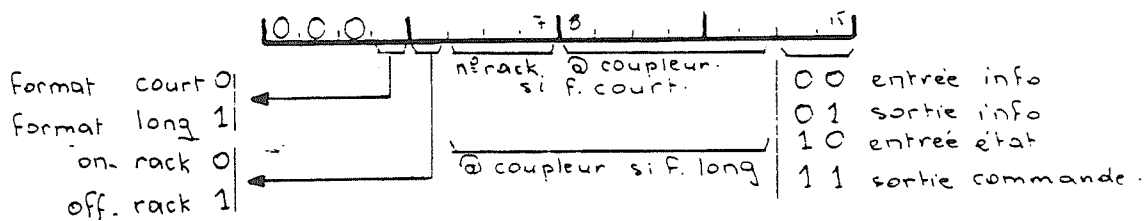


## I Opérande SIO Format SOFT



Il y a donc 4 types possibles :

- court on-rack.
- court off-rack
- long on-rack
- long off-rack

Cet opérande est le seul utilisé normalement par le soft.

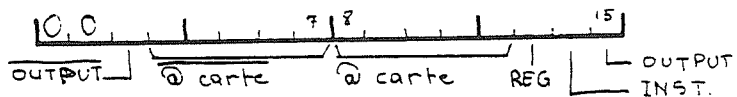
Le p.soft transforme l'opérande "court on-rack" en format Hard "court on-rack" (voir ci-dessous : format hard)

Le p.soft ne transforme pas mais met uniquement le bit 0 à 1 des 3 autres types d'opérandes soft.

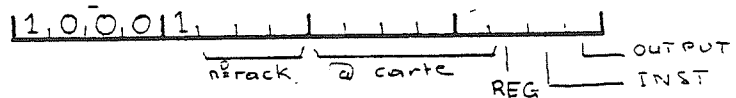
## II Opérande SIO Format HARD (BUS I/O)

Opérandes pour adresser un coupleur

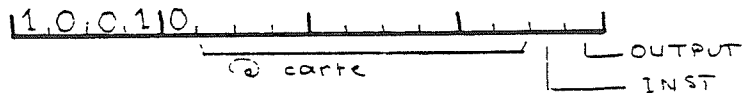
- Court on-rack.



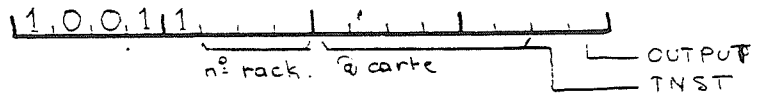
- Court off-rack





- Long on-rack



- Long off-rack



 	E/S SIO		
	N° Document	Date	Page
	71 F7 31MS	547	P. 3.1

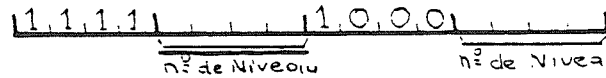
2) Opérande pour l'acquisition des appels (POLLING)

- SIØ HLW



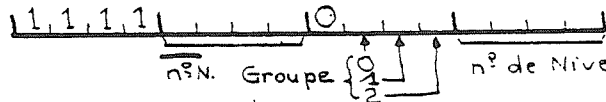
- Lancé par le psoft après détection du bit 15 à l'état INT.
- Reconnue par tous les coupleurs
- Rentre dans A les niveaux des interruptions normales ou exceptions.
- Chaque bit correspond à une tâche hard. Ex: si bit 14 à 1 → la tâche 14 sera lancée

- SIØ de S/N d'ITN PP.



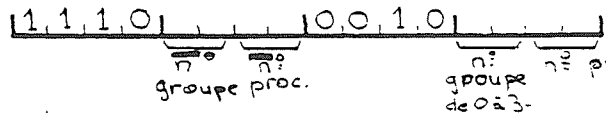
- Fait suite à la SIØ précédente.
- Est lancée par le psoft au cours de l'exécution de l'instruction ACK
- Reconnue par tous les coupleurs du Niveau d'interruption codé dans la SIØ
- Entre dans A le ou les S/N ITN PP ayant créé l'appel.

- SIØ de S/N d'ITEX



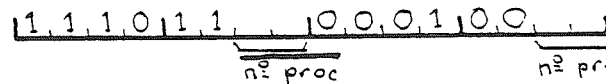
- Fait suite à la SIØ précédente.
- Est lancée par le psoft si aucun S/N Normal n'était présent au cours de SIØ précédent
- Rentre dans A les S/N ITEX du groupe 0, puis 1, puis 2.
- 3 SIØ groupe 0, puis 1, puis 2 peuvent être lancées successivement jusqu'à la détection du 1er S/N ITEX

- SIØ de S/N d'ITN LDC




- Lancée par le psoft après détection d'un bit LDC (11 à 14) à l'état INT.
- Reconnue par tous les coupleurs en LDC du groupe codé dans la SIØ
- Rentre dans A les bits correspondant aux S/N appelant.
- Cette instruction est répétée en faisant évoluer le n° de groupe jusqu'à trouver un S/N.

- SIØ de S/N d'ITN MDC

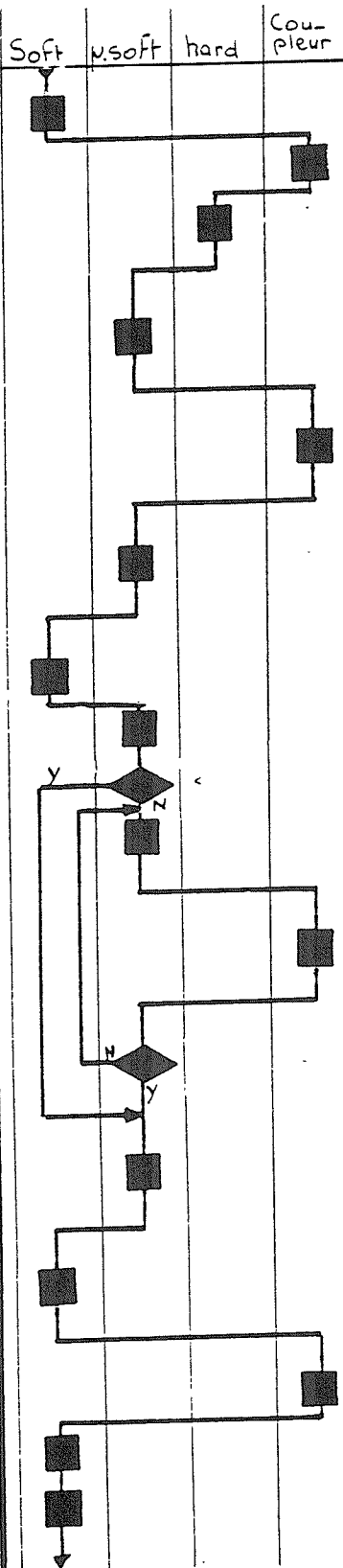


- Lancée par le psoft après détection d'un bit MDC (7 à 10) à l'état INT.
- Reconnue par tous les coupleurs en MDC affectés au processeur codé dans la SIØ
- Rentre dans A les bits correspondant aux S/N appelants.

	E/S SIO		
	N° Document	Date	Page
SPS 5	71 F7 31MS	547	P. 3.2

# Exemple de déroulement d'une E/S

## Appel de défaut périphérique



- Lancement d'un échange
- Positionne le bit 15 sur le bus IØ (défaut périphérique par exemple)
- A l'état INT, lecture du bit 15 du Trap Word (signifie appel programmé-prioritaire)
- Exécute une SIØ HLW pour obtenir le ou les niveaux appelants
- Positionne sur le bus le bit dont le n° correspond au niveau de priorité du coupleur.
- Calcule le n° de bit et change le contexte pour lancer la tâche hard correspondant au niveau trouvé.
- Exécute un ACK pour obtenir le n° de S/N.
- Lance une SIØ de recherche de S/N ITN-PP.
- Y. a-t-il un sous-niveau.
- Lance une SIØ de recherche de S/N ITEX groupe 0, puis 1, puis 2.
- Positionne sur le bus le bit dont le n° correspond au n° de S/N Exception PP du coupleur.
- Y. a-t-il un sous-niveau
- Calcule le n° de bit et le met dans X, positionne :
  - l'indicateur V à 1 si ITN., - C à 1 si ITEX
- Exécute une SIØ - entrée caractère Si V=1  
- entrée état Si C=1.
- Positionne sur le bus: le caractère ou le mot d'état.
- Utilise l'information obtenue.
- Exécute un ACQ pour acquitter la tâche hard.



E/S SIO

N° Document

Date

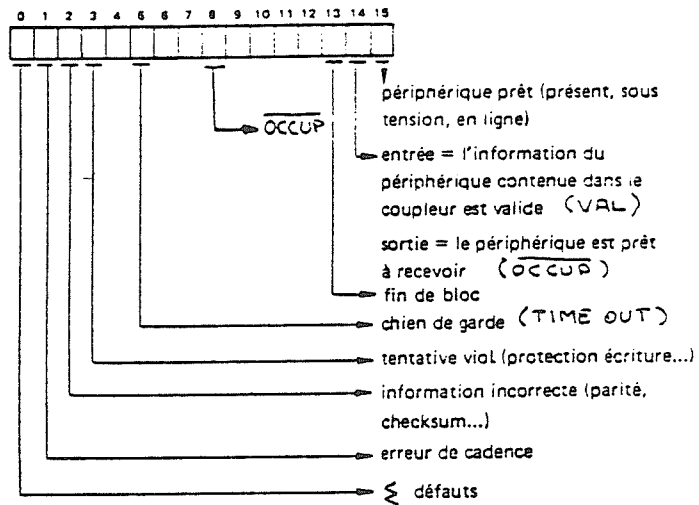
Page

71 F7 31MS

547

P. 3-3

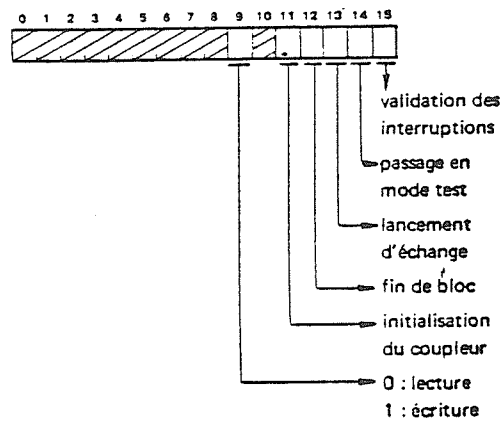
## Mot d'état périphérique standard



(la signification des autres bits dépend du type de coupleur de périphérique utilisé)

L'information contenue dans le registre d'état est toujours valide.

## Mot de commande standard



Les autres bits dépendent du type de coupleur