

TYPE DE CONFIGURATION :

Tout processeur avec MUX 8 ou MUX 16

TYPE DE PANNE :

Blocage en échange sur MUX. En faisant "STOP" on trouve P généralement dans les mémoires débanalisées ('00 ou '0F) et dans HV le niveau du MUX.

ORIGINE DE LA PANNE :

Driver MUX 16 à l'IE 01 (1 164 161 00 31 - - 01)
Cette version ne gère pas correctement les IT parasites des voies sur lesquelles aucun échange n'a été lancé.



SOLUTION

Utiliser le driver MUX 16 à l'IE 02 (1 164 161 00 31 - - 02) et régénérer.
Corriger éventuellement la macro %CPMPX et régénérer.

N. B. Dans tous les cas, à la génération d'IPCS, on doit avoir dans la macro instruction :

%CPMPX P16 SNIV = X MODE = PP ADR = 'XXXX...
...ITN = CONNEX = { MUX 8 } IOP = NBV = { 8 }
 { MUX 16 } { 16 }

NBV = Nombre de voies du coupleur, même si toutes les voies ne sont pas utilisées.

  SPS 5	DRVP16 (driver MUX8 ou 16)		
	N° Document	Date	Page
	71 F7 31MS	547	Q. 3.1